

Computer-Aided VLSI System Design

Course Information for Week 1

Lecturer: Yu-Cheng Lin

Graduate Institute of Electronics Engineering, National Taiwan University



DCSL



TA Contact

Lead TA	林祐丞	d10943005@ntu.edu.tw
Final Project	林亮昕	d10943004@ntu.edu.tw
Lecture: Verilog-1	張惇宥	r11943017@ntu.edu.tw
Lecture: Verilog-2	張均豪	r12k41024@ntu.edu.tw
Lecture: Synthesis	江承恩	r13943008@ntu.edu.tw
Lecture: STA	莊承霖	r12943017@ntu.edu.tw
Lecture: APR	蔡岳峰	f12943014@ntu.edu.tw
Lab	邱仁皓	r12943008@ntu.edu.tw
HW1	徐以帆	r13943005@ntu.edu.tw
HW2	周子皓	r11943133@ntu.edu.tw
HW3	張力元	r11943006@ntu.edu.tw
HW4	陳泰融	r11943024@ntu.edu.tw
HW5	廖苡鈞	r13943007@ntu.edu.tw



Lab Information

- ❖ Lab0 is uploaded to NTU Cool

- ❖ For Lab1 to Lab10
 - TA will randomly select students to complete the lab and upload the results to NTU Cool
 - These submissions will count towards your Participation score
 - The list of selected students will be announced after each lab



Important TODO for Week 1

❖ If you are not yet enrolled in the class:

1. Fill out the paper **Sign-In Sheet**
2. Complete the online **Course Registration Form**

❖ For those who have completed enrollment:

1. Complete the online **IC Design LAB Server Application**
2. Complete the online **TSRI Membership Application**
3. Complete the online **TSRI Process Application**

❖ For any questions, please email d10943005@ntu.edu.tw

- Title should start with [CVSD 2024 Fall]
- Email with wrong title will be moved to trash automatically



Course Registration Form

❖ Form: <https://forms.gle/LZaPtciMFZa1H2iB9>

Deadline:
9/3 23:59

- ❖ Please ensure you complete the paper **Sign-In Sheet** to complete the registration
- ❖ If registering for research purposes, you need to send an additional email and CC your advisor
- ❖ The authorization code will be sent via email before the end of the week



IC Design LAB Server Application

❖ Google Form: <https://reurl.cc/Ny1kk9>

Deadline:
9/9 23:59

授課教授 / 指導教授 *

您的回答

楊家驤

課號 (請查詢過後填寫, 修課者填錯一律不通過; 研究&專題則不需填寫)
(<https://nol2.aca.ntu.edu.tw/nol/guest/index.php>)

您的回答

EEE5022

課程名稱 (Ex: 積體電路設計; 若為研究請打研究用; 若為專題請打專題用) *

您的回答

電腦輔助積體電路系統設計



TSRI Membership Application

❖ Website: <https://www.tsri.org.tw/main.jsp>

Deadline:
9/9 23:59



EN



A-

A

A+



會員服務平台

關於中心

會員服務

設計服務

晶片製作

製程服務

量測服務

教育訓練

技術推廣

國際合作

資訊公開



INTEGRATION
TRANSCENDS LIMITATION

Important Notice:

需於會員資料中填寫指導教授並確認通過

You must fill in your advisor's information in the membership profile and ensure verification by your advisor.



TSRI Process Application

❖ Form: <https://forms.gle/QzaP1TFtKA2VWhW87>

Deadline:
9/9 23:59

❖ You also need to complete 法治素養宣導測驗 (TSRI Legal Literacy Advocacy Test)

— After you log in to TSRI, you can find the link to the test.

電路設計及下線服務

申請

- 《EDA軟體申請/下載》
- 《晶片下線申請》
- 《製程權限/矽智財申請》
- 《PCB製作申請》
- 《EDA Cloud 一般帳號》
- 《先進封裝/IPD申請》
- 《EDA Cloud 課程帳號》
- 《設計檔案匯出》
- 《EDA Cloud OTP取得》

查詢

- 《加總積分》
- 《製程授權名單》
- 《晶片下線申請總表》
- 《PCB製作申請總表》
- 《EDA軟體IP登錄資訊》
- 《費用查詢/繳款單列印》

其他

- 《測試招生上傳》
- 《法治素養宣導測驗》
- 《製程技術諮詢服務》
- 《晶片下線費用簽認》
- 《PCB製作費用簽認》
- 《學生代理權》