



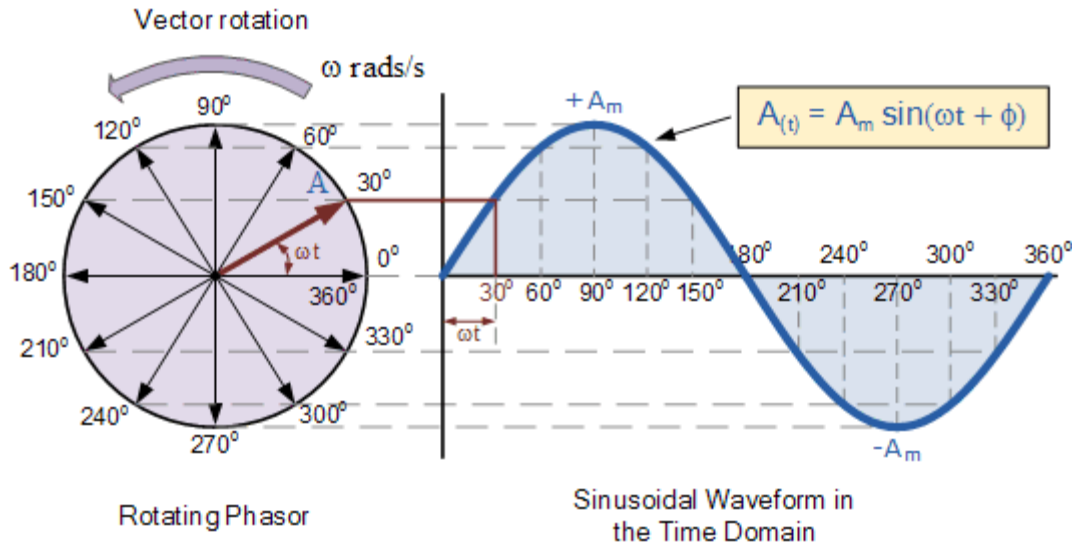
**ISPARTA**  
UYGULAMALI BİLİMLER  
ÜNİVERSİTESİ

TEKNOLOJİ FAKÜLTESİ

ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ BÖLÜMÜ

## DEVRE ANALİZİ II

### LABORATUVAR DENEY FÖYÜ



# **DEVRE ANALİZİ II**

## **LABORATUVAR DENEY FÖYÜ**

### **DENEY 1**

#### **AC GERİLİM ÖLÇÜMÜ**

#### **AC RL ve RC DEVRE UYGULAMALARI**



## LABORATUVAR KURALLARI

1. Laboratuvar ortamında kendinin, arkadaşının, laboratuvarda ders işleyen veya yardımcı olan öğretim elemanın ve teknisyenlerin hayatını tehlikeye atacak şekilde şakalaşmak, alet ve cihazları kullanarak şaka yapmak ve benzeri davranışlar kesinlikle yasaktır.
2. Öğrenci deney sırasında öğretim elemanlarının ve laboratuvar sorumlusunun talimatlarını yerine getirmek ve sorularını cevaplamak zorundadır.
3. Laboratuvar kurallarına uymayanlar ortaya çıkan mali ve hukuki sorumlulukları üstlenmiş sayılırlar. İlaveten Üniversite Disiplin Yönetmeliğine göre cezalandırılırlar. Bu kişiler laboratuvar uygulamalarından da sıfır not alırlar.
4. Laboratuvarı düzenli olarak bırakmak herkesin sorumluluğudur. Gerekli bağlantı iletkenleri ve ölçü aletleri yerlerine konur, laboratuvardaki araç-gereç düzenli bırakılır.
5. Her grup, kendi raporunu hazırlayacak, diğer grupların raporları ile aynı olmayacaktır. Sonuçları aynı bile olsa, sunuş ve tartışmanın aynı olamayacağı açıktır.
6. Öğrenci deney föylerinin deney öncesi bilgiler kısmını çalışarak gelmek zorundadır.
7. Deney raporu titizlikle hazırlanmalı, defterden koparılmış sayfa olmamalıdır.
8. Raporunuzun kapak sayfası bilgileri tam olmalı, kapak sayfası imzalı olmalıdır. **İmzasız raporlar değerlendirilmez.**
9. Raporunuz kendi üretiminiz olan bilgiler içermeli, başka kaynaklardan alınmış yazıcı çıktısı veya diğer raporlardan ve föylerden alıntılar içermemelidir.
10. **Raporunuz zımbalanmalı, naylon poşet kullanılmamalıdır.**
11. Raporlar deneyin yapılışından bir sonraki haftada **ders saati içerisinde teslim edilmelidir.**  
Zamanında teslim edilmeyen raporlar dikkate alınmaz.
12. **Deneye gelmeyen öğrencinin raporu geçersizdir.** Dolayısı ile yapmadığı deneylerin raporlarından da sıfır alır.
13. Her Öğrenci **ilan edilen gününde ve saatinde gelmelidir.**
14. Özel bir nedenden dolayı laboratuvar zamanı değişikliği yapmak isteyen öğrenciler ilan edilen laboratuvar zamanından önce laboratuvar sorumlusu öğretim elemanına bilgi vermesi gerekmektedir.
15. Laboratuvara **zamanında gelmeyen öğrenciler yok yazılır.**
16. **2 haftadan fazla devamsızlık yapan öğrenci dersten devamsızlık alır.**
17. Öğrenciler laboratuvara gelirken yapılacak olan deneyin raporunu hazırlayıp gelmesi gerekmektedir, uygulamayı tamamladıktan sonra sonuç kısmını yazıp raporunu teslim etmelidir. Raporunu getirmeyen öğrenci laboratuvara alınmaz.
18. Laboratuvar uygulamasında ve raporunu yazmasında en fazla 2 öğrenci grup çalışması yapabilir.

## 1. AMAÇ

- Multimetre kullanarak sinüzoidal bir AC gerilimin RMS değerinin ölçülmesi
- AC Volt metre kullanarak sinüzoidal bir AC gerilimin RMS değerinin ölçülmesi
- Sayısal osiloskop kullanarak sinüzoidal bir AC geriliminin tepeden tepeye ( $V_{pp}$ ), genlik ( $V_m$ ), frekans ( $f$ ) ve periyot ( $T$ ) değerlerinin ölçülmesi
- RL ve RC devrelerini anlamak
- Fazör diyagramlarını hesaplayabilmek
- Lissajous eğrilerini öğrenmek, faz farkını hesaplayabilmek

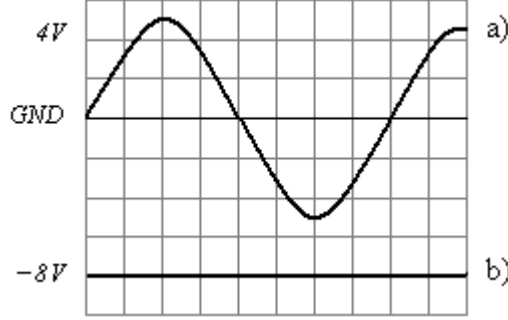
## 2. KURAM

AC devrelerde gerilim ölçümü için AC voltmetre, multimetre ya da osiloskop kullanılabilir. AC voltmetre ile ölçüm yapmak için voltmetrenin ölçüm uçları gerilimi ölçülmek istenen devre elemanına paralel olarak bağlanır ve ölçme aralığı (range) içinde ölçülmek istenen AC gerilimin RMS değeri ölçülür.

Multimetre ile AC gerilimi ölçümü yapmak için, multimetrenin DC/AC anahtarı AC konumuna getirilir, uygun bir ölçme aralığı seçilir ve ölçüm uçları gerilimi ölçülmek istenen devre elemanına paralel olarak bağlanır. Multimetre göstergesi üzerinde okurun değer ölçülen gerilimin RMS değeridir. Multimetre ile yapılan AC ölçümlerinde, ölçüm uçlarının yer değiştirmesi ölçülen değerini değiştirmez. Osiloskop ile devrenin referans düğümü (toprak) ile herhangi bir düğümü arasındaki gerilim farkı (yani düğüm gerilimi) ölçülebilir.

Osiloskop ekranında ölçülen gerilimin dalga şeklini gözlemlenir. Bu ekranda örneğin, sinüzoidal bir AC gerilimin genlik (tepe) değeri, tepeden-tepeye değeri ve frekansı ölçülebilir. Ekranda oluşan görüntünün her hangi bir noktasındaki gerilim yatay 0V eksenine (GND seviyesi) olan uzaklığı ile orantılıdır. Giriş yükselteçleriyle okunan gerilim değerlerinin duyarlılığının arttırılması mümkündür. Örneğin, yükselteç kontrol düğmesi ile 2V (2V/div) seçildiğinde düşeyde sekiz bölme içeren ekranın her bir bölmesi, yaklaşık 2V ve iki ile çarpımlarına eşittir. Hangi bölmenin, daha doğrusu bu bölmeden geçen yatay doğrunun kaç volta karşılık geldiği ise 0V (GND seviyesi) ekseninin ekrandaki konumu ile belirlenir. Başka bir deyişle bu eksen, GND seviyesi kontrol düğmesi ile ekranda beşinci bölmeye ayarlanmışsa, yedincisinden geçen yatay çizgi üzerindeki bütün noktaların gerilim değerleri 4V'dur (Şekil 1.a). Şekil 1.a'daki sinüzoidal gerilimin genliği 5V olarak ölçülürken, Şekil 1.b'de görülen DC

gerilimin değeri, GND seviyesi şekildeki gibi ve yükselteç de 2V/div olarak ayarlanmışsa  $-8V$  olarak ölçülür. Bazı sinyaller için ölçülen gerilimin RMS değeri, ölçülen gerilimin genlik değerinden yararlanarak hesaplanabilir (Sinüzoidal sinyaller için  $V_{RMS} = \frac{V_m}{\sqrt{2}}$  olduğunu hatırlayalım,  $V_m$  sinyalin genlik değeridir). Sayısal osiloskoplarda "measure" menüsü altında bulunan seçenekler ile gerilim, frekans ve periyot değerleri ekrandan okunabilir.



Şekil 1. Osiloskop ekranında a) sinüzoidal bir sinyal, b) doğru gerilimin görüntüleri

Osiloskoba uygulanan gerilimin frekansının belirlenmesinde zaman skalasından yararlanılır. Bunun için ekrandaki görüntünün periyodu zamanlayıcı kontrol düğmesi ile seçilen değerle karşılaştırılır. Örneğin 0.1ms/div seçilerek görüntü elde edilmişse ve de periyodu, Şekil 1.'deki gibi yaklaşık 8 kare olarak belirlenmişse

$$T_i = 8 \times 0,1 = 0,8 \text{ ms}$$

olacağından, frekansı da

$$f_i = \frac{1}{T_i} = \frac{1}{0,8 \times 10^{-3}} = 1250 \text{ Hz} = 1,25 \text{ kHz}$$

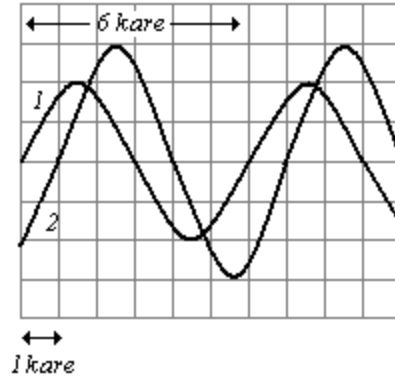
olur.

Eş frekanslı iki farklı elektriksel işaretin aynı anda osiloskop ekranında görüntülenmesiyle aralarındaki faz farkı kolaylıkla belirlenebilir. Örneğin osiloskop ekranında iki işaretin görüntüleri Şekil 2.'deki gibi elde edilmişse; birinci işaretin periyodu 6 düşey kare veya bölmeye karşılık geldiğinden zaman ekseninin bir karesi

$$\frac{360^\circ}{6} = 60^\circ$$

olacak, dolayısıyla iki işaret arasında bir kare farkı olduğundan faz farkı olur. Ayrıca Şekil 2.'den birinci elektriksel işaretin ileride ya da ikinci işaretin geride olduğu da söylenebilir. Osiloskop elektriksel işaretlerin farklı şekilde görüntülenmeleri, görüntünün belirli bir yerden başlaması, ters çevrilmesi, iki işaretin toplamının belirlenmesi gibi birçok olanak sağlar. Ancak osiloskobun gerilim ölçtüğü, dolayısıyla devreye, daha doğrusu devre elemanlarına paralel

bağlanması gerektiği en önemlisidir.

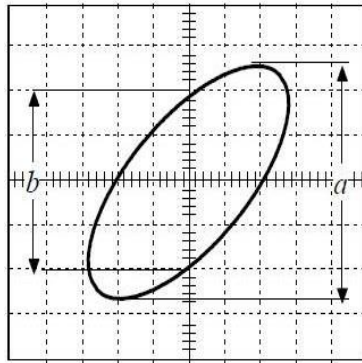


Şekil 2. İki sinüzoidal işaret arasındaki faz farkı

**Lissajous Şekilleri:** Bir elektriksel işaretin bir diğerine göre faz farkını veya frekanslarının oranını belirlemek için osiloskop ekranında oluşturulan ve Lissajous şekilleri olarak anılan görüntülerden yararlanılır. Eş frekanslı iki gerilim arasındaki faz farkını belirlemek üzere bunlar osiloskobun yatay ve düşey saptırma plakalarına uygulanırlar. Örneğin bu işaretler, aralarında faz farkı olan

$$v_x = V_x \sin \omega t \text{ ve } v_y = V_y \sin(\omega t + \phi)$$

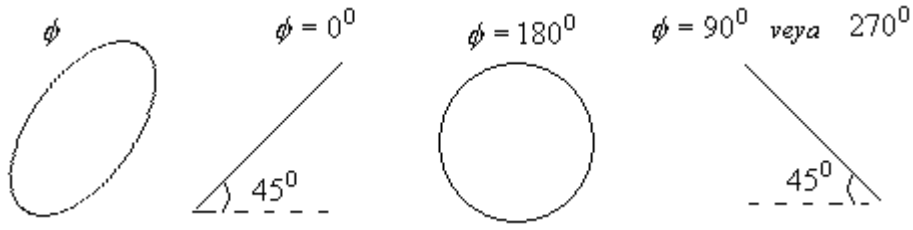
sinüs gerilimleri ise osiloskop ekranında, en genel halde Şekil 3.'deki gibi bir elips görüntülenir. Buna karşılık  $\phi = 0^\circ, 90^\circ, 180^\circ$  veya  $270^\circ$  ise Şekil 4'teki doğru veya daire görüntüleri elde edilir. Ancak plakalara uygulanan gerilimler eş frekanslı değilse oldukça karmaşık yapıda şekiller oluşur.



$$\sin \phi = \frac{b}{a}$$

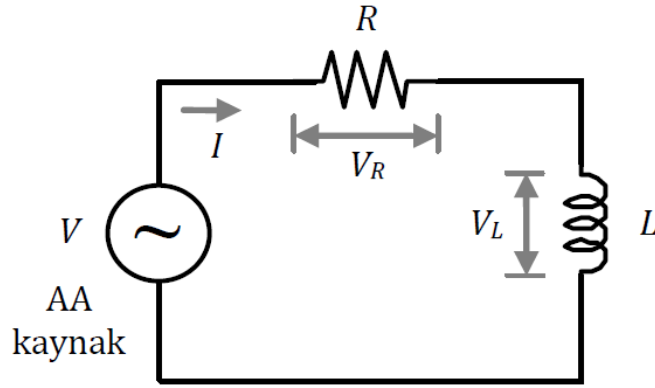
$$\phi = \sin^{-1} \frac{b}{a} \text{ (Faz açısı)}$$

Şekil 3. Genel Lissajous şekli



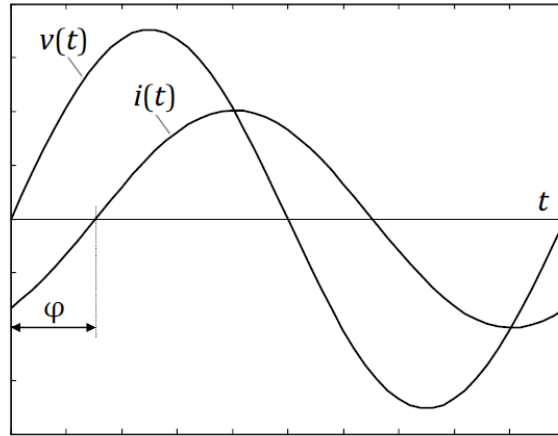
Şekil 4. Faz farkının Lissajous şekilleri

### 3. ALTERNATİF AKIM ALTINDA RL ve RC DEVRELERİ



Şekil 5. Seri RL devresi

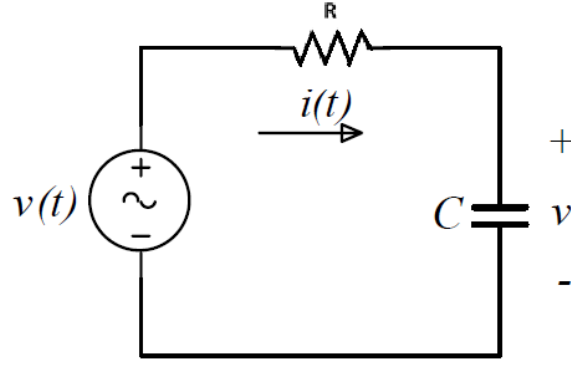
AA kaynak gerilimi ile beslenen seri bağlı direnç ve bobin (RL) devresi Şekil 5.'te gösterilmektedir. Devre endüktif özellik gösterdiğinden devre akımı kaynak geriliminden  $\varphi$  açısı kadar geri fazlı olmaktadır (Şekil 6.).



Şekil 6. Seri RL devresinde akım ile gerilim arasındaki faz farkı.

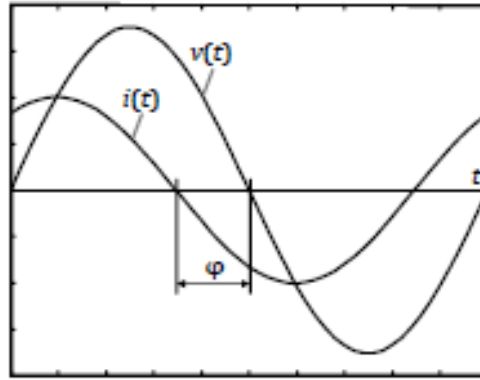
Şekil 5.'teki devrenin fazör alanı eşdeğer devresi çizilerek empedansı hesaplanırsa,  $Z=R+jX_L$  olacaktır. Endüktif reaktans  $X_L = \omega L$  veya  $X_L = 2\pi fL$  eşitlikleri ile elde edilir. Akım ile gerilim arasındaki faz farkı  $Z$  empedansının kutupsal gösterimindeki açı değerine eşittir.

$Z = R + jX_L = Z\angle\theta$  denkleminde  $\theta$  açısı Şekil 6.'daki faz açısı  $\varphi$ 'ye eşittir.



Şekil 7. Seri RC devresi

AA kaynak gerilimi ile beslenen seri bağlı direnç ve kapasitör (RC) devresi Şekil 7.'de gösterilmektedir. Devre kapasitif özellik gösterdiğinden devre akımı kaynak geriliminden  $\varphi$  açısı kadar ileri fazlı olmaktadır (Şekil 8.).



Şekil 8. Seri RC devresinde akım ile gerilim arasındaki faz farkı.

Şekil 7.'deki devrenin fazör alanı eşdeğer devresi çizilerek empedansı hesaplanırsa,  $Z=R-jX_C$  olacaktır. Kapasitif reaktans  $X_C = 1/\omega C$  veya  $X_C = 1/2\pi fC$  eşitlikleri ile elde edilir. Akım ile gerilim arasındaki faz farkı Z empedansının kutupsal gösterimindeki açı değerine eşittir.

$Z = R - jX_C = Z\angle\theta$  denkleminde  $\theta$  açısı Şekil 8.'deki faz açısı  $\varphi$ 'ye eşittir.

#### 4. ÖZET

Tablo 1. Sinüzoidal Gerilim/Akımın Zaman Alanı ve Fazör Alanı Gösterimleri

Nicelik	Zaman Alanı	Fazör Alanı
Gerilim	$V(t) = V_{\max}\cos(\omega t + \theta)$	$V = V_{\max} \angle \theta_{Vm}$
Akım	$I(t) = I_{\max}\cos(\omega t + \theta)$	$I = I_{\max} \angle \theta_{Im}$



Tablo 2. RMS Değer (sinüzoidal işaretler için), Empedans ve Reaktans

RMS Gerilim	$V_{rms} = V_m / \sqrt{2}$
RMS Akım	$I_{rms} = I_m / \sqrt{2}$
Empedans	$Z = V / I, Z = R + jX$ (ohm)
Kapasitif reaktans	$X_C = 1 / \omega C = 1 / 2\pi f C$ (ohm)
Kapasitif empedans	$Z_C = 1 / j\omega C = -j / 2\pi f C$ (ohm)
Endüktif reaktans	$X_L = \omega L = 2\pi f L$ (ohm)
Endüktif empedans	$Z_L = j\omega L = j2\pi f L$ (ohm)

## 5. ÖN ÇALIŞMA

Şekil 9'daki devrede  $R_1 = R_2 = 1 \text{ k}\Omega$  değerleri için.

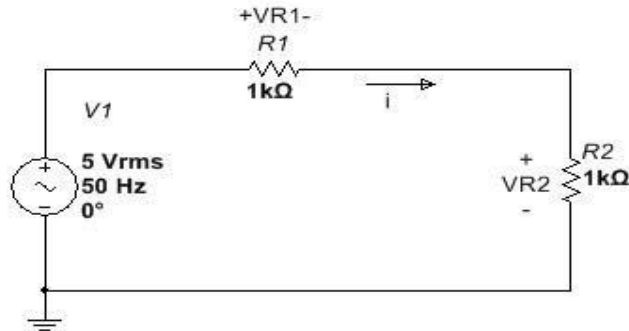
- $i$  akımının RMS değerini hesaplayınız;
- $V_{R1}$  ve  $V_{R2}$  gerilimlerinin zaman alanı ifadelerini yazınız.

Şekil 10'daki devrede  $R_1 = 1 \text{ k}\Omega$ ,  $C_1 = 1 \mu\text{F}$  değerleri için.

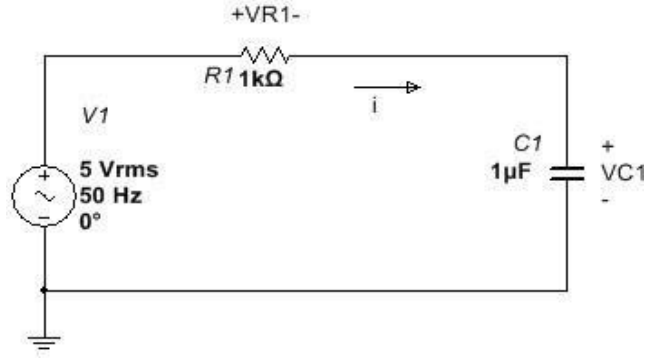
- $V_{R1}$  ve  $V_{C1}$  gerilimlerinin zaman alanı ve fazör alanı ifadelerini yazınız.
- Kondansatörün reaktansını hesaplayınız
- Devrenin emdepansını hesaplayınız ve kartezyen ve kutupsal formda yazınız.
- Ana kol akımının fazör alanı ve zaman alanı ifadelerini yazınız.

Şekil 11'deki devrede  $R = 1,2 \text{ k}\Omega$ ,  $L = 0,5 \text{ H}$  değerleri için.

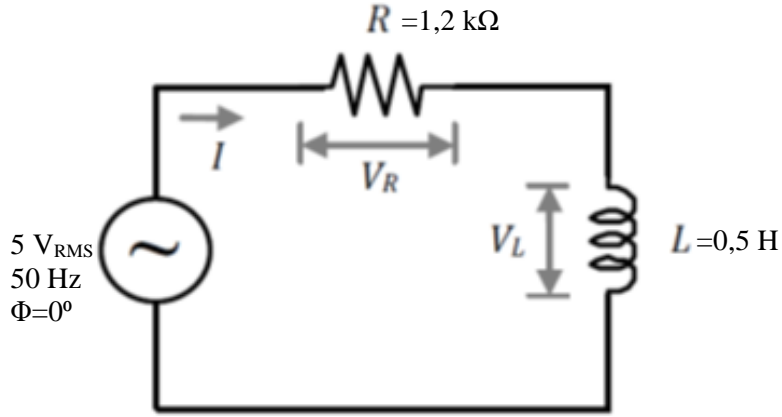
- $V_R$  ve  $V_L$  gerilimlerinin zaman alanı ve fazör alanı ifadelerini yazınız.
- Bobinin reaktansını hesaplayınız
- Devrenin emdepansını hesaplayınız ve kartezyen ve kutupsal formda yazınız.
- Ana kol akımının fazör alanı ve zaman alanı ifadelerini yazınız.



Şekil 9. Seri direnç devresi



Şekil 10. Seri RC devresi



Şekil 11. Seri RL devresi

## 6. KULLANILACAK CİHAZLAR VE MALZEMELER

- Sayısal/Analog osiloskop
- Sinyal jeneratörü
- Devre elemanları (2 x 1 kΩ direnç, 1μF kondansatör, bağlantı kabloları vs.)
- Multimetre

## 7. DENEYİN YAPILIŞI

**a.** Şekil 9’da görülen devreyi sinyal jeneratörünü kullanarak kurunuz.

- V1 gerilimini 5 Vrms için ayarlayınız. Multimetre ile ölçünüz ve kaydediniz.
- V1 gerilimini osiloskop kullanarak teyit ediniz. Volt/div, time/div ayarlarını kullanarak sinyalin en az 2 periyodunu görünüz ya da Autoset düğmesini kullanınız.
- R1 ve R2 direnci üzerine düşen RMS gerilimlerini ölçünüz, kaydediniz ve osiloskopta gösteriniz.
- V1=VR1+VR2 olduğunu kanıtlayınız.

**b.** Şekil 12.a'da görülen devreyi sinyal jeneratörünü kullanarak kurunuz, devredeki değerler Şekil 10'daki ile aynı olmalıdır.

- i. Kaynak gerilimini 5 Vrms için ayarlayınız. Multimetre ile ölçünüz ve kaydediniz.
- ii. R direnci ve C kapasitörü üzerine düşen RMS gerilimlerini ölçünüz ve kaydediniz.
- iii. I akımının RMS değerini ölçünüz ve kaydediniz.

**c.** Şekil 12.b'de görülen devreyi sinyal jeneratörünü kullanarak kurunuz, devredeki değerler Şekil 10'daki ile aynı olmalıdır.

- i. Kaynak gerilimini osiloskop kullanarak teyit ediniz. Volt/div, time/div ayarlarını kullanarak sinyalin en az 2 periyodunu görünüz ya da Autoset düğmesini kullanınız.
- ii. VR gerilimini osiloskobun ikinci kanalını kullanarak en az 2 periyodunu görünüz ya da Autoset düğmesini kullanınız.
- iii. Kaynak gerilimi osiloskobun 1. Kanalında, VR gerilimini osiloskobun B kanalında aynı anda görüntüleyerek iki sinyal aralarındaki faz farkını ölçünüz ve kaydediniz. Devre akımının kaynak geriliminden  $\phi$  açısı kadar ileri fazlı olduğu gözlemleyiniz.

Not: Osiloskopların devreye seri bağlanma yeteneği yoktur, dolayısı ile anakol akımını doğrudan osiloskop ekranında göremeyiz. Amacımız, kaynak gerilimi ile anakol akımı arasındaki faz farkını görmektir. Direncin üzerinden okuduğumuz gerilimi, ohm kanunu ile kolayca akıma dönüştürebiliriz ( $I=V/R$ ). Osiloskop ekranında direnç üzerinden alınan sinyalin, akım sinyalinin R değeri ile çarpılmış hali olduğunu düşünerek, ekrandaki iki sinyal arasındaki faz farkının, kaynak gerilimi ile anakol akımı arasındaki faz farkına eşit olduğu sonucuna ulaşabiliriz.

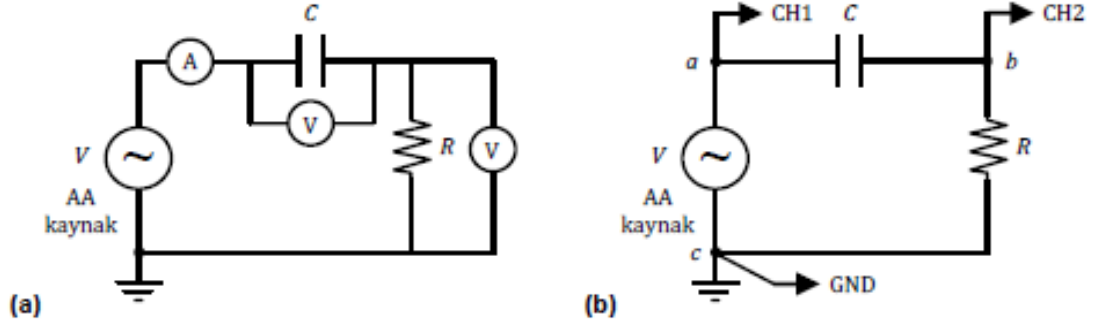
- iv. Lissajous eğrilerini görmek için sayısal osiloskoplarda Display Menüsü altında Format seçeneğini YT'den XY'ye çeviriniz. Faz farkını hesaplayınız.

**d.** (Sadece Simülasyonu Yapılacaktır) Şekil 13.a'da görülen devreyi sinyal jeneratörünü kullanarak kurunuz, devredeki değerler Şekil 11'deki ile aynı olmalıdır.

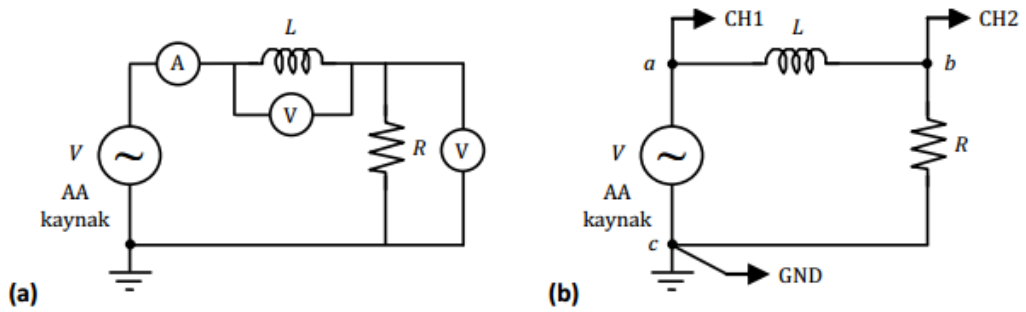
- i. Kaynak gerilimini 5 Vrms için ayarlayınız. Multimetre ile ölçünüz ve kaydediniz.
- ii. R direnci ve L bobini üzerine düşen RMS gerilimlerini ölçünüz ve kaydediniz.
- iii. I akımının RMS değerini ölçünüz ve kaydediniz.

**e. (Sadece Simülasyonu Yapılacaktır)** Şekil 13.b’de görülen devreyi sinyal jeneratörünü kullanarak kurunuz, devredeki değerler Şekil 11’deki ile aynı olmalıdır.

- Kaynak gerilimini osiloskop kullanarak teyit ediniz. Volt/div, time/div ayarlarını kullanarak sinyalin en az 2 periyodunu görünüz ya da Autoset düğmesini kullanınız.
- VR gerilimini osiloskobun ikinci kanalını kullanarak en az 2 periyodunu görünüz ya da Autoset düğmesini kullanınız.
- Kaynak gerilimi osiloskobun 1. Kanalında, VR gerilimini osiloskobun B kanalında aynı anda görüntüleyerek iki sinyal aralarındaki faz farkını ölçünüz ve kaydediniz. Devre akımının kaynak geriliminden  $\phi$  açısı kadar geri fazlı olduğu gözlemleyiniz.
- Lissajous eğrilerini görmek için sayısal osiloskoplarda Display Menüsü altında Format seçeneğini YT’den XY’ye çeviriniz. Faz farkını hesaplayınız.



Şekil 12. Seri RC devresi ölçümleri için devreler



Şekil 13. Seri RL devresi ölçümleri için devreler

## DENEY SONUÇLARI ÇİZELGESİ (SİMÜLASYON İÇİN)

(Deney bitiminde bu çizelgeyi laboratuvar sorumlusuna onaylatıp teslim ediniz)

Hesaplanan/Ölçülen nicelik	Değeri ve Birimi
a. Uygulaması için sonuçlar	
V <sub>1</sub> (RMS)	
V <sub>R1</sub> (RMS)	
V <sub>R2</sub> (RMS)	
V <sub>1</sub> için V <sub>m</sub> , V <sub>pp</sub> , frekans	
b. ve c. Uygulamaları için sonuçlar	
V <sub>Kaynak</sub> (RMS)	
V <sub>R</sub> (RMS)	
V <sub>C</sub> (RMS)	
I (RMS)	
V <sub>R1</sub> için V <sub>m</sub> , V <sub>pp</sub> , frekans	
V <sub>C1</sub> için V <sub>m</sub> , V <sub>pp</sub> , frekans	
Kaynak gerilimi ile anakol akımı arasındaki faz farkı	
d. ve e. Uygulamaları için sonuçlar	
V <sub>Kaynak</sub> (RMS)	
V <sub>R</sub> (RMS)	
V <sub>L</sub> (RMS)	
I (RMS)	
V <sub>L</sub> için V <sub>m</sub> , V <sub>pp</sub> , frekans	
Kaynak gerilimi ile anakol akımı arasındaki faz farkı	
Fazör Alanı ifadeleri (Tüm değerler için)	
Zaman Alanı ifadeleri (Tüm değerler için)	

Laboratuvar Sorumlusu Onayı:

## DENEY SONUÇLARI ÇİZELGESİ

(Deney bitiminde bu çizelgeyi laboratuvar sorumlusuna onaylatıp teslim ediniz)

Hesaplanan/Ölçülen nicelik	Değeri ve Birimi
a. Uygulaması için sonuçlar	
$V_1$ (RMS)	
$V_{R1}$ (RMS)	
$V_{R2}$ (RMS)	
$V_1$ için $V_m$ , $V_{pp}$ , frekans	
b. ve c. Uygulamaları için sonuçlar	
$V_{Kaynak}$ (RMS)	
$V_R$ (RMS)	
$V_C$ (RMS)	
$I$ (RMS)	
$V_{R1}$ için $V_m$ , $V_{pp}$ , frekans	
$V_{C1}$ için $V_m$ , $V_{pp}$ , frekans	
Kaynak gerilimi ile anakol akımı arasındaki faz farkı	
Fazör Alanı ifadeleri (Tüm değerler için)	
Zaman Alanı ifadeleri (Tüm değerler için)	

Laboratuvar Sorumlusu Onayı:

# DEVRE ANALİZİ II

## LABORATUVAR DENEY FÖYÜ

### DENEY 2

## SERİ VE PARALEL REZONANS DEVRE UYGULAMALARI



# SERİ VE PARALEL REZONANS DEVRE UYGULAMASI

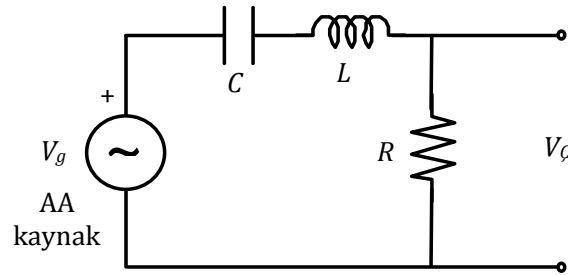
**Amaç:** Seri ve paralel rezonans devrelerini incelemek, devrelerin karakteristik parametrelerini ölçmek, rezonans eğrilerini elde etmek.

**Gerekli Ekipmanlar:** Dirençler (330Ω, 1kΩ, 100kΩ), Kondansatörler (0.1μF, 0.01μF), Bobinler (10mH, 100μH), Osiloskop, Sinyal Üretici, Dizilim Kartı, Muhtelif Sayıda Bağlantı Kablosu.

## Teorik Bilgi:

### A. Seri Rezonans Devresi

Şekil 1’de  $L$  ve  $C$  elemanlarının seri olarak bağlandığı seri rezonans devresi görülmektedir.



**Şekil 1. Seri rezonans devresi**

Bu devrede toplam empedans (1) eşitliği ile hesaplanır.

$$Z_T = R + j(X_L - X_C) \quad (1)$$

Bir  $f_0$  frekans değeri için  $(X_L - X_C)$  reaktif terimi sıfır olur ve devrenin toplam empedansı tamamen dirençsel olur. Bu durum **seri rezonans** olarak adlandırılır ve  $f_0$  frekansına **seri rezonans frekansı** denir. Rezonans frekansı (2) eşitliği ile hesaplanır.

$$(X_L - X_C) = 0 \rightarrow X_L = X_C \rightarrow 2\pi f_0 L = \frac{1}{2\pi f_0 C} \rightarrow f_0 = \frac{1}{2\pi \sqrt{LC}} \quad (2)$$

Rezonans frekansında ( $f_0$ ) devrenin empedansı minimum ( $Z_T=R$ ) olduğundan akım maksimum değerde ve gerilimle aynı fazda olur. Bobin ve kondansatördeki gerilimler  $\pm 90^\circ$  faz farklıdır.

$$V_L = IX_L \angle +90^\circ \quad V_C = IX_C \angle -90^\circ \quad (3)$$



(3) eşitliğinden görüleceği gibi  $V_L$  ve  $V_C$ 'nin büyüklükleri aynı ama işaretleri zıt olduğundan toplamaları sıfır olur. Bu durumda devreden maksimum akım geçer.

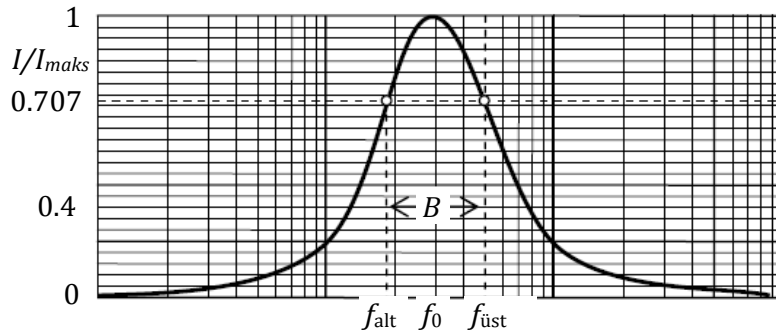
$$I_{maks} = \frac{V_C}{R} \quad (4)$$

Akımın en yüksek değerini aldığı bu frekansa **rezonans frekansı** denir. Seri rezonans devresinde akımın frekansla değişimi Şekil 2'de gösterilmektedir. Rezonans frekansının ( $f_0$ ) altında ve üstünde gerilimin en yüksek değerinin 0.707'sine düştüğü frekanslar **alt kesim** ve **üst kesim frekansı** ( $f_{alt}$ ,  $f_{üst}$ ) olarak adlandırılır. Bu iki frekansın farkına rezonans devresinin **frekans bant genişliği** ( $B$ ) denir.

$$B = f_{üst} - f_{alt} \quad (5)$$

Rezonans frekansının bant genişliğine oranı devrenin **kalite faktörü** ( $Q$ ) olarak adlandırılır ve devrenin frekans seçiciliğini belirler.

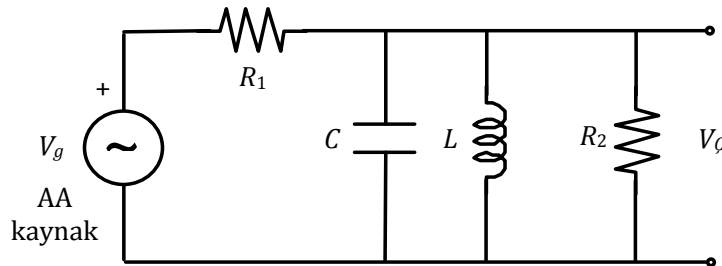
$$Q = \frac{f_0}{B} = \frac{2\pi f_0 L}{R} \quad (6)$$



Şekil 2. Seri rezonans devresinde akımın frekansla değişimi

### B. Paralel Rezonans Devresi

Şekil 3'de  $L$  ve  $C$  elemanlarının paralel olarak bağlandığı paralel rezonans devresi görülmektedir.



Şekil 3. Paralel rezonans devresi

Bu devrede toplam paralel admitans (7) eşitliği ile hesaplanır.

$$Y_T = j\omega C + \frac{1}{j\omega L} + \frac{1}{R_1} + \frac{1}{R_2} \quad (7)$$

Bir  $f_0$  frekans değeri için reaktif terim sıfır olur ve devrenin toplam empedansı tamamen dirençsel olur. Bu durum **paralel rezonans** olarak adlandırılır. Reaktif terimi sıfır yapan frekans değeri hesaplanırsa rezonans frekansı (8) eşitliği ile hesaplanır.

$$f_0 = \frac{1}{2\pi\sqrt{LC}} \quad (8)$$

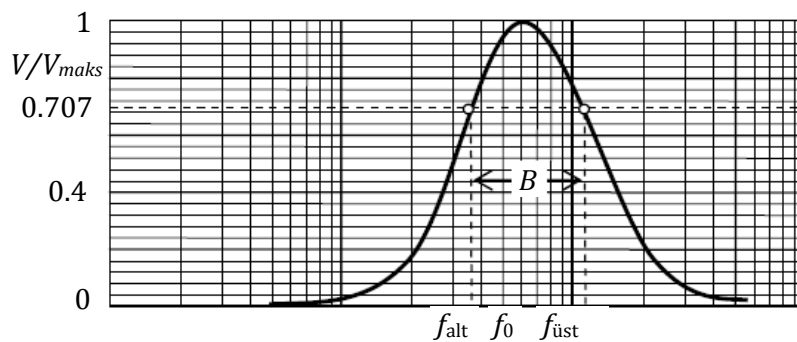
Bu frekansta  $LC$  kollarından geçen akımlar eşit değerde ve zıt fazlı olduğundan birbirini yok eder. Devre sadece  $R_1$  ve  $R_2$  direncinden ibaretmiş gibi davranır. Bu frekansta devrenin çıkış gerilimi ( $V_C$ ) en yüksek değerini alır. Paralel rezonans devresinde gerilimin frekansla değişimi Şekil 4'de gösterilmektedir.

$$V_C = V_k \frac{R_2}{R_1 + R_2} \quad (9)$$

Paralel rezonans devresinin **frekans bant genişliği ( $B$ )** ve **kalite faktörü ( $Q$ )** aşağıdaki gibi hesaplanır.

$$B = f_{üst} - f_{alt} \quad (10)$$

$$Q = \frac{f_0}{B} = 2\pi f_0 C R_p \quad R_p = R_1 // R_2 \quad (11)$$

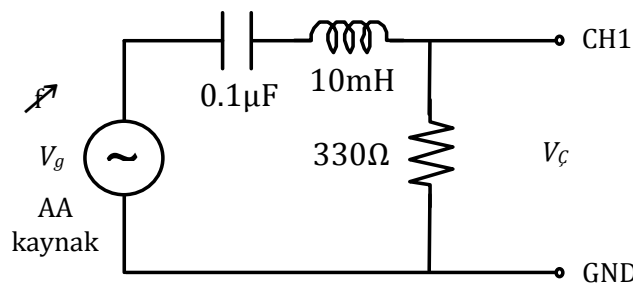


**Şekil 4. Paralel rezonans devresinde gerilimin frekansla değişimi**

## Uygulama:

### A. Seri Rezonans Deneyi

- 1) Şekil 5'deki devre kurulur.
- 2) Devrede kullanılan  $L$  ve  $C$  değerlerinden seri rezonans frekansı ( $f_0$ ) hesaplanır ve Çizelge 1'e kaydedilir.
- 3) Sinyal üreticiden  $5V_{pp}$  genlikli sinüzoidal işaret devreye uygulanır.
- 4) Sinyal üreticinin frekansı değiştirilerek  $R$  direncinin uçlarındaki gerilim osiloskop ile ölçülür. Çıkış geriliminin en büyük olduğu frekans değeri (**rezonans frekansı**,  $f_0$ ) ve bu frekanstaki gerilim değeri ( $V_C$ ) tespit edilir ve kaydedilir. Ölçülen ve hesaplanan  $f_0$  değerlerinin aynı olup olmadığı karşılaştırılır.
- 5) Akımın değeri (4) eşitliği ile hesaplanır ve kaydedilir.
- 6) Bulunan rezonans frekansının altında ve üstünde gerilimin en yüksek değerinin 0.707'sine düştüğü frekansları yani **alt kesim** ve **üst kesim frekansları** ( $f_{alt}$ ,  $f_{üst}$ ) ölçülür ve kaydedilir.
- 7) Devrenin bant genişliği ( $B$ ) hesaplanır ve kaydedilir.
- 8) Kalite faktörü ( $Q$ ) hesaplanır ve kaydedilir.
- 9) Çizelge 2'de verilen frekans değerleri için direnç üzerindeki gerilimler ölçülerek kaydedilir. Akım değerleri (4) eşitliği ile hesaplanır ve kaydedilir.
- 10) Hesaplanan akım değerleri Şekil 6'daki grafik üzerinde işaretlenerek bu noktalardan geçen düzgün bir eğri çizilir.



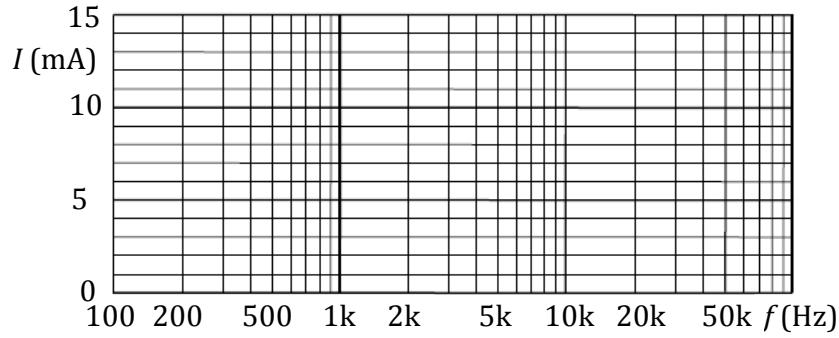
Şekil 5. Deneysel ölçümler için gerekli devre diyagramı

**Çizelge 1. Teorik hesaplama ve ölçüm verileri**

Ölçülen Değerler				Hesaplanan Değerler			
$V_{\zeta}$ (V <sub>pp</sub> )	$f_0$ (Hz)	$f_{alt}$ (Hz)	$F_{üst}$ (Hz)	$f_0$ (Hz)	$I$ (mA <sub>pp</sub> )	$B$ (Hz)	$Q$

**Çizelge 2. Seri rezonans devresinde akımın frekansla değişim ölçüm verileri**

$f$ (Hz)	100	1k	2k	5k	10k	20k	50k	100k
$V_{\zeta}$ (V <sub>pp</sub> )								
$I$ (mA <sub>pp</sub> )								

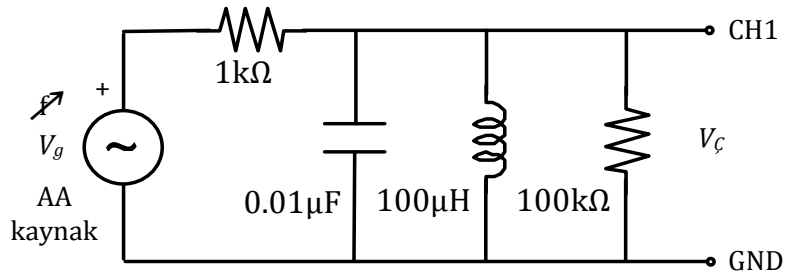


**Şekil 6. Seri rezonans devresinde akımın frekansla değişim grafiği**

### B. Paralel Rezonans Deneyi

- 1) Şekil 7'deki devre kurulur.
- 2) Devrede kullanılan  $L$  ve  $C$  değerlerinden paralel rezonans frekansı ( $f_0$ ) hesaplanır ve Çizelge 3'e kaydedilir.
- 3) Sinyal üreticiden 5V<sub>pp</sub> genlikli sinüzoidal işaret devreye uygulanır.
- 4) Sinyal üreticinin frekansı değiştirilerek  $V_{\zeta}$  gerilimi osiloskop ile ölçülür. Çıkış gerilimini en büyük yapan frekans (**rezonans frekansı**) ve bu frekanstaki gerilimin değeri tespit edilir ve kaydedilir. Ölçülen ve hesaplanan  $f_0$  değerlerinin aynı olup olmadığı karşılaştırılır.

- 5) Bulunan rezonans frekansının altında ve üstünde gerilimin en yüksek değerinin 0.707'sine düştüğü frekansları yani **alt kesim** ve **üst kesim frekansları** ( $f_{alt}$ ,  $f_{üst}$ ) ölçülür ve kaydedilir.
- 6) Devrenin frekans bant genişliği ( $B$ ) hesaplanır ve kaydedilir.
- 7) Kalite faktörü ( $Q$ ) hesaplanır ve kaydedilir.
- 8) Çizelge 4'de verilen frekans değerleri için  $V_C$  gerilimleri ölçülerek kaydedilir.
- 9) Ölçülen değerler Şekil 8'deki grafik üzerinde işaretlenerek bu noktalardan geçen düzgün bir eğri çizilir.



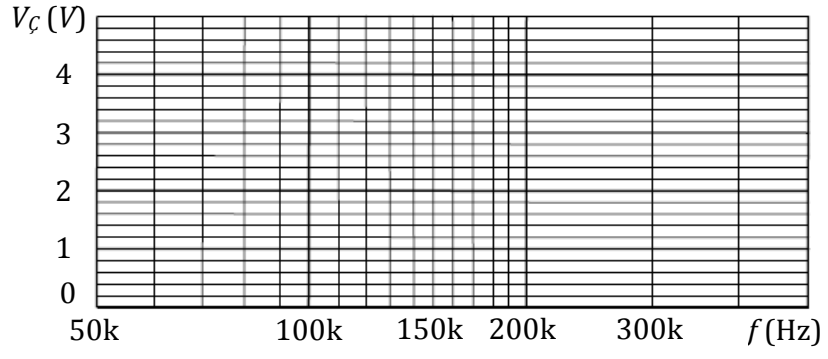
Şekil 7. Deneysel ölçümler için gerekli devre diyagramı

Çizelge 3. Teorik hesaplama ve ölçüm verileri

Ölçülen Değerler				Hesaplanan Değerler		
$V_C$ (V <sub>pp</sub> )	$f_0$ (Hz)	$f_{alt}$ (Hz)	$f_{üst}$ (Hz)	$f_0$ (Hz)	$B$ (Hz)	$Q$

Çizelge 4. Paralel rezonans devresinde gerilimin frekansla değişim ölçüm verileri

$f$ (Hz)	50k	100k	120k	160k	180k	200k	300k
$V_C$ (V <sub>pp</sub> )							



**Şekil 8. Paralel rezonans devresinde gerilimin frekansla değişimi**

### **Raporlama:**

Her bir öğrenci deneyle ilgili teorik bilginin, deneysel sonuçların veri ve grafik olarak verildiği ve yorumlandığı kapak sayfası dâhil en az iki sayfa veya en fazla üç sayfadan oluşan bir raporu ders sorumlusuna bir sonraki laboratuvar dersinde teslim eder.