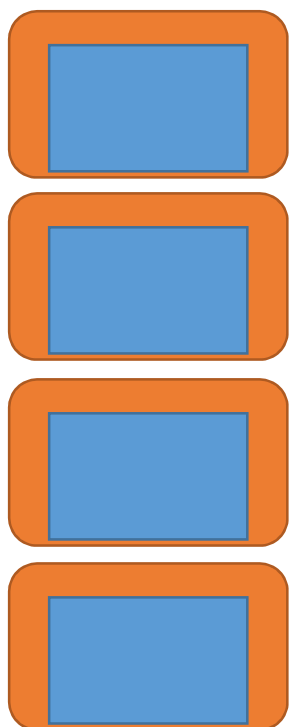


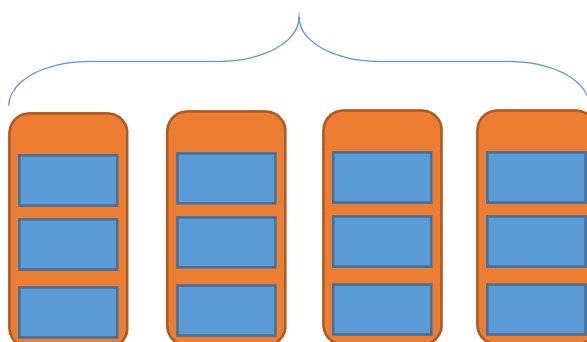
读取和写入的比例关系是由 SSIZE 和 DSIZE 决定的，在这里是 1:4 的比例关系，也即是 4 次读取，一次写入。

每次 DMA 请求都是一个副循环

副循环一次 NBYTES



主循环



完成后
SADDR + SLAST DADDR + DLASTSGA
TCD 存回内存