

PROTOTIPO

Crítica

Solución

lista de sensibilidad de síncrono: clk, btnC

vector_modos es un case

control ¿por botón o por switches?

¿Funciona la alarma? ¿FSM? Reloj_ALARMA_SONAR

MUY BIEN el sal_mux DP

¿Por qué te hace falta el clk en la salida del snooze

EL CÓDIGO A VECES PARECE MUY COMPLEJO

PROTOTIPO

Crítica

¿Qué es salida_up?

¿Por qué os hace falta el clk en case control?

O inicio es sincrónico o es asíncrono

minuto_unidad alarma NO es elegante.

Ver if anidados BIEN, pero ver IF encadenados ¿MAL?

Solución

PROTOTIPO

Crítica

¿está hecho el control por reg_desp?

Parece que no hay FSM de puesta en hora.

¿Hay puesta en hora del reloj?

¿Hay dedo rapido?

La ALARMA PARECE NORMAL

frecuencia_pwm' is read in the process but is not in the sensitivity list

WARNING: [Synth 8-327] inferring latch for variable 'sal_mux_reg'

[/tmp/xilinx_d_mr1xya_worker_dir/main/main.srcs/sources_1/new/main.vhd:788]

CURIOSO PROBLEMA

WARNING: [Synth 8-327] inferring latch for variable 'unidades_reg'

[/tmp/xilinx_d_mr1xya_worker_dir/main/main.srcs/sources_1/new/main.vhd:480]

-

Solución

PROTOTIPO

Crítica

Solución

WARNING: [Synth 8-614] signal 'enable_aux' is read in the process but is not in the sensitivity list

WARNING: [Synth 8-327] inferring latch for variable 'modificar_minutos_reg'

Sequential element (unidades_servo_reg[3]_C) is unused and will be removed

¿Contador es el controlador de los modos del reloj?

¿Qué es lo que pasáis de binario a BCD? binario_BCD <= sw(3 downto 0)

¿Qué tipo de alarma está implementada?

PROTOTIPO

Crítica

signal 'cont_horas_unidades' is read in the process but is not in the sensitivity list

¿solo hay modo 00?

Modo no va por registro

¿Por qué no juntáis todos los modos de process?

¿No hay dedo rapido?

Veo que falta

Solución

PROTOTIPO

Crítica

signal 'cont' is read in the process but is not in the sensitivity list

inferring latch for variable 'selector_dc_reg'

¿Qué es cont, cont2, cont3...?

¿de cuánto es el conversor binario?

Solución