Inhaltsverzeichnis

[1 Projektbeschrieb 3](#_Toc82157141)

[2 Initialisierung 3](#_Toc82157142)

[2.1 Funktionale und nicht-Funktionale Anforderungen 3](#_Toc82157143)

[2.2 Signale an den Ein- und Ausgängen 3](#_Toc82157144)

[2.3 Blockschaltbild mit sämtlichen Ein- und Ausgängen 3](#_Toc82157145)

[3 Konzept 3](#_Toc82157146)

[3.1 Detailschema 3](#_Toc82157147)

[3.2 Werte-Zuweisungs-Tabelle 3](#_Toc82157148)

[3.3 Programmablauf 3](#_Toc82157149)

[3.4 Definierte Testcases 3](#_Toc82157150)

[4 Implementierung 3](#_Toc82157151)

[5 Testing 3](#_Toc82157152)

[6 Reflexion 4](#_Toc82157153)

[7 Literaturverzeichnis 5](#_Toc82157154)

[8 Abbildverzeichnis 5](#_Toc82157155)

[9 Tabellenverzeichnis 5](#_Toc82157156)

# Projektbeschrieb

# Initialisierung

## Funktionale und nicht-Funktionale Anforderungen

## Signale an den Ein- und Ausgängen

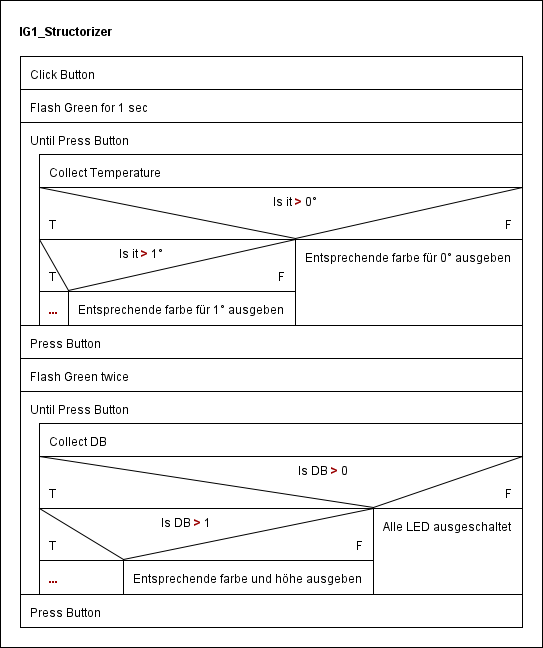
## Blockschaltbild mit sämtlichen Ein- und Ausgängen

# Konzept

## Detailschema

## Werte-Zuweisungs-Tabelle

## Programmablauf



## Definierte Testcases

# Implementierung

# Testing

# Reflexion

# Literaturverzeichnis

**Im aktuellen Dokument sind keine Quellen vorhanden.**

# Abbildverzeichnis

# Tabellenverzeichnis