Режим насыщения в полевых транзисторах наступает при достаточно большом напряжении $u_{CU} > U_{HAC}$, где $U_{HAC} = u_{3U} - U_{\Pi O P}$ — напряжение насыщения. В этом режиме ток стока практически перестает зависеть от напряжения u_{CU} . Соответственно транзистор представляет собой генератор тока, управляемый напряжением u_{3U} (см. рис. 4.5, в). В этом режиме полевые транзисторы используются в усилительных схемах. Насыщение роста тока стока при увеличении напряжения u_{CU} связано с насыщением дрейфовой скорости электронов в сильных электрических полях (см. выше - п. 1.5).

При значительных напряжениях u_{CH} необходимо учитывать увеличение потенциала канала от истока к стоку, которое вызывает соответствующее сужение канала от истока к стоку. При постоянном токе в канале и неизменной концентрации электронов, создающих этот ток, уменьшение площади поперечного сечения канала приводит к увеличению скорости дрейфового движения электронов. При напряжении $u_{CH} = U_{HAC}$ на границе канала со стоком происходит насыщение скорости электронов. При более высоких значениях напряжения $u_{CH} > U_{HAC}$ сечение, в котором происходит насыщение скорости, смещается в сторону истока, и на интервале между этим сечением и стоком электроны движутся со скоростью насыщения, в результате чего ток стока практически не изменяется (см. рис. 4.8, б). Слабый рост тока связан с тем, что при увеличении напряжения u_{CH} насыщение скорости происходит при большей площади поперечного сечения канала. Увеличение напряжения насыщения с ростом напряжения u_{SH} объясняется тем, что при большем напряжении u_{SH} канал оказывается шире, и насыщение скорости достигается при большем напряжении $u_{CH} = U_{HAC}$.

В учебной литературе (см., напр., [1,2]) насыщение роста тока стока связывается с эффектом отсечки канала на границе со стоком. Подобная трактовка требует ряда допущений, затрудняющих понимание физических процессов, протекающих в полевых транзисторах.

В режиме насыщения выражение для тока стока имеет вид

$$i_C = \frac{k}{2} (u_{3H} - U_{\Pi OP})^2. \tag{4.3}$$

В случае, когда требуется учесть слабое влияние напряжения u_{CM} на ток стока, в формулу (4.3) вносят уточняющую поправку

$$i_C = \frac{k}{2} \left(u_{3H} - U_{HOP} \right)^2 \left(1 + \frac{u_{CH}}{U_A} \right) , \qquad (4.4)$$

где U_A - параметр, аналогичный напряжению Эрли биполярного транзистора.

Таким образом, работа полевого транзистора в режиме насыщения во многом аналогична работе биполярного транзистора в активном режиме. Вместе с тем отсутствие входного тока значительно упрощает построение различных схем на полевых транзисторах. На рис. 4.7, а приведена схема усилительного каскада на n-канальном полевом транзисторе с управляющим

переходом, включенном по схеме ОИ. В этой схеме для запирания управляющего перехода используется дополнительный источник питания E_{C} .

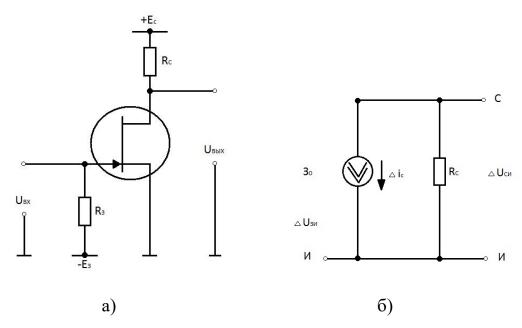


Рис. 4.7. Схема усилительного каскада на ПТУП (а) и малосигнальная эквивалентная схема каскада (б).

На рис. 4.7, б приведена **малосигнальная эквивалентная схема** усилительного каскада на полевом транзисторе. В **малосигнальном режиме** ток стока и напряжения на затворе и на стоке можно заменить их **малыми** приращениями. **Тогда, записывая выражение для полного дифференциала тока стока, получаем**

$$\Delta i_C = \frac{\partial i_C}{\partial u_{3H}} \Delta u_{3H} + \frac{\partial i_C}{\partial u_{CH}} \Delta u_{CH} = S\Delta u_{3H} + \frac{\Delta u_{CH}}{r_C}$$
(4.5)

где $S = \frac{\partial i_C}{\partial u_{3U}} = k(u_{3U} - U_{IIOP})$ - крутизна, а $r_C = \frac{\partial u_{CU}}{\partial i_C}$ - выходное дифференци-альное сопротивление транзистора. В дальнейшем

ввиду слабого влияния напряжения u_{CH} на ток стока в режиме насыщения будем полагать $r_C = \infty$, тогда $\Delta i_C = S \Delta u_{3H}$. Соответственно, коэффициент усиления по напряжению равен

$$K_U = \frac{\Delta u_{CH}}{\Delta u_{2H}} = -SR_C. \tag{4.6}$$

Знак минус отражает тот факт, что приращения напряжений Δu_{3H} и Δu_{CH} имеют разные знаки. В случае усиления малых синусоидальных сигналов знак минус отражает противофазность входного и выходного напряжений. Отметим также, что крутизна полевых транзисторов существенно ниже, чем биполярных, и, соответственно, коэффициент усиления по напряжению у полевых транзисторов также значительно ниже, чем у биполярных. Что касается коэффициента усиления по току, то в силу малости входного тока (тока затвора) он оказывается очень большим и значительно превосходит коэффициент усиления по току биполярного транзистора. На низких частотах ток затвора принимают равным нулю (см. рис. 4.7, б). В этом случае коэффициент усиления по току формально оказывается бесконечным и не рассчитывается. Что касается коэффициента усиления мощности $K_P = K_I K_U$, то в связи с более низким коэффициентом усиления по напряжению полевых транзисторов, он оказывается сравнимым для полевых и биполярных транзисторов.