

Guia 4 -SSI

Objetivo Analizar y documentar la interfase entre el Codec CS4218 y el DSP56307 así como código del driver.

Recomendaciones y sugerencias

A partir del esquemático del EVM realizar un diagrama en bloques donde se ponga en evidencia la líneas involucradas en la conexión entre el codec y el DSP. La idea de este diagrama es que sirva de base para poder explicar el funcionamiento de la interfase con el codec

Leer la hoja de datos del codec y de la interfase ESSI del DSP56307.

Analizar el circuito eléctrico y explicar que función cumplen las conexiones. A partir de ese análisis completar el diagrama en bloques

Realizar los diagramas de tiempos indicando como es la trama (Frame)

Analizar el código del driver y su relación con el circuito eléctrico

Explicar como se configuran los registros a partir del código

Usar como referencia (estilo de documentación) el archivo

Documentación DSP56002 + CS4220 v401.doc