

計算機アーキテクチャ

担当教員：今井 正治

提出日：2015/10/13

提出者：中村 真也

所属：基礎工学部 情報科学科 計算機コース 2 回生

連絡先：u110864b@ecs.osaka-u.ac.jp

Q1.

- (1) move \$s0,\$s1 #-> addi \$s0,\$s1,0
- (2) li \$s0,1200 #-> ori \$s0, 0,1200
- (3) blt \$s0,\$s1,20 #-> slt \$t0,\$s0,\$s1;beq \$t0,0,20
- (4) ble \$s0,\$s1,20 #-> slt \$t0,\$s1,\$s0;beq \$t0,0,20
- (5) bgt \$s0,\$s1,20 #-> slt \$t0,\$s1,\$s0;beq \$t0,0,20
- (6) bge \$s0,\$s1,20 #-> slt \$t0,\$s0,\$s1;beq \$t0,0,20

Q2.

MIPS

```
sll $t0,$s0,2
add $t0,$s6,$t0
sll $t1,$s1,2
add $t1,$s7,$t1
lw $s0,($t0)
addi $t2,$t0,4
lw $t0,0($t2)
add $t0,$t0,$s0
sw $t0,0($t1)
```

C

```
B[g] = A[f]+A[f+1];
```