

Эдсгер Дейкстра

Эдсгер Виле Дейкстра — нидерландский учёный, идеи которого оказали влияние на развитие компьютерной индустрии. Он родился 11 мая 1930 года в Роттердаме, в семье учёных (отец — химик, мать — математик). По окончании школы поступил на факультет теоретической физики Лейденского университета.

В 1951 году увлёкся программированием, поступил на трёхнедельные компьютерные курсы в Кембридже, с 1952 года работал программистом в Математическом центре Амстердама под руководством профессора Ван Вейнгаардена, впоследствии — автора одного из способов формального описания грамматики формальных языков — так называемых двухуровневых [грамматик Ван Вейнгаардена](#). Уже в 1952 году Дейкстра принял решение окончательно специализироваться на программировании, но курс теоретической физики закончил.

В 1956 году Э. Дейкстра принял участие в разработке ЭВМ X1. Эта машина была создана тремя энтузиастами за год. Именно для оптимизации разводки плат для X1 был придуман алгоритм поиска кратчайшего пути на графе, известный как [«алгоритм Дейкстры»](#).

Известность Дейкстре принесли его работы в области применения математической логики при разработке компьютерных программ. Он активно участвовал в разработке языка программирования Алгол и написал первый компилятор Алгол-60.

В 1960-х годах Э. Дейкстра участвовал в создании операционной системы TNE, построенной в виде множества параллельно исполняющихся взаимодействующих процессов¹.

В 1970-е годы вместе с [Тони Хоаром](#) и [Никлаусом Виртом](#) разработал основные положения структурного программирования. Он «проповедовал» отказ от использования инструкции GOTO. Также ему принадлежит идея применения «семафоров» для синхронизации процессов в многозадачных системах и алгоритм нахождения кратчайшего пути на ориентированном графе с неотрицательными весами рёбер, известный как Алгоритм Дейкстры. В 1972 году Дейкстра стал лауреатом [премии Тьюринга](#).

В последние годы жизни Э. Дейкстра преподавал в США, в Техасском университете. Умер 6 августа 2002 года.

¹ S. Haldar, A. Aravind. Operating Systems. — Pearson, 2010

Edsger Dijkstra

Edsger Vibe Dijkstra is a Dutch scientist whose ideas influenced the development of the computer industry. He was born on May 11, 1930 in Rotterdam, in a family of scientists (his father is a chemist, his mother is a mathematician). After graduation, he entered the Faculty of Theoretical Physics at Leiden University.

In 1951, he became interested in programming, enrolled in three-week computer courses at Cambridge, and since 1952 worked as a programmer at the Mathematical Center of Amsterdam under the supervision of Professor Van Weingarden, later the author of one of the ways to formally describe the grammar of formal languages — the so-called two-level grammars of Van Weingarden. Already in 1952, Dijkstra decided to finally specialize in programming, but he finished the course of theoretical physics.

In 1956, E. Dijkstra took part in the development of the X1 computer. This car was built by three enthusiasts in a year. It was to optimize the wiring of the boards for X1 that the algorithm for finding the shortest

Эдсгер Дейкстра

Эдсгер Вибе Дейкстра - голландский ученый, чьи идеи повлияли на развитие компьютерной индустрии. Он родился 11 мая 1930 года в Роттердаме, в семье ученых (его отец - химик, мать - математик). После окончания университета он поступил на факультет теоретической физики Лейденского университета.

В 1951 году он заинтересовался программированием, записался на трехнедельные компьютерные курсы в Кембридже, а с 1952 года работал программистом в Математическом центре Амстердама под руководством профессора Ван Вейнгардена, впоследствии автора одного из способов формального описания грамматики формальных языков — так называемого называются двухуровневыми грамматиками Ван Вейнгардена. Уже в 1952 году Дейкстра решил окончательно специализироваться на программировании, но он закончил курс теоретической физики.

В 1956 году Э. Дейкстра принял участие в разработке компьютера X1. Этот автомобиль был построен тремя энтузиастами за год. Это было сделано для оптимизации проводки