

Двоичная трансляция

Курс «Программное моделирование вычислительных систем»

Григорий Речистов
grigory.rechistov@phystech.edu

27 февраля 2015 г.

1 Компиляция и трансляция

2 Алгоритмы

На (поза)прошлой лекции

- Интерпретаторы — медленная шутка
- Рассмотренные улучшения основаны на повторном использовании уже полученных результатов
- Существуют устоявшиеся идиомы для представления моделируемого архитектурного состояния

Вопросы

- Определите термин «декодирование»

Вопросы

- Определите термин «декодирование»
- Сколько бит в машинном слове?

Вопросы

- Определите термин «декодирование»
- Сколько бит в машинном слове?
- Что лучше — MMIO или PIO?

Что удалось оптимизировать в интерпретаторе

- **Fetch** ← оптимизировано
- **Decode** ← оптимизировано
- Execute
- Writeback
- Advance PC

Что удалось оптимизировать в интерпретаторе

- Fetch
- Decode
- **Execute** → осталось оптимизировать
- **Writeback** → осталось оптимизировать
- **Advance PC** → осталось оптимизировать

Интерпретация и трансляция в языках высокого уровня

- BASIC, CPython, Shell...
 - Прочитать строку — распознать команды — исполнить
 - Медленно, но больше «интерактивности»
- Fortran, C, Pascal...
 - Первый проход: распознавание команд и преобразование их в машинный код
 - Второй проход: исполнение машинного кода

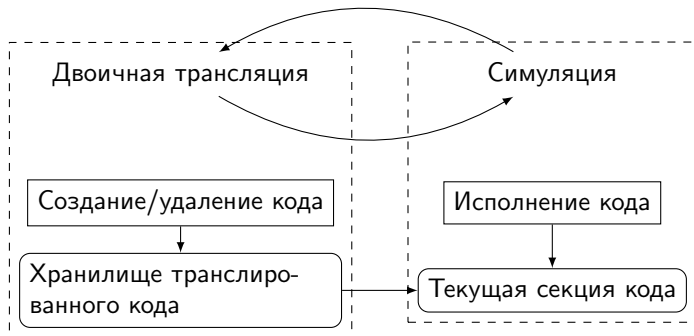
Двоичная трансляция

- Входной язык — гостевой машинный код
- Целевой язык — хозяйский машинный код
- ДТ — перевод кода гостевой программы, записанной в гостевой ISA, в эквивалентный код в терминах хозяйской ISA.
- Ради чего: многократное исполнение результатов трансляции
- **TODO** Напиши **меня** вопрос: что такое декомпиляция? (маш. код в ЯВО)

Статическая и динамическая ДТ

- Статическая трансляция выполняется заранее, до исполнения
- Результат статической трансляции сохраняется на диске
- Динамическая трансляция происходит непосредственно во время симуляции
- Результат динамической трансляции хранится в памяти
- Трансляция чередуется с исполнением генерированного кода

Фазы динамической ДТ



Алгоритм 1: шаблонная трансляция

- `start_addr` — гостевой адрес начала кода
- `start_buf` — хозяйский буфер

```
translate(start_addr, start_buf) {  
    PC = start_addr; bufptr = start_buf;  
    while (!enough) {  
        instr = fetch(PC);  
        (opcode, operands) = decode(instr);  
        (capsule, length) = capsules[opcode];  
        memcpy(bufptr, capsule, length);  
        patch(bufptr, operands);  
        PC += instr_length;  
        bufptr += length;  
    }  
    memcpy(bufptr, glue_capsule, glue_length);  
}
```

Алгоритм 1: исполнение

```
execute(start_buf) {  
    load_simulated_state();  
    goto start_buf;  
}
```

Алгоритм 1: исполнение

```
execute(start_buf) {  
    load_simulated_state();  
    goto start_buf;  
}
```

или


```
typedef void (*fblock)(void);  
execute(start_buf) {  
    load_simulated_state();  
    ((fblock)start_buf)();  
}
```

Капсула

Гостевой код, архитектура
Intel 64 (64 бит)

Хозяйский код, архитектура
IA-32 (32 бит)

addq (%rbx), %rax



```
push RBX_OFF(%ebp);           (1)
push (RBX_OFF+4)(%ebp);        (2)
call v2h;                      (3)
movl (%eax), %edx;             (4)
movl 4(%eax), %ebx;            (5)
addl %edx, RAX_OFF(%ebp);      (6)
addcl %ebx, 4+RAX_OFF(%ebp);    (7)
addl $3, RIP_OFF(%ebp);        (8)
```


Капсула

Гостевой код,
Intel 64 (64 бит)

архитектура

Хозяйский код, архитектура
IA-32 (32 бит)

addq (%rbx), %rax

push RBX_OFF(%ebp); (1)

push (RBX_OFF+4)(%ebp); (2)

call v2h; (3)

movl (%eax), %edx; (4)

movl 4(%eax), %ebx; (5)

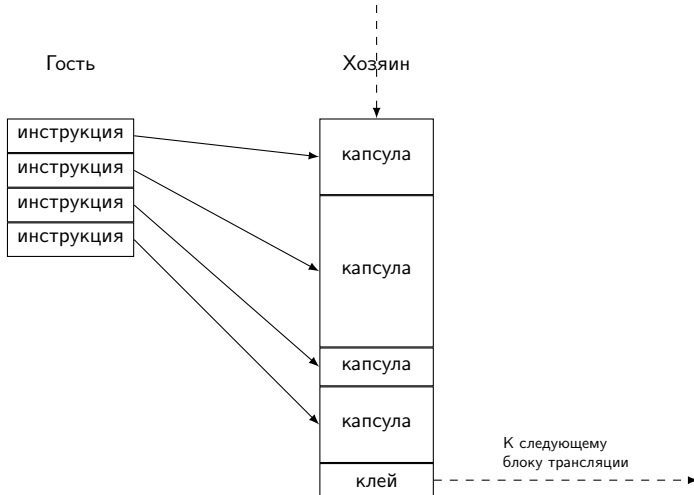
addl %edx, RAX_OFF(%ebp); (6)

addcl %ebx, 4+RAX_OFF(%ebp); (7)

addl \$3, RIP_OFF(%ebp); (8)

Вопрос: что из семантики забыто в описании капсулы?

Блоки трансляции



Алгоритм 2: just-in-time

TODO Напиши меня

Оптимизации

Гостевой код → ДТ → Оптимизация ДТ

```
instr1  
instr2  
instr3  
instr4  
instr5  
branch
```

```
<instr1>  
inc PC_OFF(%r14)  
<instr2>  
inc PC_OFF(%r14)  
<instr3>  
inc PC_OFF(%r14)  
<instr4>  
inc PC_OFF(%r14)  
<instr5>  
inc PC_OFF(%r14)  
<branch>
```

```
<instr1>  
<instr2>  
<instr3>  
<instr4>  
<instr5>  
add $5, PC_OFF(%r14)  
<branch>
```

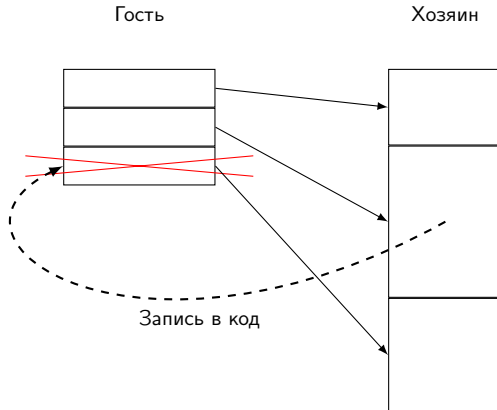
Почему оптимизации при ДТ затруднительны

- В отличие от ЯВО, машинный код содержит меньше информации об исходном алгоритме
- Нельзя делать многие предположения, необходимые для компиляторных оптимизаций, без нарушения корректности
- В случае динамической ДТ длительность оптимизаций ограничена временем их работы

Почему оптимизации при ДТ затруднительны

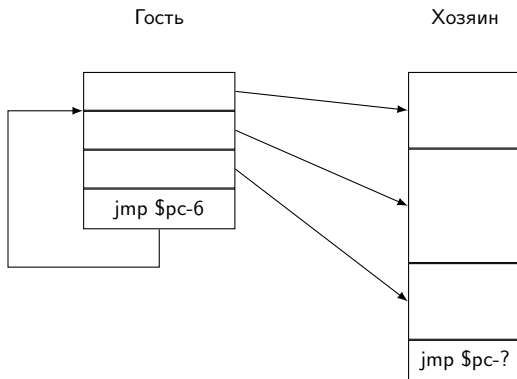
- В отличие от ЯВО, машинный код содержит меньше информации об исходном алгоритме
- Нельзя делать многие предположения, необходимые для компиляторных оптимизаций, без нарушения корректности
- В случае динамической ДТ длительность оптимизаций ограничена временем их работы
- Адреса переменных — их нет
- Границы процедур — их нет
- Адреса переходов — известна только часть из них

Самомодифицирующийся код (self modifying code)



Обнаружение кода 1

- Найти границы инструкций
- Отличить код от данных



Обнаружение кода 2

```
vpcmpgtq %xmm1,%xmm2,%xmm3  
in $0x90,%al
```

0xc4 0xe2 0x69 0x37 0xd9 0xe4 0x90

```
loop 6b <.text+0x6b>  
aaa  
ftst  
nop
```

По этой причине статическое пре-декодирование не всегда
возможно

Опережающая трансляция

Трансляция горячего кода

Время компиляции и время исполнения

TODO Напиши **меня**новое

Переключение таблиц

TODO Напиши **меня**новое

Итоги

- Интерпретация, компиляция, трансляция
- Двоичная трансляция. Статическая и динамическая трансляция
- Капсула
- Промежуточное представление
- Самомодифицирующийся код
- Обнаружение кода
- Сложности оптимизации кода при ДТ

Литература I



Jim Smith, Ravi Nair. Virtual Machines: Versatile Platforms for Systems and Processes. 2005



Fabrice Bellard. QEMU, a Fast and Portable Dynamic Translator http://www.usenix.org/publications/library/proceedings/usenix05/tech/freenix/full_papers/bellard/bellard.pdf



Anton Chernoff and Ray Hookway. DIGITAL FX!32 Running 32-Bit x86 Applications on Alpha NT http://www.usenix.org/publications/library/proceedings/usenix-nt97/full_papers/chernoff/chernoff.pdf

На следующей лекции

Ещё быстрее! Прямое исполнение



Спасибо за внимание!

Слайды и материалы курса доступны по адресу

<http://is.gd/ivuboc>

Замечание: все торговые марки и логотипы, использованные в данном материале, являются собственностью их владельцев. Представленная здесь точка зрения отражает личное мнение автора, не выступающего от лица какой-либо организации.