

# Исполняющие и неисполняющие модели. Симуляция многопроцессорных систем

Курс «Программное моделирование вычислительных систем»

Григорий Речистов  
[grigory.rechistov@phystech.edu](mailto:grigory.rechistov@phystech.edu)

13 сентября 2014 г.

- 1 Два класса моделей
- 2 Косимуляция
- 3 Практический пример
- 4 Литература
- 5 Конец

# На этой лекции

- Совместная работа с моделью процессора.
- Работа с несколькими процессорами сразу.

# Какие типы моделей нам известны

- Интерпретация

# Какие типы моделей нам известны

- Интерпретация: процессоры.

# Какие типы моделей нам известны

- Интерпретация: процессоры.
- Очередь событий

# Какие типы моделей нам известны

- Интерпретация: процессоры.
- Очередь событий: таймер.

# Какие типы моделей нам известны

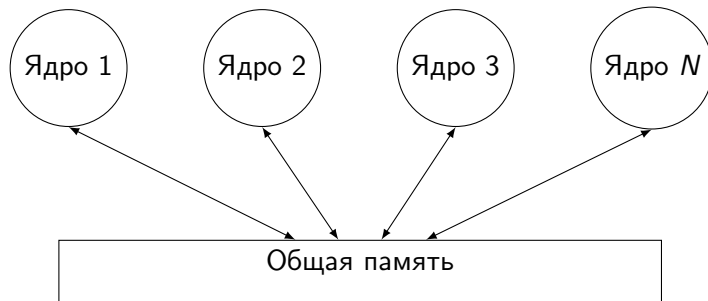
- Интерпретация: процессоры.
- Очередь событий: таймер.
- «Мгновенная» модель «стимул — отклик»



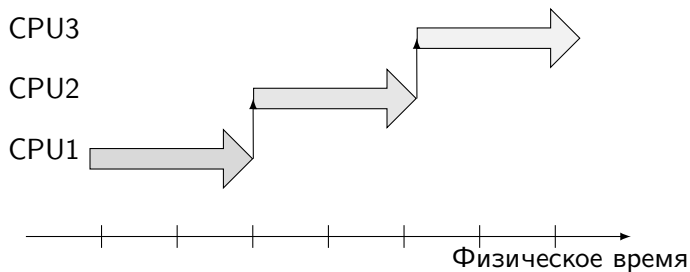
# Какие типы моделей нам известны

- Интерпретация: процессоры.
- Очередь событий: таймер.
- «Мгновенная» модель «стимул — отклик»: ОЗУ.

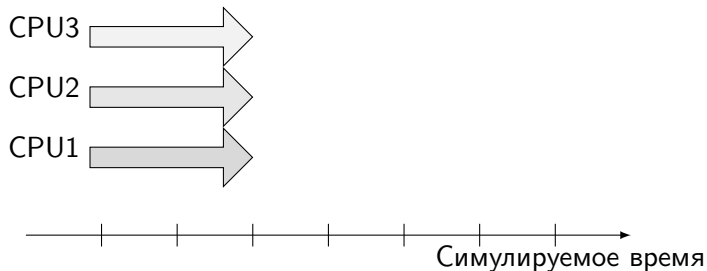
# Модель многопроцессорной системы



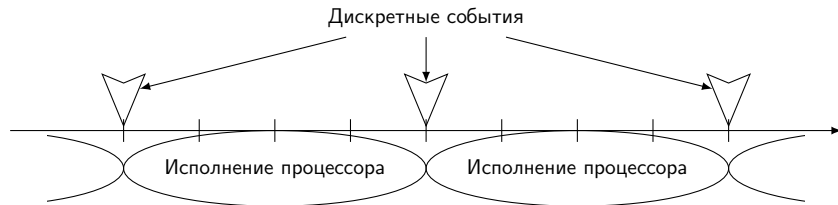
# Квотированная симуляция



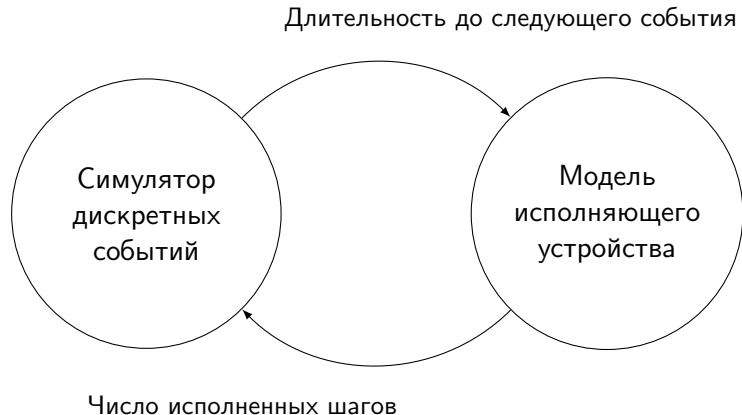
# Квотированная симуляция



# Совместная симуляция DES и исполняющей модели



# Косимуляция





# Пример на модели viper

ptime

TODO Напиши меня



# Литература I



Handbook of Simulation. Principles, Methodology, Advances, Applications, and Practice / ed. by J. Banks. — John Wiley & Sons, Inc., 1998. — ISBN 0-471-13403-1. —

<http://books.google.com/books?id=dMZ1Zj3TBgAC>

# Спасибо за внимание!

Слайды и материалы курса доступны по адресу

<http://is.gd/ivuboc>

*Замечание:* все торговые марки и логотипы, использованные в данном материале, являются собственностью их владельцев. Представленная точка зрения отражает личное мнение автора. Материалы доступны по лицензии Creative Commons Attribution-ShareAlike (Атрибуция — С сохранением условий) 4.0 весь мир (в т.ч. Россия и др.). Чтобы ознакомиться с экземпляром этой лицензии, посетите

<http://creativecommons.org/licenses/by-sa/4.0/>