

版本号	修订日期	修订记录
A	V1.0.0.0	2025-09-02 初始版本。
	V1.0.1.0	2025-11-05 修改MCU原理图。
	V1.0.2.0	2025-11-20 删除2X5接口。
	B	
C		
D		

版权所有，保留一切权利。
本公司致力于产品的不断改善和功能升级，内容如有改动，恕不另行通知。

在此文件中，仅以版本号前两位(发行版)，划分版本之间的区别。

Title: STC32G144K246_CoreBoard

Author: 路飞



Subtitle: Revision

Revision: V1.0.2.0

在此文件中，仅以版本号前两位(发行版)，划分版本之间的区别。

Size: A4

Date: 2025/12/3

Time: 11:57:43

Sheet: 1 of: 2

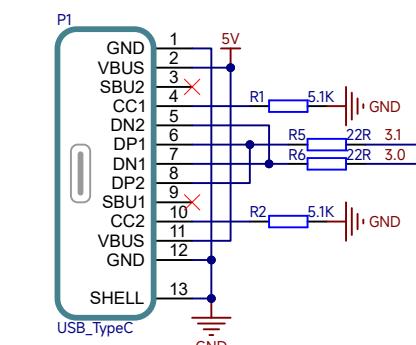
1

2

3

4

0.0	95
0.1	96
0.2	97
0.3	98
0.4	99
0.5	2
0.6	3
0.7	4
1.0	18
1.1	19
1.4	21
1.5	22
1.6	23
1.7	24
2.0	72
2.1	73
2.2	74
2.3	75
2.4	76
2.5	77
2.6	78
2.7	79
3.0	45
3.1	46
3.2	47
3.3	48
3.4	49
3.5	52
3.6	53
3.7	54
4.0	31
4.1	68
4.2	69
4.3	70
4.4	71
4.5	93
4.6	94
4.7	20
5.0	50
5.1	51
5.2	100
5.3	1
5.4	27
GND	
C6	10uF 26
3V3	
FB1	OR 29
FB2	OR 25
VCC/ADC_AVCC	VCC
ADC_VREF+	VCC
ADC_VREF-	Core_VCC
GND	Core_VCC



3

A

B

C

D

E

F

G

H

I

J

K

L

M

N

O

P

Q

R

S

T

U

V

W

X

Y

Z

AA

AB

AC

AD

AE

AF

AG

AH

AI

AJ

AK

AL

AM

AN

AO

AP

AQ

AR

AS

AT

AU

AV

AW

AX

AY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK

BL

BM

BN

BO

BP

BQ

BS

BT

BU

BV

BW

BX

BY

AZ

BA

BC

BD

BE

BF

BG

BH

BI

BJ

BK