



UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO

CENTRO TECNOLÓGICO

DEPARTAMENTO DE ENGENHARIA ELÉTRICA

Circuitos Lógicos

Laboratório 14. Registrador com Múltiplas Funções

Nome: _____ Data: ____/____/____

Utilizando os códigos VHDL referente a todos os blocos operacionais (fornecidos pelo professor), realize a implementação física do Registrador com Múltiplas Funções (Figura 1) utilizando chaves (sw) como entradas e LEDs discretos (led) como saídas.

Entradas

- L (4 bits): entrada de carga paralela
SHR_in: entrada de bit auxiliar para deslocamento à direita
cLD: sinal de seleção de carga paralela (prioridade máxima)
cINC: sinal de seleção de incremento (prioridade intermediária)
CSHR: sinal de seleção de deslocamento à direita de 1 bit (prioridade mínima)
clk: sinal de relógio

Saídas

- S: sinal de saída do registrador

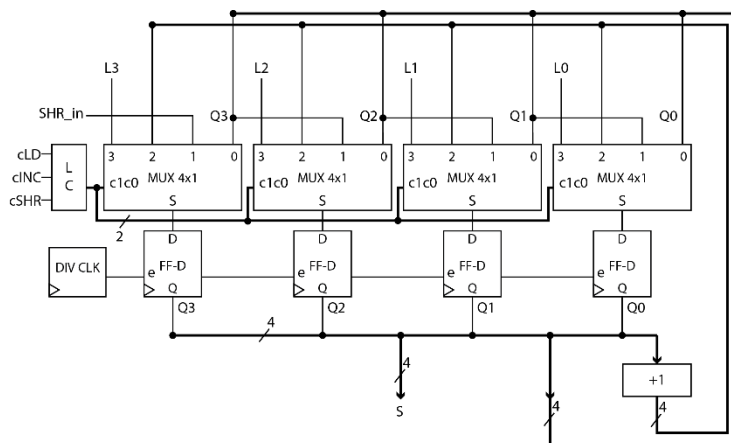


Figura 1. Registrador com Múltiplas Funções.