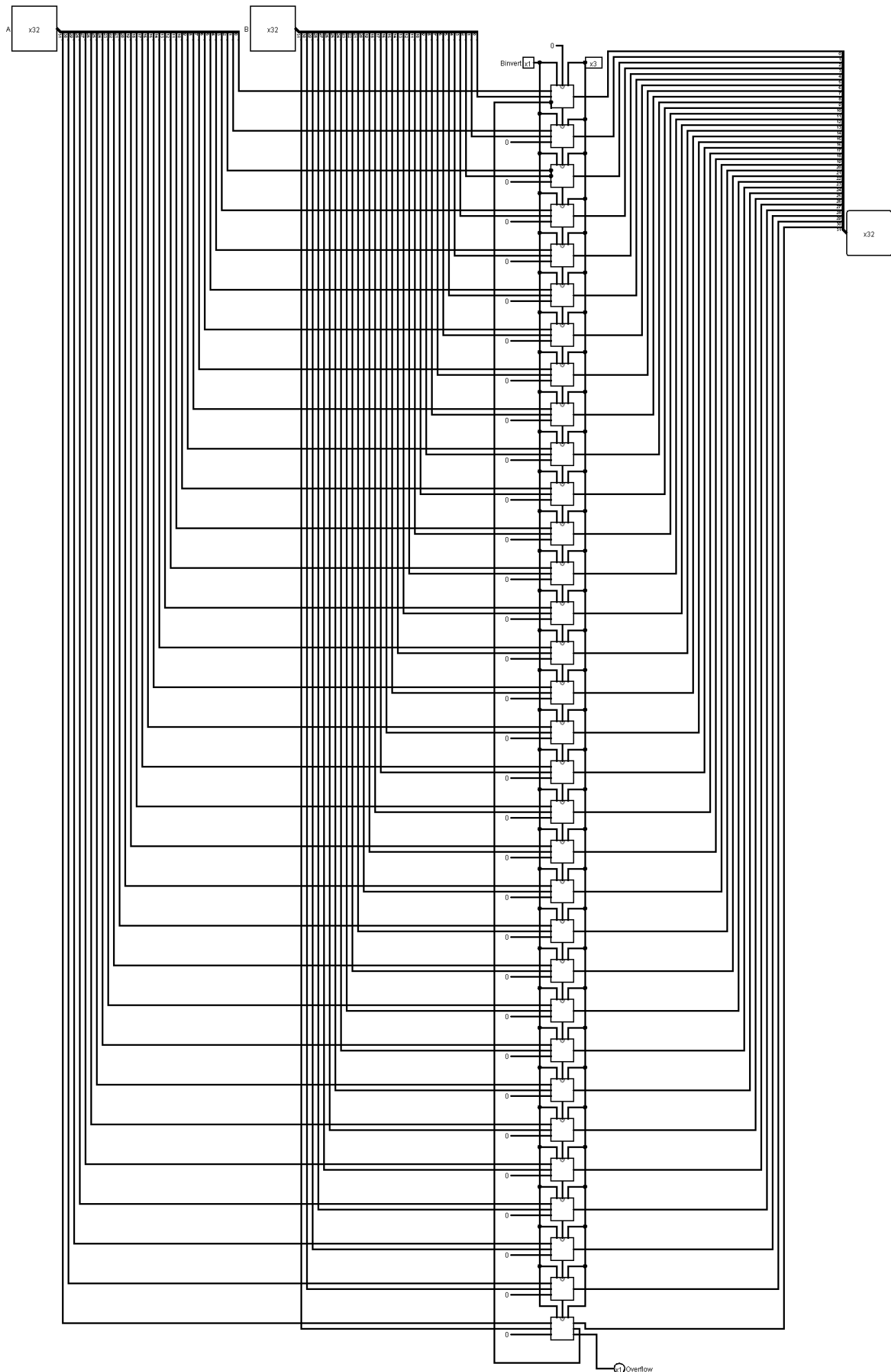
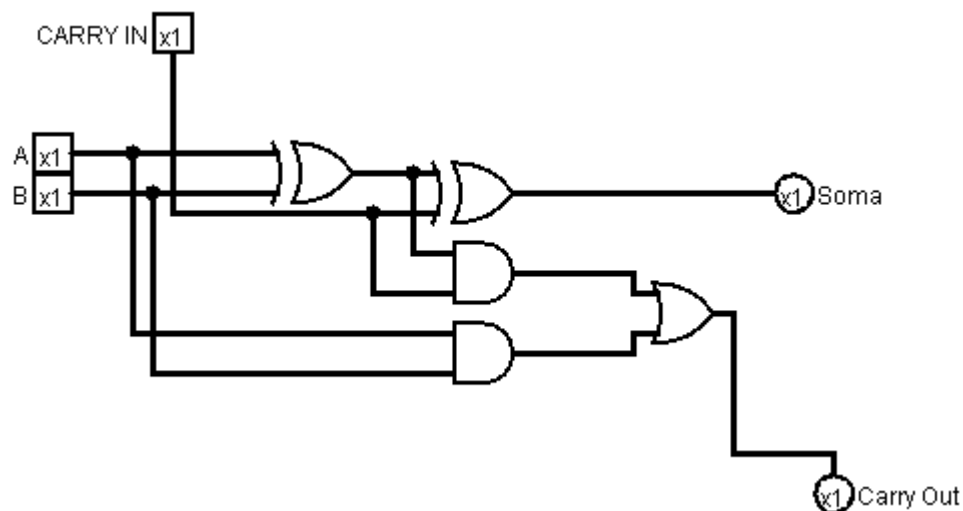


## 1º O circuito completo da ULA

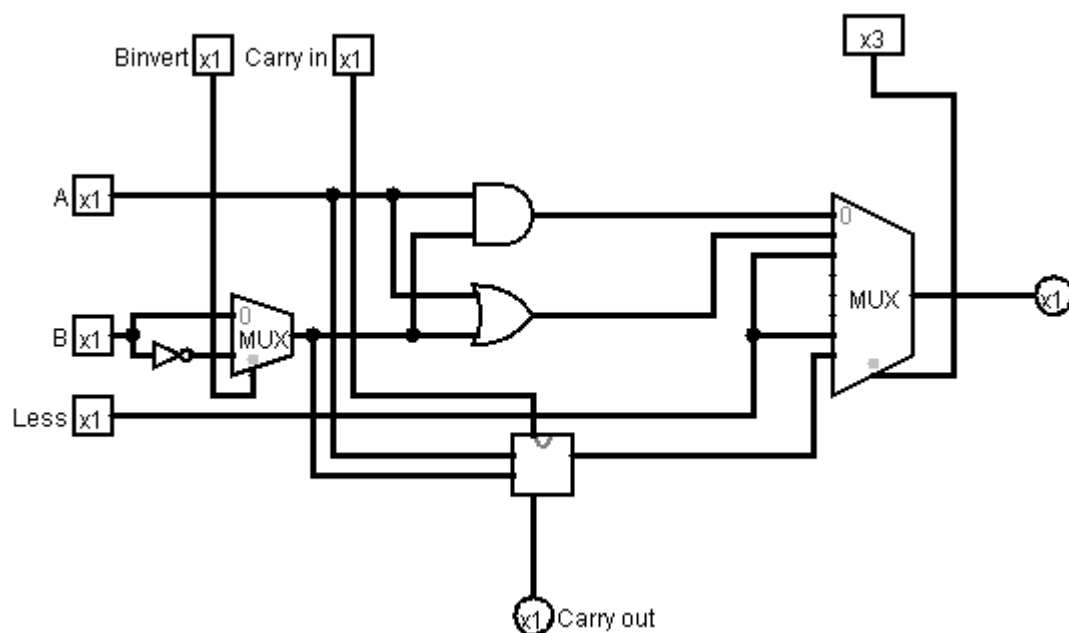


2° Somador usado para fazer a soma dentro de cada bit da ULA,

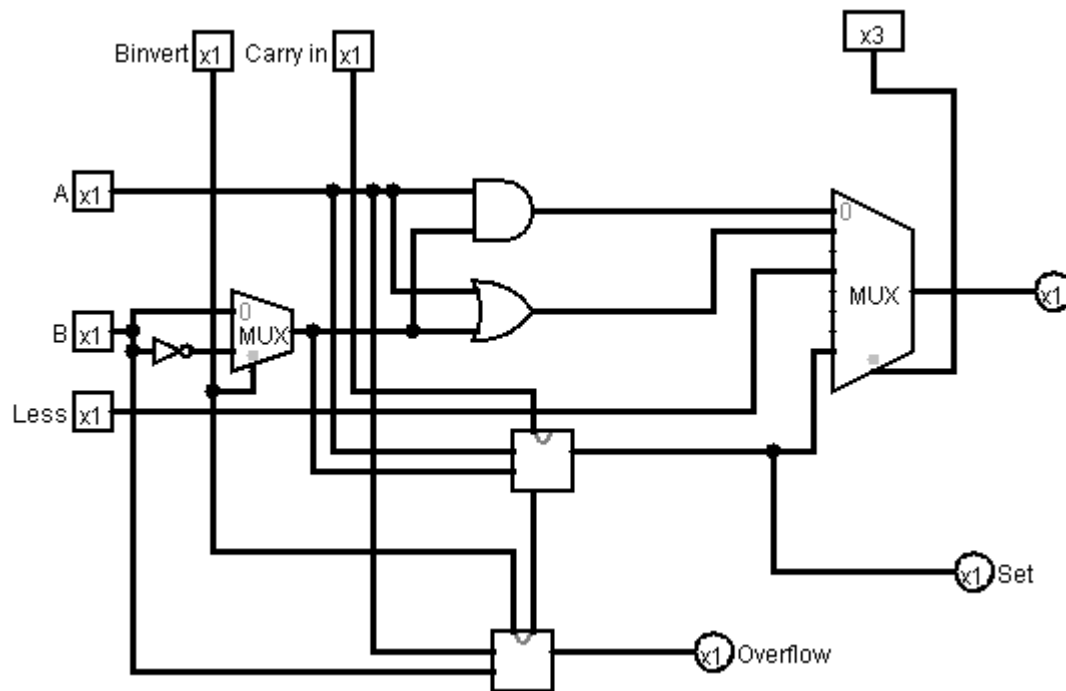


3° a ULA DE 1 bit realizando as operações de AND quando o seletor for 000, OR quando for 001, SOMA quando for 010, e SUBTRAÇÃO quando for 110 e SLT quando 111.

Nele também tem a entrada A e B de que corresponde aos bits que seram usados na operação, o Binvert que é usado quando for realizado a subtração, o carry in que recebe oque sobrou da operação anterior, também recebe os dados do seletor e o sinal de Less.



4° a Ultima ULA de 1bit que acrescenta um detector de overflow além de uma saída a mais que é o set que será o resultado do primeiro Less.



5° O detector de Overflow que retorna caso haja overflow tanto numa soma quanto em uma subtração.

