Grundlagen der Rechnerarchitektur

Tim Luchterhand, Paul Nykiel (Abgabegruppe 117)

7. Februar 2019

1

(a)

Befehlsformat	Aufbau	Verwendung
Register/ALU-Operationen	ALU-Funktion (Bit 0-5), Verschiebung (Bit 6-10), Zielregister (Bit 11-15), Input Register 1 (Bit 16-20), Input Register 2 (Bit 21-25), OpCode (Bit 26-31)	Binäre Operationen mit zwei nicht konstanten Register-Operanden (z.B. add, sll)
Immediate Operationen	Direktoperand (Bit 0-15), Zielregister (Bit 16-20), Indexregister (Bit 21-25), OpCode (Bit 26-31)	Operationen mit Konstanten oder Adressen (z.B. lw, addiu)
Jump Befehle	Sprungziel (Bit 0-25), Opcode (Bit 26-31)	Sprungbefehle auf Basis von Adressen

- (b) addiu \$t2, \$zero, -11 $\hat{=}$ 9 10 0 -11 $\hat{=}$ 001001 01010 00000 11111111 11110101 addi \$t1, \$t2, 53 $\hat{=}$ 8 9 10 53 $\hat{=}$ 001000 01001 01010 00000000 00110101 add \$s0, \$t1, \$zero $\hat{=}$ 0 0 9 16 0 20 $\hat{=}$ 000000 00000 01001 10000 00000 010100
- (c) 000000 01011 10100 01010 00000 100110 $\hat{=}$ 0 11 20 10 0 38 $\hat{=}$ xor \$t2, \$s4, \$t3 000000 10010 10111 01001 00000 100010 $\hat{=}$ 0 18 23 10 0 34 $\hat{=}$ sub \$t2, \$s7, \$s2 001000 01001 10000 0001100001100101 $\hat{=}$ 8 9 16 6245 $\hat{=}$ addi \$t1, \$s0, 6245 000000 01001 01010 10000 00000 100000 $\hat{=}$ 0 9 10 16 0 32 $\hat{=}$ add \$t1, \$t2, \$s0

- (d) Die Befehle unterscheiden sich im Format (Register und Immediate). Add wird genutzt, um zwei Register aufeinander zu addieren, wohingegen addi ein Register und eine Konstante addiert.
- (e) "The Answer to the Ultimate Question of Life, the Universe, and Everything is 42"

2

```
(a)
    ######## start own your own code ########
  2
  3
    main:
        li t0, 53 \# x = 53
        1i \$t1, 2 \# y = 2
        1i \ \$t2, 6 \ \# z = 6
        mul \ \$t3 \ , \ \$t1 \ , \ \$t2 \ \# \ temp \ = \ y \ * \ z
        {
m sub}\ \$t3, \$t0, \$t3\ \#\ {
m temp}\ =\ {
m x}\ -\ {
m temp}
        addi $t3, $t3, 1 \# temp = temp + 1
  9
 10
        move $a0, $t3 # print(temp)
        li $v0, 1
 12
        syscall
 13
    14
 15
                 v0, zero, 10
        addi
                                   #exit program
 16
        syscall
```

Aufgabe2a.asm

(b)

```
.data
  \operatorname{str} 1:
           .asciiz "Please enter your name and press Enter!\n\n"
  \operatorname{str} 2:
           .asciiz "\nHello"
  str3:
           .asciiz "An empty string is not a valid name!\n"
  name:
           .space
  .text
  main:
               $a0, str1
                            #print str1
      addi
               $v0, $zero, 4
      syscall
10
11
  12
  label1:
13
      addi
               v0, zero, \#read input
14
      la $a0, name
15
      addi
               $a1, $zero, 50
16
17
      syscall
18
      1b $t0, 0($a0)
```

```
b\,ne\,\,\$t\,0\,\,,\quad \, ^{,}\backslash n\,^{,}\,\,,\,\,\,l\,a\,b\,el\,2
20
21
       22
       addi $v0,$zero,4
23
       syscall
24
25
       26
27
28
       syscall
29
       j label1
30
31
  32
33
  1a\,b\,e\,l\,2:\ l\,a\quad\$\,a\,0\;,\,s\,t\,r\,2\qquad\#\,p\,r\,i\,n\,t\quad s\,t\,r\,2
34
      addi $v0,$zero,4
35
       syscall
36
       1a \quad \$a0 \; , name \qquad \#print \; \; the \; \; entered \; \; name
37
       syscall
38
       j end
                    #go to the programm end label
39
40
                    v0, zero, 0 #exit the programm
41 end: addi
42
     syscall
```

Aufgabe 2b.asm