

Grundlagen der Rechnerarchitektur

Tim Luchterhand, Paul Nykiel (Abgabegruppe 117)

31. Januar 2019

1

(a)

Befehlsformat	Aufbau	Verwendung
Register/ALU-Operationen	ALU-Funktion (0-5), Verschiebung (6-10), Zielregister (11-15), Input Register 1 (16-20), Input Register 2 (21-25), OpCode (26-31)	
Immediate Operationen	Direktooperand (0-15), Zielregister (16-20), Indexregister (21-25), OpCode (26-31)	
Jump Befehle	Sprungziel (Bit 0-25), Opcode (Bit 26-31)	

(b) `addiu $t2, $zero, -11` $\hat{=} 9\ 10\ 0\ -11\ \hat{=} 001001\ 01010\ 00000\ 11111111\ 11110101$