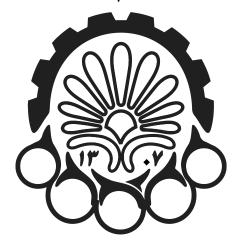
# به نام خدا



# دانشگاه صنعتی امیر کبیر ( پلی تکنیک تهران )

# درس مدارهای منطقی

پروژه نهایی

دانشكده مهندسي كامپيوتر

دانشگاه صنعتی امیرکبیر

نيم سال دوم ٢٠٠٣٠

استاد:

### دكتر مرتضي صاحبالزماني

مهلت ارسال و ارائه:

۱۷ تیر

مسئول پروژه:

مدرسین آزمایشگاه منطقی

طراحان پروژه:

رضا آدینه پور، محمد مهدی نعمتی

# فهرست مطالب

| ٢  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     | ٥ | جا   | تو  | ل   | قاب | ت   | کا | ڌ        |
|----|--|--|--|--|--|--|--|--|--|--|--|--|--|--|---|---|----|------|-----|-----|-----|----|-----|----|-----|-----|---|------|-----|-----|-----|-----|----|----------|
| ٣  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   |      |     |     |     | ،مه | قد | <b>.</b> |
| ٣  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    | 5   | 3  | بو  | 4   | 5 | قے،  | برأ | ب ا | غود | يعا |    |          |
| ۴  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     | • | وژه  | پر  | ت ا | دآف | آھ  |    |          |
| ۴  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   | ی    | کا  | ت ' | عاد | نيح | وض | تو       |
| ۵  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   | یر   | ب   | ه ر | لت  | حا  |    |          |
| ٧  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   | بر   | نار | 5   | لت  | حا  |    |          |
| ٨  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   | لمي  | اص  | ی ا | هاو | ش   | خا | ب        |
| ٨  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   |      |     | ل   | او  | فأز |    |          |
| ٨  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   | (  | G    | it  | H   | u   | b  | ن   | عز | بخر | ے د | S | داز  | ءاذ | رآد |     |     |    |          |
| ١. |  |  |  |  |  |  |  |  |  |  |  |  |  |  | ٥ | 9 | یر | ني ا | علق | ىند | ه ر | ای | برا | ]  | 7S  | SIV | 1 | حی   | -1  | طو  |     |     |    |          |
| ١. |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   |      |     | وم  | ردو | فاز |    |          |
| 11 |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     | _   | ء | نياز | امن | ی ا | هاو | ۺ   | خا | ب        |
| ١١ |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     | ی  | 3   | 9  | 9   |     |   |      |     |     | بعي |     |    | Ť        |
| ۱۲ |  |  |  |  |  |  |  |  |  |  |  |  |  |  |   |   |    |      |     |     |     |    |     |    |     |     |   |      |     |     | يعي |     |    |          |



## نكات قابل توجه

- ددلاین تحویل فاز اول پروژه، در روزهای شنبه، ۱۹ و دوشنبه، ۲۱ خرداد در کلاس آزمایشگاه است. همچنین تحویل فاز دوم پروژه، یکشنبه ۱۷ تیر خواهد بود.
- انجام پروژه به صورت گروهی ست و گروههای شما همان گروههای آزمایشگاه است. تنها در موارد خاص، با هماهنگی با مدرسین آزمایشگاه می توانید گروه خود را تغییر دهید.
- دانشجویان ملزم به تحویل حضوری هر دو فاز پروژه هستند. درصورتی که گروهی در روز تحویل حاضر نشود نمرهای به ایشان تعلق نخواهد گرفت.
- در روز تحویل حضوری مشارکت تمام اعضای تیم در پروژه بررسی خواهد شد و در صورت عدم مشارکت بعضی از اعضا، نمرهٔ ایشان برای آن فاز از پروژه "صفر" لحاظ می گردد. مشارکت، با توجه به commit های افراد تیم در مخزن گیتهاب پروژه و سوالات پرسیده شده در روز تحویل و با صلاحدید مدرس مشخص می شود.
- ساختار ماژولار کد ها حتما باید حفظ شود درصورت عدم رعایت، منفی نمره آن قسمت برای اعضای گروه ثبت خواهد شد.
- ددلاین فاز اول و دوم در آخرین زمان ممکن قرار داده شده است. لذا در هیچ یک از دو فاز مهلت تاخیر وجود ندارد.
- در صورت کشف تقلب از هریک از تیمها، برای بار اول منفی نمرهٔ آن فاز برای آن تیم ثبت می شود و برای بار دوم، نمرهٔ منفی کل پروژه برای تیم لحاظ خواهد شد که معادل مردود شدن در درس است.

اهر گروه در زمان کلاس خودش

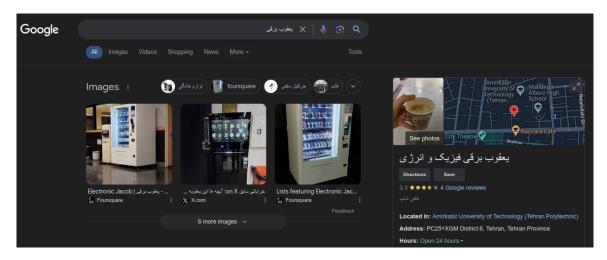


#### مقدمه

## یعقوب ٔ برق که بود؟

## هر امیرکبیری میدونه!

که اسم جهانی یعقوب برقی مخصوص دستگاههای فروش خودکار است که اگر با همین نام اون رو در گوگل سرچ کنید متوجه جهانی بودن این اسم می شوید.



شكل ١: اين نام جهانيست!

احتمالا همگی یعقوب برقی دانشکده رو دیدین و از اون استفاده کردین. در این پروژه قصد داریم کمی بیشتر با یعقوب برقی آشنا بشیم و بخش کوچکی از سیستم کنترلی اون رو طراحی، شبیهسازی و پیاده سازی کنیم.

بعد از انجام این پروژه، خریدهای شما از یعقوب برقی، فقط یک خرید ساده نیست!

Electronic Jacob<sup>†</sup>

٣برگرفته از يعقوب آقا، دكه وسط صحن دانشگاه



### اهداف يروژه

- هدف این پروژه، طراحی و شبیه سازی سیستم کنترلی دستگاه فروش خودکار است که در فاز اول آن صرفا FSM های کلی پروژه طراحی و مخزن گیتهاب پروژه راه اندازی می شود.
- در فاز دوم، میبایست FSM های کشیده شده در فاز اول تکمیل شوند، طوری که تمام حالات پوشش داده شود و همچنین کد طراحی انجام شده به زبان Verilog نوشته شود و بر روی FPGA پیاده سازی شود.
- آشنایی با سیستم مدیریت نسخه Git و کار تیمی بر روی پروژه بر بستر یک مخزن Github، یکی دیگر از اهداف پروژه است. در این مورد توصیه می شود تغییرات خود را در دورههای کوتاه مدت commit کنید.

## توضيحات كلى

پروژه در ۲ حالت $^{0}$  کاری طراحی شده است.

- حالت مدير
- حالت كاربر<sup>٧</sup>

بنابر این پروژه باید دارای ۳ ماژول اصلی ماژول user.v ،admin.v و main.v باشد. زیر ماژول های هرکدام در ادامه توضیح داده خواهد شد.

Repository'

Mode<sup>∆</sup> Admin<sup>9</sup>

User<sup>v</sup>

#### حالت مدير

سیستم پس از روشن شدن به صورت پیش فرض در حالت کاربر روشن می شود. با نگه داشتن ۵ ثانیه ای یکی از Push button های موجود بر روی بُرد وارد حالت مدیر می شویم.

هر دستگاه پسوردی دارد که تنها مدیر دستگاه با وارد کردن آن میتواند وارد این حالت شود. پسورد دستگاه به صورت زیر درنظر گرفته شود:

Admin\_pass: 02

نيمسال ٢٠٠٢٠

مقدار پسورد باید جایی در حافظه رجیستر شود و در زمان عوض کردن حالت کاری سیستم، پسورد وارد شده توسط شخص با مقدار از قبل ذخیره شده مقایسه شود.

شخص می تواند برای وارد کردن پسورد از Dip switch های بُرد استفاده کند. پس از وارد شدن به حالت مدیر، مدیر می تواند اجناس دستگاه را مطابق با شماره خانه های یعقوب برقی دانشکده (شکل «۲») شارژ کند



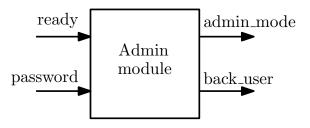
شكل ٢: يعقوب برقى دانشكده

همچنین برای انتخاب جایگاه موردنظر از Dip switch ها استفاده کنید و برای مشخص کردن تعداد اجناس قرار داده شده در جایگاه انتخاب شده از Push button ۲ بُرد استفاده کنید. یکی از Push button ها بالا شمار و دیگری پایین شمار فرض شود. برای راحتی فرضهای زیر انجام شود:

- موجودی تمامی جایگاه ها در ابتدای کار صفر است
  - هر جایگاه حداکثر ۱۰ ظرفیت دارد
  - قيمت اجناس رديف اول<sup>٨</sup> ٨٥٠٠ تومان
    - ردیف دوم، ۶۰۰۰ تومان
      - ردیف سوم ۴۵۰۰
    - ردیف چهارم ۳۰۰۰ تومان
    - و ردیف ۵ و ۶ هر کدام ۲۰۰۰ تومان

برای خروج از حالت مدیر میبایست شماره جایگاه دستگاه را بر روی صفر قرار دهید. درصورت فراموشی مدیر برای خروج از حالت مدیر، برای حفظ امنیت، دستگاه میبایست به صورت خودکار پس از ۱ دقیقه از حالت مدیر خارج شده و به حالت کاربر برگردد.

ماژول طراحی شده در این قسمت باید بهصورت زیر باشد:



شكل ٣: ما رول admin.v

(خروجی های admin\_mode و back\_user حالت کاری سیستم را نشان میدهند که باید به دو LED متصل شوند.)



نکته مهم: Push button های موجود بر روی بُرد، debounce نشده است. بنابراین نیاز این موضوع برای عملکرد صحیح سیستم درنظر گرفته شود<sup>۹</sup>

#### حالت كاربر

در این حالت، کاربران میتوانند شماره جنس مورد نظر خود را انتخاب کنند و درصورت موجود بودن کالا و داشتن موجودی مالی، آن را خریداری کنند. برای سادگی فرض میشود کاربر داریم که مقدار موجودی حساب هرکدام بهصورت زیر است:

- کاربر ۱: ۷۰۰۰ تومان
- کاربر ۲: ۵۰۰۰ تومان
- كاربر ٣: ٣٠٠٠ تومان

انتخاب کاربرها با استفاده از Dip switch ها انجام می شود و فعال بودن هرکدام می بایست بر روی LED ها نمایش داده شود.

پس از انتخاب کاربر، موجودی آن باید بر روی Seven segment نمایش داده شود. پس از انتخاب کالای مورد نظر و تایید خرید (با استفاده از Push button) درصورت داشتن موجودی کافی در حساب کاربر و دستگاه، خرید با موفقیت انجام می شود و مانده حساب آپدیت شده و نمایش داده می شود.

موجودی هر کالا پس از انتخاب آن توسط کاربر میبایست بر روی LED ها نمایش داده شود.

درنظر گرفتن موارد زیر الزامیست:

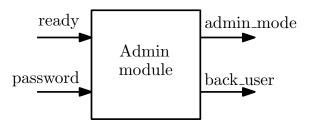
- ۱. هرکاربر میتواند چندین بار خرید انجام دهد.
- ۲. درصورت موجود نبودن كالا مى بايست پيغام مناسب داده شود و فرايند خريد پايان يابد
  - ۳. درصورت نداشتن موجودی حساب، کاربر اصلا نباید وارد فرایند خرید شود

۹ برای اطلاعات بیشتر میتوانید اینجا را بخوانید



۴. پس از اتمام خرید، موقعیت جایگاه دستگاه بر روی حالت قبلی میماند اما تا تایید نکردن خرید نباید فرآیند خرید آغاز شود

ماژول طراحی شده در این قسمت باید بهصورت زیر باشد:



شكل ۴: ماژول user.v

## بخشهای اصلی

#### **فاز اول** (۱۰ + ۱۰) نمره

در این فاز شما باید مقدمات پروژه را حاضر کنید. این مقدمات شامل ابزارهای مورد استفاده در پروژه و همچنین طراحی FSM های پروژه بهصورت کلی است. مراحل این فاز عبارت اند از:

- ۱. راه اندازی مخزن GitHub
- ۲. طراحی FSM برای منطق پروژه

در بخش بعد، هر یک از این موارد شرح داده شده اند.

### راهاندازی مخزن GitHub (۱۰) نمره

همانطور که میدانید برای پروژه لازم است با گروهتان بر روی یک مخزن (repository) گیت فعالیت کنید. برای ساختن این مخزن، کافیست وارد این لینک شوید. ابتدا با لیستی مواجه میشوید که شماره دانشجویی تمام افراد در آن موجود است. شماره دانشجویی تمام افراد در آن موجود است. شماره دانشجویی کامپیوتر نیمسال ۲۰-۲۰ دانشجویی خود را بیابید و بر روی آن کلیک کنید.



در صفحهی بعد شما باید تیم خود را انتخاب کنید. چنانچه نفر اول گروه خود (سازندهی مخزن) هستید، باید یک تیم بسازید. تنها شمارهی گروه پروژه خود را در قسمت نام تیم وارد کنید و تیم را بسازید. نفرات بعدی گروه شما، باید تیمشان را از لیست تیمهای موجود انتخاب کنند و نیازی به ایجاد تیم ندارند.

پس از این مراحل مخزن شما آماده خواهد شد و لینک آن در اختیارتان قرار خواهد گرفت. پس از آماده شدن این مخزن، هر یک از اعضای پروژه باید نام و شماره دانشجویی خود را به فایل README.md اضافه کند.

#### طراحی FSM برای منطق یروژه (۱۰) نمره

همانطور که در بخش توضیحات کلی مطرح شد، پروژه دارای ۳ ماژول اصلی است. در این قسمت از شما میخواهیم ۳ FSM منطبق بر منطق ۳ ماژول user.v ،admin.v و main.v رسم نمایید.

در این فاز نیازی به درنظر گرفتن جزئیات مسئله نمیباشد و صرفا طراحی کلیات این ۳ ماژول كفايت مىكند.

#### فاز دوم (۸۰) نمره

پس از طراحی FSM های کلی در فاز اول و راهاندازی مخزن گیتهاب، در این فاز از پروژه نیاز است که جزئیات نیز درنظر گرفته شود و FSM های طراحی شده تکمیل شود. پس از تكميل FSM ها نياز است كدهاى verilog ماژول هاى توضيح داده شده در بخش توضيحات كلى نوشته شود.

تمامی ماژول ها باید قابل سنتز و پیاده سازی ۱۰ باشند چرا که میبایست به صورت عملی بر روی بُرد پروگرام شده و تست شود.

اکیدا توصیه می شود مرحله به مرحله کدها را نوشته و برای هر ماژول Testbench بنویسید و از صحت عملکرد ماژول مطمئن شوید، اما اجباری به نوشتن Testbench برای تک تک ما ژولها نیست ولی برای کل سیستم لازم است Testbench بنویسید.

Implementation 1.



## بخشهای امتیازی (۱۵ + ۳۰) نمره

از این قسمت به بعد وارد بخشهای امتیازی پروژه می شویم. دقت کنید که این بخش های هم بسیار آموزنده و کاربردی هستند و هم می تواند به نمره پروژه شما به اندازه قابل توجهی اضافه کند. :)

### وضعیت دریافت ورودی (۱۵) نمره

در حالت اجباری و غیر امتیازی پروژه، تمامی ورودی ها با استفاده از Dip switch ها و Push button ها داده می شد. در این بخش می توانید به صورتی طراحی را تغییر دهید که سیستم شما ورودی ها را با استفاده از صفحه کلید ۱۱ دریافت کند.

بُرد های آزمایشگاه مجهز به صفحه کلید نمی باشند اما می توانید آن را به صورت مجزا از مسئول آزمایشگاه تهیه کرده و ما ژولی به نام keypad. v نوشته و آن را به بُرد متصل کنید. نمونه ای از صفحه کلید های رایج در ادامه آورده شده است.



شكل ۵: صفحه كليد

Keypad ' '



## وضعیت نایش (۳۰) نمره

در این قسمت می توانید برای نمایش وضعیت موجودی اجناس، قیمتها، شماره کاربر و مانده حساب از LCD کاراکتری استفاده نمایید. بُرد های آزمایشگاه مجهز به LCD کاراکتری هستند.

برای انجام این قسمت میبایست ماژولی به نام lcd.v بنویسید. در ادامه نمونهای از LCD های رایج آورده شده است.



شكل ۶: LCD كاراكترى