# 1830

#### МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

# Московский государственный технический университет им. Н. Э. Баумана (МГТУ им. Н. Э. Баумана)

Кафедра «Информационная безопасность» (ИУ8)

## Лабораторная работа №1 на тему:

«Приборы обслуживания»

По дисциплине: «Моделирование систем»

# Вариант 4

Выполнил:

Студент группы ИУ8-52

Велинецкий А. В.

Проверила:

Старший преподаватель

Глинская Е. В.

### Задание

На двух процессорную вычислительную систему в интервале 10-20 секунд поступают задания. Задание выполняется любым свободным процессором. Первый процессор выполняет задание в среднем за 25 секунд (закон экспоненциальный), а 2-ой за 2-6 секунд. Если заняты оба процессора, то задание получает отказ в обслуживании. Провести моделирование выполнения 1000 заданий, определить загрузку процессоров и процент заданий, получивших отказ, и отношение числа заданий обработанных 1-м процессором к числу заданий, обработанных 2-м процессором.

#### Решение

Met0	Generate transfer	15; 5 BOTH, Met1, Met2
		·
Met1	seize	Proc1
	advance	(Exponential(1, 0, 25))
	release	Proc1
	transfer	,the_end
Met2	gate nu	Proc2,Otkaz
Met3	seize	Proc2
	advance	4; 2
	release Proc2	
the_end	test e	tgl,1,next step
	savevalue	Proc Otk, (100#N\$Otkaz/N\$Met0)
	savevalue	Proc Prland2, (N\$Met1/N\$Met3)
next step	terminate	1
Otkaz	terminate	
	start	1000

Рисунок 1 – Листинг GPSS

```
GPSS World Simulation Report - Lab1 4Var.6.1
        Monday, November 15, 2021 19:04:17
 START TIME
                   END TIME BLOCKS FACILITIES STORAGES
     0.000 15019.000 15 2
   NAME
                            VALUE
MET0
                             2.000
MET1
                             3.000
MET2
                             7.000
MET3
                             8.000
NEXT STEP
                            14.000
OTKAZ
                            15.000
PROC1
                         10000.000
                         10001.000
PROC2
```

PROC_ PROC_ THE_E	OTK PR1AND2 ND	1AND2 10003.000						
LABEL	T.OC	BI.OCK TV	DE EN	ITRY COIIN	יי רוופפו	ENT CO	א הוווות ב.	ETRY
ширц	1	GENERATE		ENTRY COUNT 1001		0		0
MET0	2	TRANSFER		1001		0		0
MET1	3	SEIZE						0
	4	ADVANCE				1		0
	5	RELEASE		445		0		0
	6	TRANSFER						0
MET2	7	GATE		555		0		0
MET3	8	SEIZE		555				0
	9	ADVANCE		555		0		0
	10	RELEASE		555		0		0
THE_END	11	TEST		1000		0		0
	12	SAVEVALU		1		0		0
		SAVEVALU				0		0
NEXT_STEP	14	TERMINAT	E	1000		0		0
OTKAZ	15	TERMINAT	E	0		0		0
FACILITY DELAY	ENTRIES	UTIL.	AVE. TIN	ME AVAIL.	OWNER	PEND	INTER	RETRY
PROC1	446	0.754	25.3	390 1	995	0	0	0
PROC2 0	555	0.148	4.0	000 1	0	0	0	0
		RETRY						
		0		~				
PROC_PR1AND2		0	0.804					
FEC XN PRI	BDT	ASS:	EM CURRE	NT NEXT	PARAN	METER	VA	LUE
995 0	1 5 0 0 0	932 99		5				

Рисунок 2 – Отчет по ЛР1

Из отчета видно, что:

- Процент заданий, получивших отказ (PROC\_OTK) 0;
- Отношение числа заданий, обработанных 1-м процессором к числу заданий, обработанных 2-м процессором (PROC\_PR1AND2) 0.8.