```
2
3
    f = 150 \text{ MHz} = 150 * 10^6 \text{ Hz} = 150 * 10^6 \text{ ciclos / segundo}
4
5
    a)
6
    f = 1 / t
    f = 150 * 10^6 ciclos / segundo
7
    f = 150 * 10^6 * 10^-3 ciclos / milisegundo
    f = 15 * 10^4 ciclos / milisegundo
10
11
    t = 1 / (15 * 10^4)  milisegundos / ciclo
    t = (1 / 15) * 10^-4 milisegundos / ciclo
12
13
    14
15
16
    b)
17
    f = 1 / t
    f = 150 * 10^6 ciclos / segundo
18
    f = 150 * 10^6 * 10^-6 ciclos / microsegundo
19
20
    f = 15 * 10^1 ciclos / microsegundo
2.1
2.2
    t = 1 / (15 * 10^1)  microsegundos / ciclo
    t = (1 / 15) * 10^-1 microsegundos / ciclo
23
24
    25
26
27
    C)
28
    f = 1 / t
29
    f = 150 * 10^6 ciclos / segundo
    f = 150 * 10^6 * 10^-9 ciclos / nanosegundo
30
    f = 15 * 10^-2 ciclos / nanosegundo
31
33
    t = 1 / (15 * 10^-2) nanosegundos / ciclo
    t = (1 / 15) * 10^2 nanosegundos / ciclo
34
    35
36
37
38
39
    Questão 2
40
41
    t = 100 nanosegundos / ciclo
42
    t = 10^2 \text{ nanosegundos / ciclo}
43
44
    t = 10^2 * 10^{-3} microsegundos / ciclo
45
    t = 10^-1 microsegundos / ciclo
46
47
    t = 10^2 * 10^-6 \text{ milisegundos / ciclo}
    t = 10^-4 \text{ milisegundos / ciclo}
48
49
50
    a)
51
    f = 1 / t
52
    t = 10^-4 \text{ milisegundos / ciclo}
53
    f = 10^4 \text{ ciclos} / \text{milisegundo} = 10^4 \text{ KHz}
54
55
    b)
56
    f = 1 / t
57
    t = 10^{-1} \text{ microsegundos / ciclo}
58
    f = 10^1 ciclos / microsegundo = 10^1 MHz
59
60
    C)
    f = 1 / t
61
62
    t = 10^2 \text{ nanosegundos / ciclo}
63
    f = 10^-2 ciclos / nanosegundo = 10^-2 GHz
64
65
     _____
66
67
    Questão 3
68
69
    p -> propaga o vai 1 -> or das entradas
70
    g \rightarrow gera o vai 1 \rightarrow and das entradas
71
    a)
    FACA + BABA
```

1

Questão 1

```
74
 75
            ponmlkjihgfedcba
 76
 77
      FACA 1111101011001010
      BABA 1011101010111010
 78
 79
 80
            11111010111111010
 81
            1011101010001010
      g
 82
 83
      Sim, terá vai 1 no final, pois os bits da coluna p geram e propagam o vai 1 final
 84
 85
      b)
      3AF1 + 45EA
 86
 87
 88
            ponmlkjihgfedcba
 89
 90
      3AF1 0011101011110001
      45EA 0100010111101010
 91
 92
 93
            01111111111111011
 94
            0000000011100000
 95
 96
      Não terá vai 1 final, pois os bits da coluna p não o propagarão
 97
 98
 99
100
      Questão 4
      Tendo em mente que os números estão na base 2, e que existem o multiplicando e o
      multiplicador,
103
      o que o algoritmo faz é:
104
105
      1° - inicia o produto como 0
106
      2^{\circ} - soma o multiplicando ao produto caso o bit mais à direita do multiplicador seja 1
      \ensuremath{\mbox{3}}\,^{\circ} — desloca o multiplicador uma vez para a direita
107
108
      4° - desloca o produto uma vez para a direita
109
      5^{\circ} - finaliza se todos os bits do multiplicador tiverem sido usados, caso contrário,
      volta a 2°
110
111
      Exemplo, 3 * 5:
112
113
      1 ->
114
      multiplicando = 3 = 0011
      multiplicador = 5 = 0101
115
116
      produto = 0000 0000
117
118
      multiplicando = 3 = 0011
119
      {\tt multiplicador} = 5 = 0101 (o bit mais à direita do {\tt multiplicador} \neq 1, então {\tt soma-se} o
120
      multiplicando ao produto)
121
      produto = 0011 0000
122
123
      3 -> (bits usados do multiplicador = 1)
      multiplicando = 3 = 0011
124
      multiplicador = 5 = 0010 (deslocar o multiplicador uma vez para a direita)
125
126
      produto = 0001 1000 (deslocar o produto uma vez para a direita)
127
128
129
      multiplicando = 3 = 0011
130
      multiplicador = 5 = 0010 (o bit mais à direita do multiplicador é 0, então não se
      faz nada)
131
      produto = 0001 1000
132
133
      5 -> (bits usados do multiplicador = 2)
134
      multiplicando = 3 = 0011
135
      multiplicador = 5 = 0001 (deslocar o multiplicador uma vez para a direita)
136
      produto = 0000 1100 (deslocar o produto uma vez para a direita)
137
138
      6 ->
139
      multiplicando = 3 = 0011
140
      multiplicador = 5 = 0001 (o bit mais à direita do multiplicador é 1, então soma-se o
      multiplicando ao produto)
141
      produto = 0011 1100
```

```
142
143
     7 -> (bits usados do multiplicador = 3)
144
     multiplicando = 3 = 0011
     multiplicador = 5 = 0000 (deslocar o multiplicador uma vez para a direita)
145
146
     produto = 0001 1110 (deslocar o produto uma vez para a direita)
147
148
149
     multiplicando = 3 = 0011
150
     multiplicador = 5 = 0000 (o bit mais à direita do multiplicador é 0, então não se
     faz nada)
     produto = 0001 1110
151
152
153
     9 -> (bits usados do multiplicador = 4)
154
     multiplicando = 3 = 0011
     multiplicador = 5 = 0000 (deslocar o multiplicador uma vez para a direita)
155
     produto = 0000 1111 (deslocar o produto uma vez para a direita)
156
157
158
     10 -> processo finalizado, todos os bits do multiplicador foram usados.
159
160
161
162
     Questão 6
163
164
165
166
     Questão 7
167
168
     a) 803ACABA (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127
169
170
       expoente mantissa
171
       0000000
                 0111010110010101111010 -> não normalizado, mantissa != 0 -> exp =
     -bias + 1 = -126
172
     leading bit = 0
173
174
     a) = -0,011101011011011011111010 * 2 ^ (-126) = -00111010110101010111101,0 * 2 ^
     (-148)
175
     a) = -1926493 * 2 ^ (-148) \approx -5,399 * 10 ^ (-39) \approx -5,4 * 10 ^ (-39)
176
177
178
    b) 00FAFACA (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 12^7
179
180
        expoente
                  mantissa
181
        00000001
                  111101011111101011001010 -> normalizado
182
     leading bit = 1
183
          1,111101011111101011001010 * 2 ^ (1 - 127) = 111110101111110101100101,0 * 2 ^
184
     (-148)
185
     b) = 8224101 * 2 ^ (-148) \approx 2,304 * 10 ^ (-38) \approx 2,3 * 10 ^ (-38)
186
187
188
     c) 803ACABA00000000 (IEEE 754 - 1/11/52), bias = 2^{(n-1)} - 1 = 2^{10} - 1 = 1023
189
190
        expoente
                 mantissa
191
        192
     leading bit = 1
193
194
     195
     c) = -3770624803602432 * 2 ^ (-1071) \approx -1,490 * 10 ^ (-307) \approx -1,49 * 10 ^
196
     (-307)
197
198
199
     d) 00FAFACA00000000 (IEEE 754 - 1/11/52), bias = 2^{(n-1)} - 1 = 2^{10} - 1 = 1023
200
201
        expoente
                mantissa
        0
2.03
     leading bit = 1
204
205
         d) =
          206
     d) =
207
     d) =
          3797047442407424 * 2 ^ (-1071) \approx 6,147 * 10 ^ (-304) \approx 6,15 * 10 ^ (-304)
208
209
```

```
210
211
             Questão 8
212
213
             a) 1.1234 \times 10^5 = 112340_{10} = 18604_{16} = 110110110110110100_{2} =
             1,1011011011010100 * 2^16
214
             (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
215
             16 + 127 = 143
216
                                           mantissa
217
             S
                    expoente
218
             Ω
                     10001111
                                               10110110110101000000000 -> normalizado
219
             leading bit = 1
221
222
             (IEEE 754 - 1/11/52), bias = 2^{(n-1)} - 1 = 2^{10} - 1 = 1023, exp_rep = exp_real +
             bias = 16 + 1023 = 1039
223
224
                     expoente
                                              mantissa
                     225
226
             leading bit = 1
227
228
229
             b) 7.2354 \times 10^{(-4)} \approx 0,002F6A_{16} \approx (2,F6A * F^{(-3)})_{16} \approx (2
             0,0000000001011110111_{2} \approx 1,011110111_{2} * 2^{-1}
230
             (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
2.31
             -11 + 127 = 116
232
233
                    expoente
                                          mantissa
234
                     01110100
                                               0111101110000000000000 -> normalizado
235
             leading bit = 1
236
237
             (IEEE 754 - 1/11/52), bias = 2^{(n-1)} - 1 = 2^{10} - 1 = 1023, exp_rep = exp_real +
238
             bias = -11 + 1023 = 1012
239
2.40
                  expoente
                                            mantissa
                     2.41
             0
242
             leading bit = 1
243
244
245
246
             Questão 9
247
248
             a) 14.125 = E.2_{16} = 1110.001_{2} = 1.110001_{2} * 2^3
249
250
             (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
             3 + 127 = 130
251
252
                     expoente
                                               mantissa
253
                                               1100010000000000000000 -> normalizado
                     10000010
254
             leading bit = 1
255
256
257
            b) 3.14159 = 3.243F_{16} = 11.0010010010011111101_{2} = 1.10010010000111111101_{2} * 2^1
258
259
             (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
             1 + 127 = 128
260
261
                     expoente
                                              mantissa
262
                     10000000
                                               100100100001111111010000 -> normalizado
263
             leading bit = 1
264
265
266
             c) -58.375 = -3A.6_{16} = -111010.011_{2} = -1.11010011_{2} * 2^5
267
268
             (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
             5 + 127 = 132
269
270
                     expoente
                                              mantissa
             S
271
             0
                     10000100
                                               1101001100000000000000 -> normalizado
272
             leading bit = 1
273
```

```
274
275
     d) -4096 = -1000 \{16\} = -10000000000000 \{2\} = -1.000000000000 \{2\} * 2^12
276
277
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
     12 + 127 = 139
2.78
2.79
         expoente
                    mantissa
280
         10001011
                    0000000000000000000000000000 -> normalizado
     0
281
     leading bit = 1
282
283
284
     e) -3.25 = -3.4 {16} = -11.01 {2} = -1.101 {2} * 2^1
285
286
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_rep = exp_real + bias =
     1 + 127 = 128
287
288
         expoente
                    mantissa
                    1010000000000000000000 -> normalizado
289
         10000000
290
     leading bit = 1
291
292
293
294
     Ouestão 10
295
     296
297
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
298
     129 - 127 = 2
299
300
     M = mantissa + (normalizado ? 1 : 0) = 0.375 + 1 = 1.375
301
     valor = (-1) * M * 2 * exp_real = 1 * 1.375 * 2 * 2 = 5.5
302
303
304
305
     306
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
307
     129 - 127 = 2
308
309
     M = mantissa + (normalizado ? 1 : 0) = 0.0625 + 1 = 1.0625
310
311
     valor = (-1) * * M * 2 * exp real = -1 * 1.0625 * 2 * 2 = -4.25
312
313
     314
315
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
316
     128 - 127 = 1
317
     M = mantissa + (normalizado ? 1 : 0 ) = 0.0 + 1 = 1
318
319
320
     valor = (-1)^s * M * 2 * exp_real = -1 * 1 * 2 * 1 = -2
321
322
     323
324
325
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
     1 - 127 = -126
326
327
     M = mantissa + (normalizado ? 1 : 0) = 0.34375 + 1 = 1.34375
328
329
     valor = (-1) * M * 2 ^ exp_real = 1 * 1.34375 * 2 ^ (-126) = 1.5795 * 10^(-38)
330
331
332
333
334
     Ouestão 11
335
     336
337
338
     (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
     130 - 127 = 3
339
```

```
341
342
    valor = (-1) * * M * 2 * exp_real = 1 * 1.2509 * 2 * 3 = 10.0072
343
344
    345
    -> valor = 0
346
347
    (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127
348
349
    M = mantissa + (normalizado ? 1 : 0) = 0.0 + 0 = 0.0
350
351
    valor = (-1)^s * M * 2 * exp real = 1 * 0.0 * 2 * 0 = 0.0
352
353
    354
355
356
    (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
    133 - 127 = 6
357
358
    M = mantissa + (normalizado ? 1 : 0 ) = 0.8125 + 1 = 1.8125
359
360
    valor = (-1) s * M * 2 ^ exp_real = 1 * 1.8125 * 2 ^ 6 = 116
361
362
    363
364
365
    (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127, exp_real = exp_rep - bias =
    131 - 127 = 4
366
367
    M = mantissa + (normalizado ? 1 : 0) = 0.703125 + 1 = 1.703125
368
369
    valor = (-1) * M * 2 * exp_real = 1 * 1.703125 * 2 * 4 = 27.25
370
371
372
    \rightarrow valor = \sqrt{(-1)}, ∞ -\infty, etc (NaN)
373
374
    (IEEE 754 - 1/8/23), bias = 2^{(n-1)} - 1 = 2^7 - 1 = 127
375
376
    M = mantissa + (normalizado ? 1 : 0) = ???
377
378
    valor = (-1) s * M * 2 ^ exp_real = Not a Number
379
380
381
382
383
    Questão 12
384
385
386
387
    Questão 13
388
389
    390
    391
    392
    393
    394
395
396
397
    Questão 14
398
399
    a) 1.12 \times 10^2 = 112 = 1110000_{2} = 1.11 \times 2^6
400
401
    (IEEE 754 - 1/4/3), bias = 2^{(n-1)} - 1 = 2^3 - 1 = 7, exp_rep = exp_real + bias = 6
    + 7 = 13
402
403
       expoent mantissa
    S
404
    0
       1101
             110 -> normalizado
405
    leading bit = 1
406
    (Não houve nenhuma perda de precisão na transferência do 1º número para IEEE-754)
407
```

M = mantissa + (normalizado ? 1 : 0) = 0.2509 + 1 = 1.2509

```
408
409
      2.24 * 10^{(-1)} = 0.001110010101010000001 \{2\} = 1.11001010110000001 * 2^{(-3)}
410
411
      (IEEE 754 - 1/4/3), bias = 2^{(n-1)} - 1 = 2^3 - 1 = 7, exp_rep = exp_real + bias = -3
      + 7 = 4
412
413
         expoent mantissa
      S
414
      0
         0100 110 -> normalizado
415
      leading bit = 1
416
      (Houve perda de precisão, novo valor = 1.11 * 2^{(-3)} = 0.21875)
417
418
      Soma com erro = 112 + 0.21875
                                      = 112.21875
419
      Soma sem erro = 112 + 0.224
                                    = 112.224
420
      Erro relativo = 1 - (Soma com erro / Soma sem erro) = 1 - 0.99995 = 0.00005 = 0.005%
421
      Erro absoluto = 112.224 - 112.21875 = 0.00525
422
423
      Produto com erro = 112 * 0.21875
      Produto sem erro = 112 * 0.224 = 25.088
424
      Erro relativo = 1 - (Produto com erro / Produto sem erro) = 1 - 0.9765 = 0.0234 =
425
      2.34%
426
      Erro absoluto = 25.088 - 24.5 = 0.588
42.7
428
429
      b) 1.12 * 10^2 = 112 = 1110000_{2} = 1.11 * 2^6
430
      (IEEE 754 - 1/3/4), bias = 2^{(n-1)} - 1 = 2^2 - 1 = 3, exp_rep = exp_real + bias = 6
431
      + 3 = 9 = 1001
432
433
      s exp mantissa
434
      0 100 1100 -> normalizado
435
      leading bit = 1
436
      (Houve perda de precisão, novo valor = 1.11 * 2^1 = 11.1 = 3.5)
437
438
439
      2.24 * 10^{(-1)} = 0.00111001010110000001_{2} = 1.11001010110000001 * 2^{(-3)}
440
      (IEEE 754 - 1/3/4), bias = 2^{(n-1)} - 1 = 2^2 - 1 = 3, exp_rep = exp_real + bias = -3
441
      + 3 = 0
442
443
        exp mantissa
      S
444
         000 1100 \rightarrow não normalizado, mantissa !=0 \rightarrow \exp = -bias + 1 = -2
445
      leading bit = 1
446
      (Houve perda de precisão, novo valor = 1.11 * 2^{(-2)} = 0.4375)
447
448
      Soma com erro = 3.5 + 0.4375
                                     = 112.224
449
      Soma sem erro = 112 + 0.224
450
      Erro relativo = 1 - (Soma com erro / Soma sem erro) = <math>1 - 0.03508 = 0.9649 = 96.49\%
451
      Erro absoluto = 112.224 - 3.9375 = 108.2865
452
453
      Produto com erro = 3.5 * 0.4375 = 1.53125
      Produto sem erro = 112 * 0.224 = 25.088
454
455
      Erro relativo = 1 - (Produto com erro / Produto sem erro) = 1 - 0.0610 = 0.9389 =
      93.89%
456
      Erro absoluto = 25.088 - 1.53125 = 23.55675
457
458
459
460
      Questão 15
461
462
463
464
      Questão 16
465
466
      vel_mem_princ = x -> vel_mem_cache = 5x
467
      supondo que o tempo gasto sem melhoria é 10t = t + 9t, com a melhoria, o tempo passa
      t + 9t/5 = 14t/5, portanto, o speed up é igual a 10t / (14t / 5) = 10t * 5 / 14t =
468
      50 / 14 = 25 / 7 = 3 + 4 / 7 = 3.57
469
470
471
472
      Questão 17
```

473

```
474
      Supondo que o tempo gasto sem a melhoria seja 10t:
475
476
      a) tempo gasto com a melhoria = 5t + 5t / 5 = 6t -> speed up = 10t / 6t = 10 / 6
      = 5 / 3 = 1 + 2 / 3 = 1.444444...
477
478
      b) speed up = 2 = tempo_sem_melhoria / tempo_com_melhoria = 10t / tempo_com_melhoria
      -> tempo_com_melhoria = 5t, supondo
479
      que a utilização do coprocessador seja igual a k, a utilização do processador será 1
      - k, daí posso montar a relação:
      (1 - k) * 10t + k * 10t / 5 = 5t -> dividindo tudo por 5t -> <math>(1 - k) * 2 + k * 2 / 5
480
      = 1 ->
481
      2 - 2k + 2k / 5 = 1 -> 1 = 2k - 2k / 5 -> 1 = 4 * 2k / 5 -> k = 5 / 8 = 62,5
482
483
      c) supondo que essa quantidade de vezes seja x, posso montar a relação: 10t / (5t +
      5t / x ) = 2.5 ->
      4t / (5t + 5t / x) = 1 -> 4t = 5t + 5t / x -> 0 = t + 5t / x -> -t = 5t / x -> x =
484
      -5 ( IMPOSSÍVEL )
485
486
487
488
      Questão 18
489
490
      tempo_total_com_o_1°_processador = t
491
      preço_da_maquina_com_o_1°_processador = p
492
      1° processador -> velocidade = v1, preço = p1
493
      2° processador -> velocidade = v2, preço = p2
494
      Uso do 2º processador = 50%
495
      Relações: v2 = 5 * v1, p2 = 5 * p1, p1 = 1/3 * p
      speed_up = t / (t/2 + (t/2) / 5) = 5 / 3 \approx 1.6
496
      speed_up_financeiro = (2p/3 + 1p/3 * 5) / p = 7 / 3 \approx 2.3
497
498
      Não valhe a pena, pois o speed up financeiro é maior que o speed up de desempenho
499
500
501
502
      Questão 19
503
504
      tempo_total_sem_melhoria = t
505
506
      1° caso:
507
      speed\_up1 = t / (4t/5 + (t / 5) / 10) = 50/41 \approx 1.22
508
      2° caso:
509
      speed_up2 = t / ( t/2 + (t / 2) / 2 ) = 4/3 \approx 1.3
510
511
      A melhor alternativa é o 2° caso por ter um speed up maior.
512
513
514
515
      Questão 20
516
517
      tempo_total_inicial = t
518
      tempo_total_depois_da_melhoria = t'
519
      porcentagem_inicial_melhorada = k
520
      speed_up = tempo_sem_melhoria / tempo_com_melhoria
521
      tempo_com_melhoria = tempo_sem_melhoria / speed_up
522
      speed_up_fração_melhorada = 10 =
523
      tempo_sem_melhoria_fração_melhorada / tempo_com_melhoria_fração_melhorada
524
525
      Resposta para as duas alternativas:
526
      speed_up = t / (t * (1 - k) + t * k / 10) = 10 / (10 - 9k)
527
      speed_up = t / t' -> t' = t / speed_up -> t' / 2 = t / (2 * speed_up)
528
      t' / 2 representa a fração melhorada. Como o fator de melhoramento foi de
529
      10, na versão inicial, essa parte era 10 vezes mais lenta, ou seja, gastava
530
      10 vezes mais tempo -> t * k = (t / (2 * speed_up)) * 10 -> k = 10 / (2 * speed_up)
      2 * speed_up = 10 / k \rightarrow speed_up = 5 / k \rightarrow
531
532
      5 / k = 10 / (10 - 9k) -> k = 10/11 -> speed_up = 55/10 = 5.5
533
534
535
536
      Questão 21
537
538
      \tt quantidade\_de\_ciclos\_que\_o\_programa\_gasta\_em\_A = 10 * 400 * 10 ^ 6 = 4 \ Gigaciclos
      quantidade_de_ciclos_que_o_programa_gasta_em_B = 4 Gigaciclos * 1.2 = 4.8 Gigaciclos
539
      speed_up = 3 / 2 = tempo_em_A / tempo_em_B -> tempo_em_B = 20/3 ->
540
```

```
541
       frequência_em_B = 4.8 Gigaciclos / 20/3 segundos = 0.72 GHz = 720MHz
542
543
544
545
       Ouestão 22
546
       tempo = 1000 * 1 / 100 MHz = 1000 / (100 * 10^6) = 10 / 10^6 = 10 microsegundos
547
548
549
550
551
       Ouestão 23
552
       tempo_programa1 = 2000 * 5 / 100 MHz = 100 / 10^6 = 100 microsegundos
553
       tempo_programa2 = 3000 * 5 / 100 \text{ MHz} = 100 / 10^6 = 150 \text{ microsegundos}
554
555
       speed_up = 150 microsegundos / 100 microsegundos = 1.5
556
557
558
559
       Questão 24
560
561
       CPI\_médio = (4 * 60 + 5 * 40) / 100 = 4.4
       CPI_médio_novo = (3 * 60 + 5 * 40) / 100 = 3.8
562
       Como a quantidade de instruções não muda nem a frequência,
563
564
       o speed up é apenas uma relação entre os CPIs:
565
       speed_up = 4.4 / 3.8 = 1.15
566
567
568
569
       Questão 25
570
571
       a) CPI_médio = (4 * 40 + 3 * 30 + 5 * 20 + 6 * 10) / 100 = 4.1
572
       b) Mudando apenas a frequência, o speed_up muda da mesma forma -> speed_up = 1.12
       c) CPI_médio_novo = (2 * 40 + 3 * 30 + 6 * 20 + 6 * 10) / 100 = 3.5
573
574
       Mudando apenas o CPI_médio, a speed_up muda da mesma forma \rightarrow speed_up = 4.1 / 3.5 =
       1.17
575
       d) Supondo um total de 100 instruções, as instruções na ALU passariam a ser 20.
       Dessa forma,
576
       as novas porcentagens são:
      ALU: 20 / 80 = 1/4 desvio: 30 / 80 = 3/8 memória: 20 / 80 = 1/4 outras: 10 / 80 = 1/8
577
578
579
580
       CPI_médio_novo = ( 1/4 * 4 + 3/8 * 3 + 1/4 * 5 + 1/8 * 6 ) / 1 = 4.125 Como a questão altera a quantidade de instruções e o CPI médio, é necessário
581
582
       calcular o speed up utilizando a fórmula de CPU time:
583
      CPU_Time_antigo = 100 * 4.1 * f

CPU_Time_novo = 80 * 4.125 * f

speed_up = (5 * 4.1) / (4 * 4.125) \approx 1.24
584
585
586
587
588
589
590
       Questão 2.1
591
592
       A máquina M2 é mais rápida para o programa 1. A máquina M1 é mais rápida para o
       programa 2.
593
       No programa 1, a máquina M2 é mais rápida 10 / 5 vezes = 2 vezes
       No programa 2, a máquina M1 é mais rápida 4 / 3 vezes \approx 1.3 vezes
594
595
596
597
598
       Questão 2.2
599
       velocidade_M1 = 200 Megainstruções / 10 segundos = 20 Megainstruções / segundo = 20
600
       * 10^6 instruções / segundo
       velocidade_M2 = 160 Megainstruções / 5 segundos = 32 Megainstruções / segundo = 32
601
       * 10^6 instruções / segundo
602
603
604
605
       Questão 2.3
606
607
       CPI = (f * t) / IC
608
       CPI\_M1 = 200 \text{ MHz} * 10 \text{ s} / 200 \text{ MI} = 200 \text{Hz} * 10 \text{ s} / 200 \text{ I} = 10 \text{ s} * \text{Hz} / \text{I} = 10 \text{ C/I}
```

```
CPI M2 = 300 MHz * 10 s / 200 MI = 300Hz * 10 s / 200 I = 15 s * Hz / I = 15 C/I
609
610
611
      _____
612
613
      Questão 2.4
614
      IC = (f * t) / CPI
615
      IC_M1 = (200 \text{ MHz} * 3 \text{ s}) / 10 \text{ C/I} = 60 * 10^6 = 60 \text{ MI}
616
      IC_M2 = (300 \text{ MHz} * 4 \text{ s}) / 15 \text{ C/I} = 80 * 10^6 = 80 \text{ MI}
617
618
619
620
621
      Questão 2.14
622
623
      CPU_Time = IC * CPI * tempo_cada_ciclo = IC * CPI / f
      { CPI, frequência do clock, número de instruções do programa }
624
625
626
627
628
      Questão 2.18
629
630
      CPI\_MBásica = ( 2 * 40 + 3 * 25 + 3 * 25 + 5 * 10 ) / 100 = 2.8
      CPI_Mopt = (2 * 40 + 2 * 25 + 3 * 25 + 4 * 10) / 100 = 2.45
631
632
633
634
635
      Questão 2.19
636
637
      A MBásica realiza 500 Megaciclos / segundo, como cada instruções gasta 2.8 ciclos,
638
      a quantidade de instruções por segundo é dada por: (500 MC / s) / 2.8 C/I =
      178571428.571429 =
639
      178.571428571429 MIPS (provavelmente não é conveniente deixar uma número
      fracionário, mas espero que entenda)
640
641
      Analogamente, para a Mopt:
642
643
      (600 \text{ MC} / \text{s}) / 2.45 \text{ C/I} = 244.897959183673 \text{ MIPS}
644
645
646
647
      Questão 2.20
648
      CPU_Time_MBásica = (IC * 2.8) / 500 MHz 

CPU_Time_Mopt = (IC * 2.45) / 600 MHz 

speed_up = (2.8 * 600 ) / (500 * 2.45 ) \approx 1.37
649
650
651
652
653
654
655
      Questão 2.21
656
657
      CPI = (f * t) / IC
      Supondo que o programa tenha IC instruções na MBásica:
658
659
      quantidade_de_instruções_A = 40% IC
660
      quantidade_de_instruções_B = 25% IC
661
      quantidade_de_instruções_C = 25% IC
      quantidade_de_instruções_D = 10% IC
662
663
664
      Na Mcomp as novas relações serão:
665
      quantidade_de_instruções_A = 90% 40% IC = 36% IC
666
      quantidade_de_instruções_B = 90% 25% IC = 22.5% IC
667
      quantidade_de_instruções_C = 85% 25% IC = 21.25% IC
668
      quantidade_de_instruções_D = 95% 10% IC = 9.5% IC
669
670
      CPI_médio_novo = (36 * 2 + 22.5 * 3 + 21.25 * 3 + 9.5 * 5) / 89.25 \approx 2.81
671
672
       _____
673
674
      Questão 2.22
675
      CPU_Time_MBásica = (IC * 2.8) / 500 MHz

CPU_Time_Mopt = (89.25 * IC * 2.81) / (500 MHz * 100)
676
677
678
                            = ( 2.8 * 100 ) / ( 89.25 * 2.81 ) \approx 1.11
      speed_up
679
```

```
680
681
682 Questão 2.23
683
684 CPI_médio_novo = (36 * 2 + 22.5 * 2 + 21.25 * 3 + 9.5 * 4) / 89.25 ≈ 2.451
685 CPU_Time_MBásica = (IC * 2.8) / 500 MHz
686 CPU_Time_Mopt = (89.25 * IC * 2.451) / (600 MHz * 100)
687 speed_up = (2.8 * 600 * 100) / (89.25 * 2.451 * 500) ≈ 1.53
```