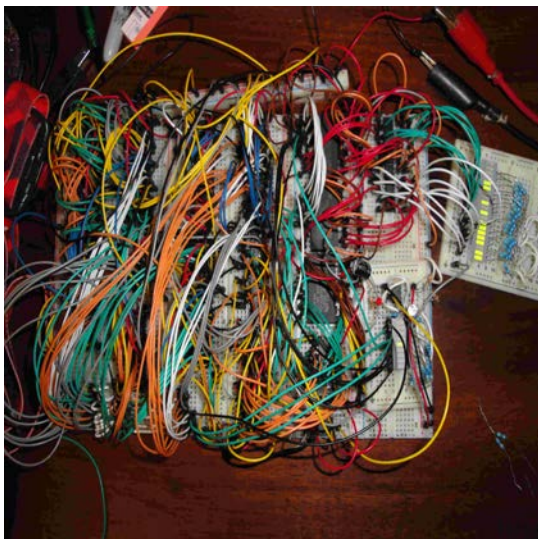
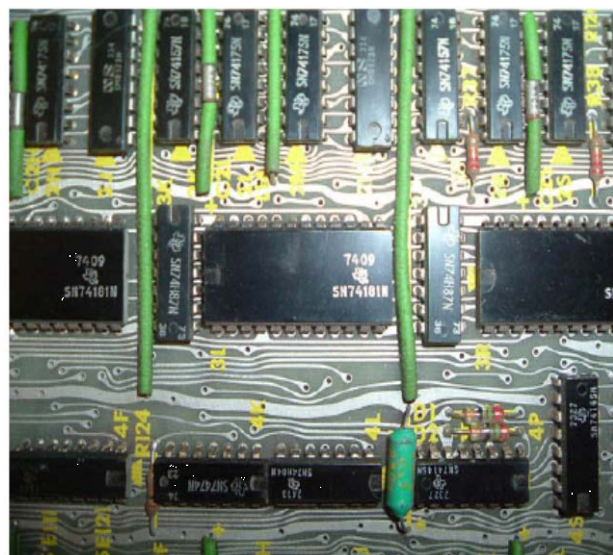
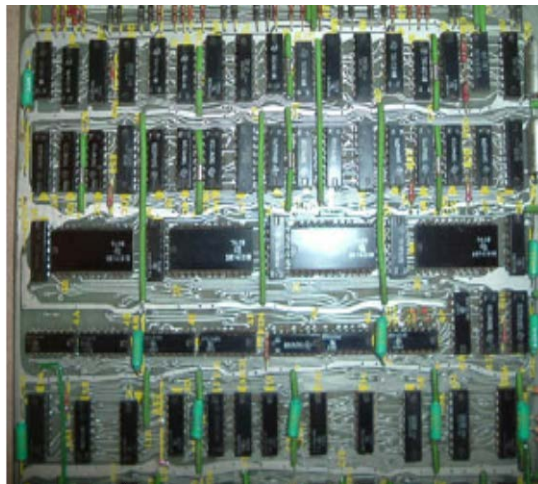
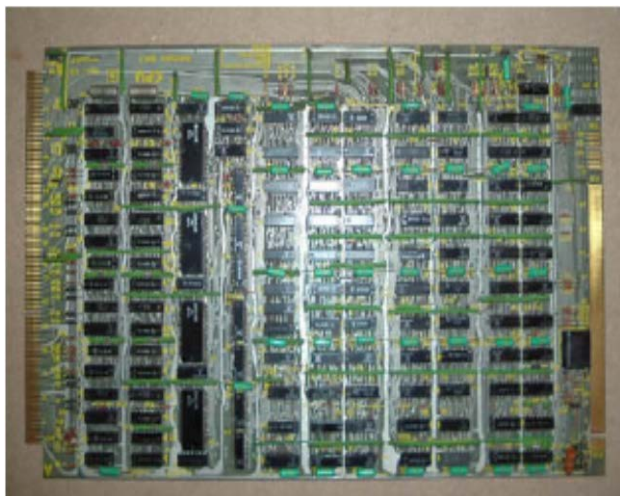


Relatório Lab. AC II – ULA 4 bits – 1ª Parte

Neste exercício você deverá elaborar um programa que nos permita comunicar com uma unidade lógica e aritmética. A ULA utilizada deverá ser semelhante ao circuito 74181, que foi inicialmente utilizado para a construção de computadores de 8 e 16 bits (conforme as figuras abaixo).

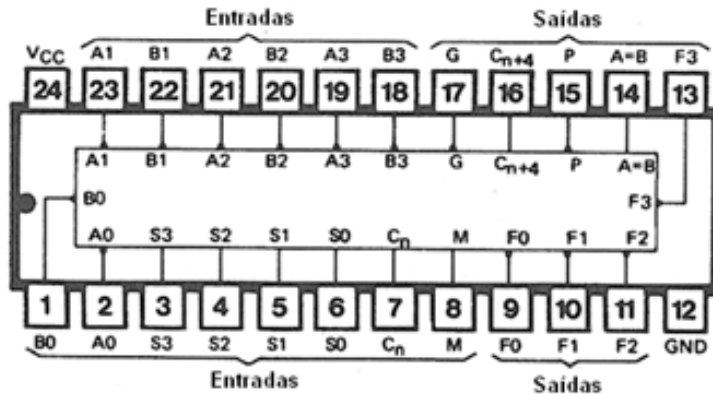
O exercício será composto de 3 partes:

- 1-Como a ALU funciona;
- 2-O hardware que permitirá a comunicação e a construção da ULA;
- 3-Construção/especificação do interpretador que permitirá a execução de um programa na ULA desenvolvida.



Parte 1 – Como a ULA funciona.

A ULA a ser utilizada é a 74LS181, que possui 4 bits de controle e é uma ULA de 4 bits (saída). Portanto, opera sobre duas entradas de 4 bits. A distribuição dos pinos pode ser vista a seguir:



FUNCTION TABLE							
MODE SELECT INPUTS				ACTIVE HIGH INPUTS & OUTPUTS			
S ₃	S ₂	S ₁	S ₀	LOGIC (M = H)	ARITHMETIC** (M = L) (C _n = H)	Não iremos usar as inst. aritméticas	
L	L	L	L	A			
L	L	L	H	A + B			
L	L	H	L	AB			
L	L	H	H	Logical 0			
L	H	L	L	AB			
L	H	L	H	B			
L	H	H	L	A ⊕ B			
L	H	H	H	AB			
H	L	L	L	A + B			
H	L	L	H	A ⊕ B			
H	L	H	L	B			
H	L	H	H	AB			
H	H	L	L	Logical 1			
H	H	L	H	A + B			
H	H	H	L	A + B			
H	H	H	H	A			

L = Low voltage ou 0
H = High voltage ou 1

Nessa primeira parte do experimento você deverá testar todas as funções da ULA e verificar se a tabela de funções corresponde exatamente à ULA testada. A ULA permite a execução de instruções lógicas e aritméticas. A ULA permite que usemos entradas ativas em nível alto e em nível baixo. Usaremos entradas em nível alto, conforme a tabela de funções ilustrada e iremos utilizar apenas as instruções lógicas.

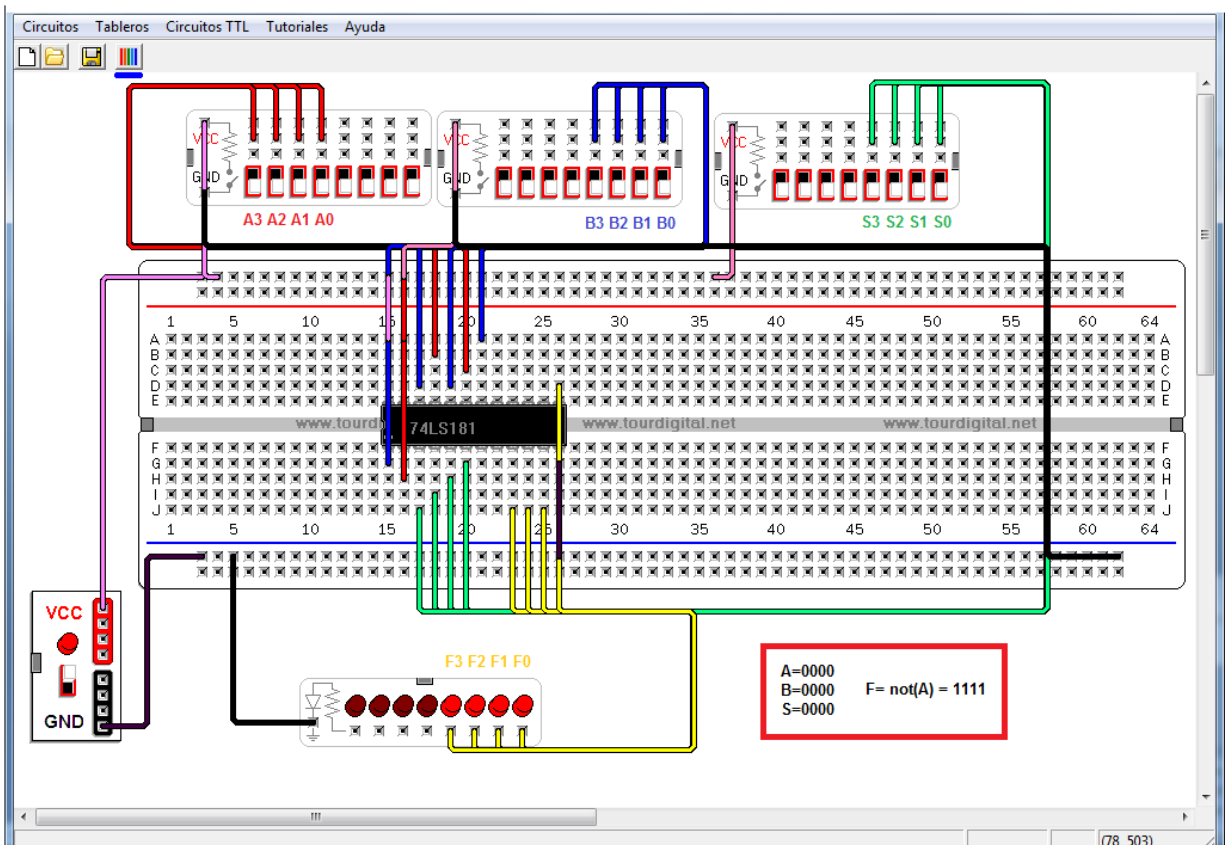
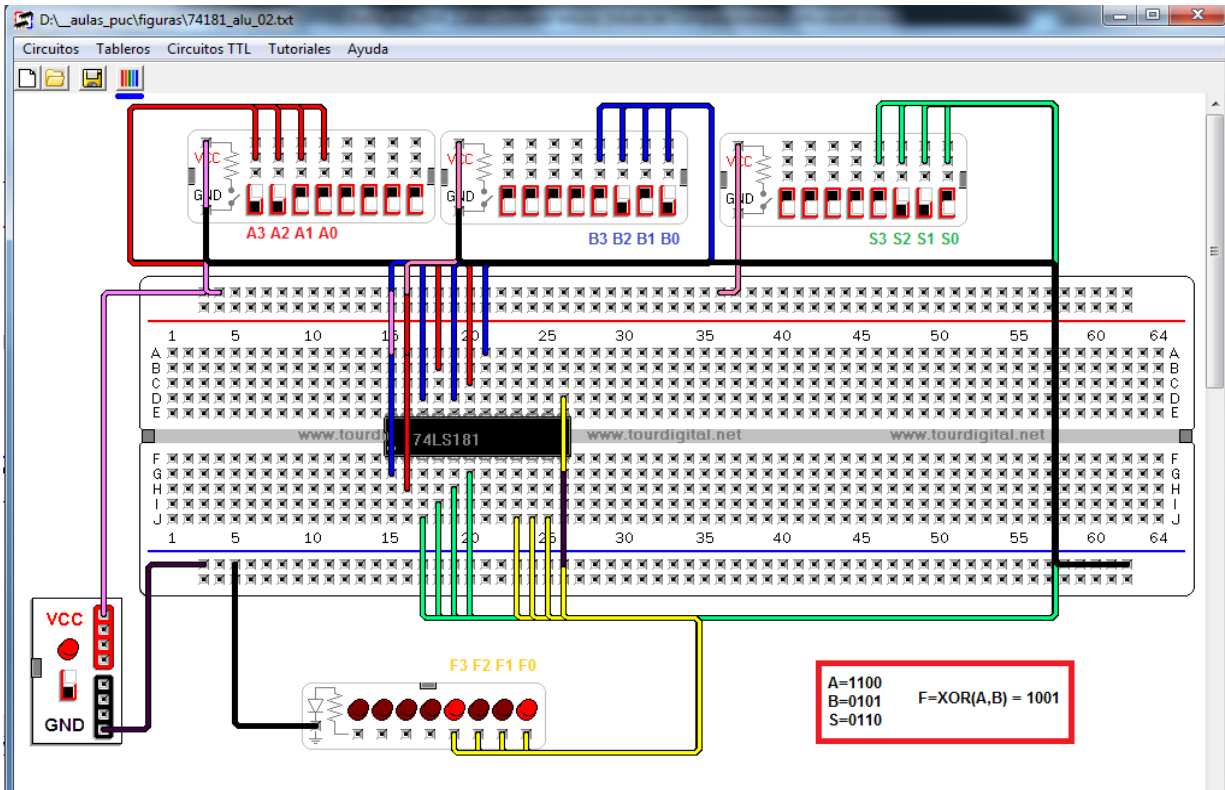
Monte no simulador_97 a ULA em questão e teste todas as funções.

Para esse teste, você deverá dar um valor para A (pinos 2, 23, 21 e 19), um valor para B (pinos 1, 22, 20 e 18) e executar todas as funções que a ALU permite através de S0, S1, S2 e S3 (pinos 6, 5, 4 e 3). A saída da ALU deverá ser verificada nos pinos F0, F1, F2 F3 e Cn+4 (pinos 9, 10, 11, 13 e 16).

Para verificação, complete a tabela a seguir, com os resultados de cada função para alguns valores aleatórios para A e B. Exemplo: 0000, 0001, 0010, 0100 e 1000:

S=	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
A=0000 B=0000																
A=0001 B=0001																
A=0010 B=0010																
A=0100 B=0100																
A=1000 B=1000																

Para uma melhor visualização, faça uma montagem similar às figuras abaixo, nelas demonstram-se duas operações diferentes, sobre dois valores para A e B.



O próximo passo será um projeto no LOGISIM dessa mesma ULA.

Agora você poderá utilizar os componentes presentes no Logisim (MUX, somadores, portas de múltiplas entradas, etc). Use uma matriz de Leds para uma melhor visualização das entradas e saídas.

Você também deverá utilizar o conceito de barramento para cada entrada e/ou saída, isso evitará um número muito grande de conexões.

O que apresentar nessa primeira parte do relatório:

- 1) A tabela com as funções completamente preenchida.
- 2) 3 diferentes printscreens da tela com a sua montagem indicando as 3 primeiras funções lógicas para $A=0$ e $B=0$ (as primeiras 3 colunas da tabela para a primeira linha).
- 3) Um projeto da ULA no Logisim.