



Universidad Nacional Autónoma de México

Facultad de Ingeniería

División de Ingeniería Eléctrica (DIE)

Organización y Arquitectura de Computadoras

Grupo: 3

Tarea 9: Secuenciador básico de 4 micro-instrucciones
implementado con registros convencionales TTL

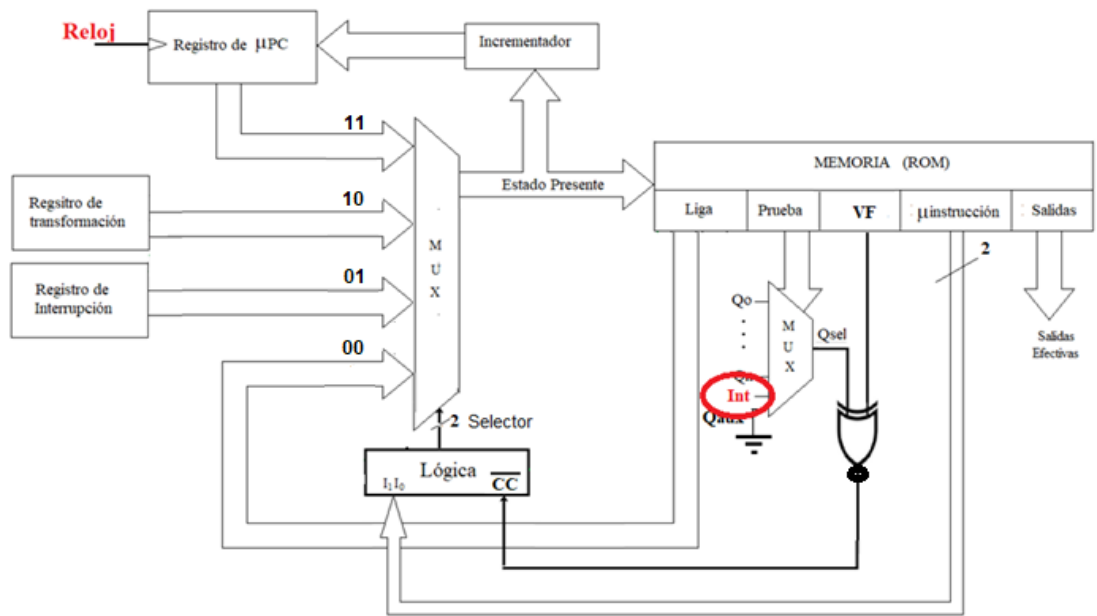
Alumno: Suxo Pérez Luis Axel

Maestro: M.I. Pedro Ignacio Rincón Gómez

Semestre 2022-2

Fecha de entrega: 23 de febrero de 2022

Determine la tabla de verdad de la lógica del siguiente circuito:



$I_1 I_0 \overline{CC}$	selector	Comentarios
00*	11	Paso continuo
010	11	Paso continuo
011	00	Salto Condicional
10*	10	Salto por Transformación
110	11	Paso Continuo
111	01	Salto por interrupción