



Universidad Nacional Autónoma de México

Facultad de Ingeniería

División de Ingeniería Eléctrica (DIE)

Organización y Arquitectura de Computadoras

Grupo: 3

Tarea 6: Diseño de máquinas de estado empleando memorias:  
Direccionamiento implícito

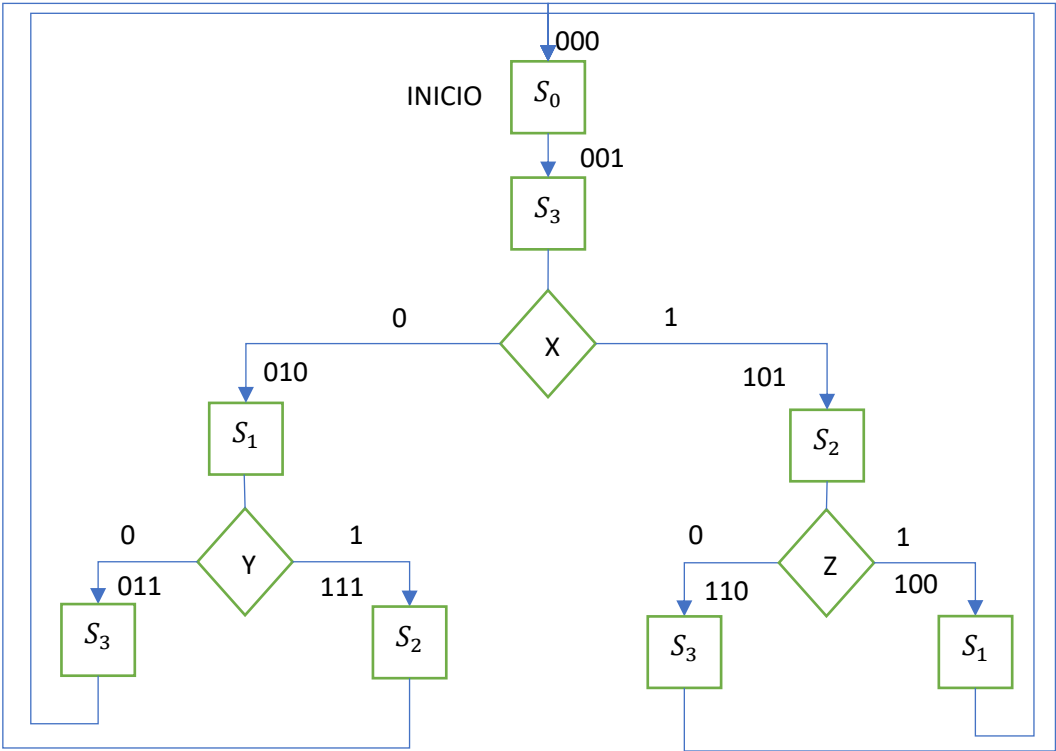
Alumno: Suxo Pérez Luis Axel

Maestro: M.I. Pedro Ignacio Rincón Gómez

Semestre 2022-2

Fecha de entrega: 20 de febrero de 2022

A) Diseñe una carta ASM con hasta 8 estados, 3 entradas (X, Y, Z) y 4 salidas (S0, S1, S2, S3) y determine la tabla de verdad por el método de Direccinamiento Implícito.



X	0	0
Y	0	1
Z	1	0
Qaux	1	1

Entradas a Memoria					Salidas de Memoria							
Estado presente			Prueba		Liga			VF	Salidas			
P <sub>2</sub>	P <sub>1</sub>	P <sub>0</sub>	K <sub>1</sub>	K <sub>0</sub>	V <sub>2</sub>	V <sub>1</sub>	V <sub>0</sub>	VF	S <sub>3</sub>	S <sub>2</sub>	S <sub>1</sub>	S <sub>0</sub>
0	0	0	1	1	*	*	*	1	0	0	0	1
0	0	1	0	0	1	0	1	1	1	0	0	0
0	1	0	0	1	1	1	1	1	0	0	1	0
0	1	1	1	1	0	0	0	0	1	0	0	0
1	0	0	1	1	0	0	0	0	0	0	1	0
1	0	1	1	0	1	0	0	1	0	1	0	0
1	1	0	1	1	0	0	0	0	1	0	0	0
1	1	1	1	1	0	0	0	0	0	1	0	0

B) Determine el número de bits de memoria que se ahorran al implementar una carta ASM que posee 4 entradas (X, Y, Z, W), 20 estados, 8 salidas (S0-S7), mediante el método de "direccionamiento implícito" respecto al método "direccionamiento por trayectoria" y "direccionamiento Entrada-Estado".

R= Son 6112 bits los que se ahorran respecto al método "direccionamiento por trayectoria".

R= Son 96 bits los que se ahorran respecto al método "direccionamiento Entrada-Estado".

$$(2^5 * 17) \text{ bits} = 544 \text{ bits}$$

$$(2^9 * 13) \text{ bits} = 6656 \text{ bits}$$

$$\{(2^9 * 13) - (2^5 * 17)\} \text{ bits} = 6112 \text{ bits}$$

$$(2^5 * 20) \text{ bits} = 640 \text{ bits}$$

$$\{(2^5 * 20) - (2^5 * 17)\} \text{ bits} = 96 \text{ bits}$$