



Universidad Nacional Autónoma de México

Facultad de Ingeniería

División de Ingeniería Eléctrica (DIE)

Organización y Arquitectura de Computadoras

Grupo: 3

Tarea 10: Secuenciador Básico de 4 Micro-instrucciones
(Determinación de la tabla de verdad de la memoria de micro-
programa)

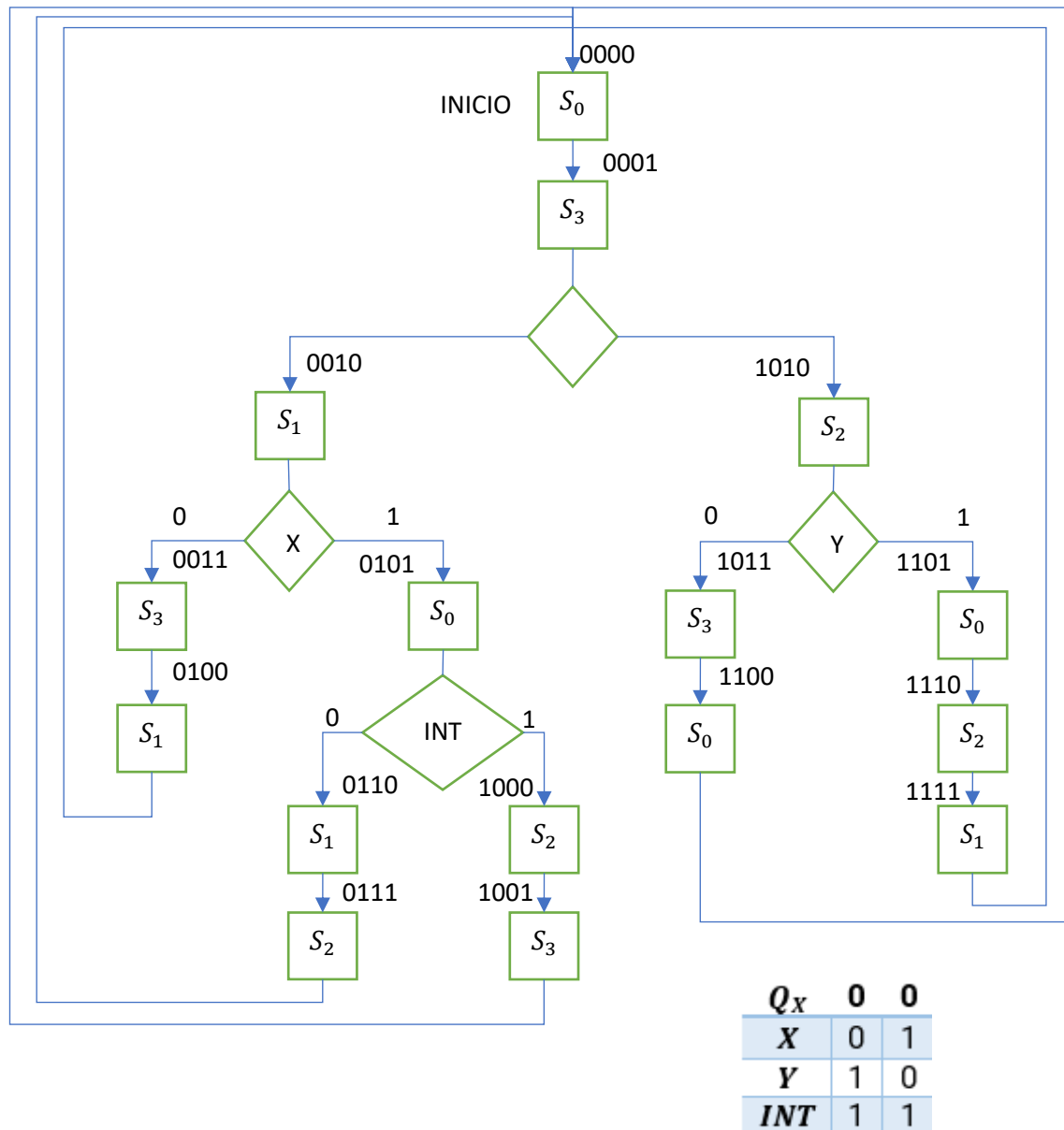
Alumno: Suxo Pérez Luis Axel

Maestro: M.I. Pedro Ignacio Rincón Gómez

Semestre 2022-2

Fecha de entrega: 24 de febrero de 2022

Diseñe una carta ASM con hasta 16 estados, 3 entradas (X, Y, Int) y 4 salidas (S0, S1, S2, S3) y determine la tabla de verdad para un secuenciador básico de cuatro microinstrucciones.



00 Paso continuo

10 Salto de transformación

Entradas a Memoria				Memoria (ROM)													
Estado presente				Liga				Micro Instrucción		Prueba		VF	Salidas				
P_3	P_2	P_1	P_0	L_3	L_2	L_1	L_0	I_1	I_0	E_1	E_0	VF	S_3	S_2	S_1	S_0	
0	0	0	0	*	*	*	*	0	0	*	*	*	0	0	0	1	
0	0	0	1	*	*	*	*	1	0	*	*	*	1	0	0	0	
0	0	1	0	0	1	0	1	0	1	0	1	1	0	0	1	0	
0	0	1	1	*	*	*	*	0	0	*	*	*	1	0	0	0	
0	1	0	0	0	0	0	0	0	1	0	0	0	0	0	1	0	
0	1	0	1	*	*	*	*	1	1	1	1	1	0	0	0	1	
0	1	1	0	*	*	*	*	0	0	*	*	*	0	0	1	0	
0	1	1	1	0	0	0	0	0	1	0	0	0	0	1	0	0	
1	0	0	0	*	*	*	*	0	0	*	*	*	0	1	0	0	
1	0	0	1	0	0	0	0	0	1	0	0	0	1	0	0	0	
1	0	1	0	1	1	0	1	0	1	1	0	1	0	1	0	0	
1	0	1	1	*	*	*	*	0	0	*	*	*	1	0	0	0	
1	1	0	0	0	0	0	0	0	1	0	0	0	0	0	0	1	
1	1	0	1	*	*	*	*	0	0	*	*	*	0	0	0	1	
1	1	1	0	*	*	*	*	0	0	*	*	*	0	1	0	0	
1	1	1	1	0	0	0	0	0	1	0	0	0	0	0	1	0	