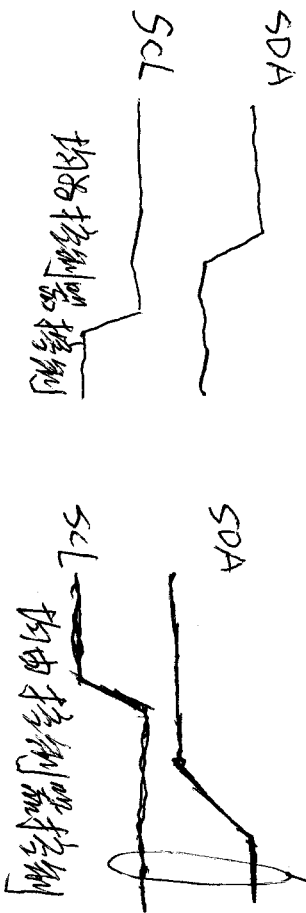


I2C 时序图

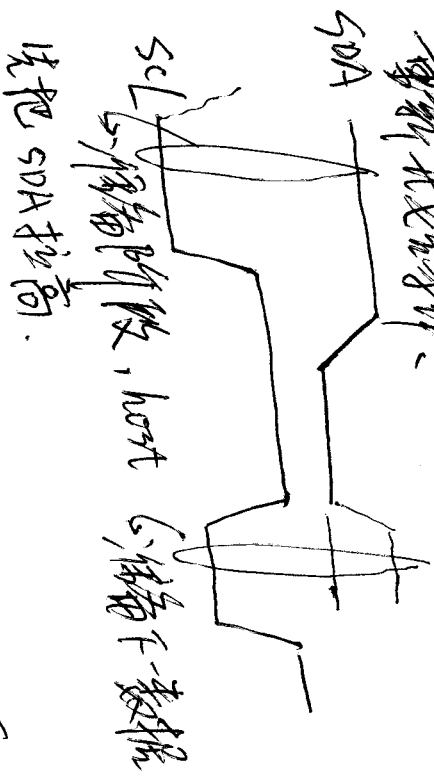
① 起始条件:

② 停止条件:

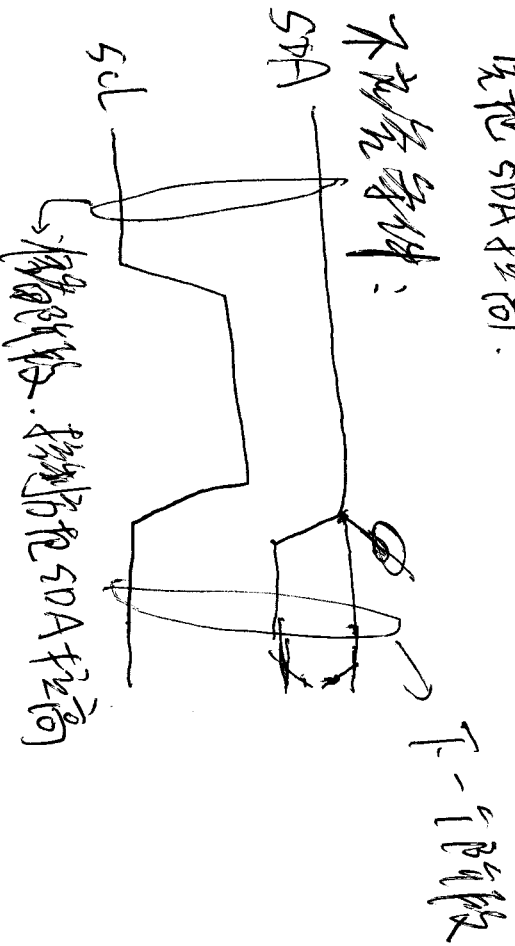
③ 应答:



重新起始条件:

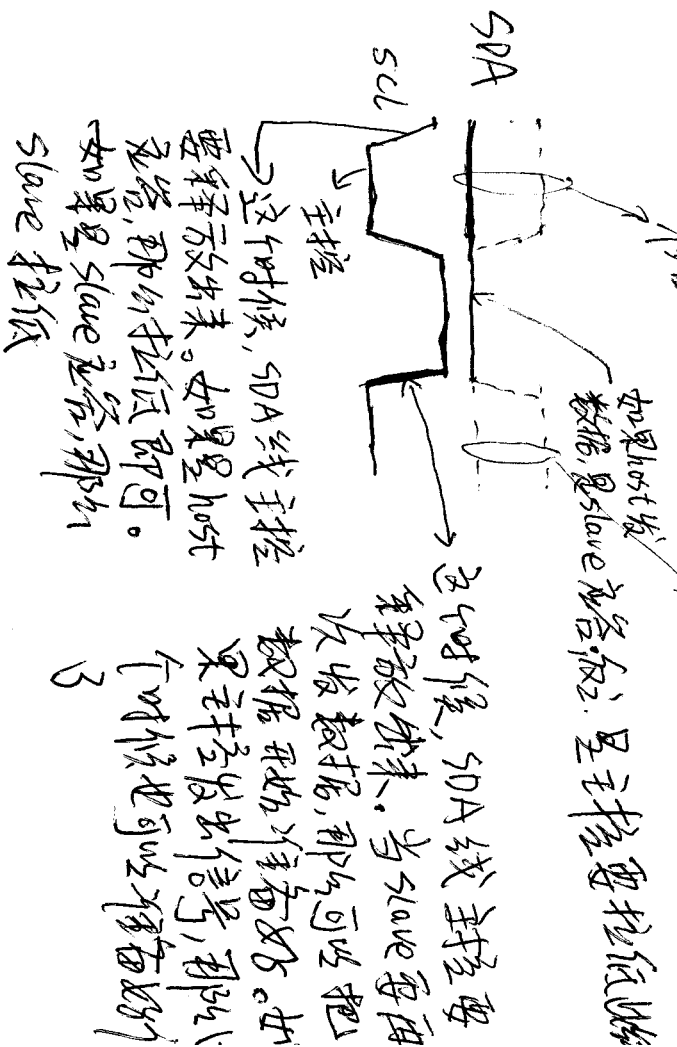


不应答条件:



应答:

准备阶段 (由控制器拉低) 下一个准备阶段



这个时候, SDA 线主控要释放出来. 当 slave 要再次收发数据, 那么可以把数据线开始准备好了. 如果主机发出信号, 那么这个时候也可以准备好了