# 引言

## 研究背景及意义

## CFD的GPU加速研究现状

## 本文研究内容

# 算法介绍

## CFD数值方法

## FGMRES+ILU

## AAMG

## 本章小节

# 程序实现

## 整体设计

## ILU算法实现

## FGMRES算法及其实现

## AAMG

## 本章小节

# 程序测试

本文首先介绍测试算例，然后对分别二维和三维算例进行测试和分析，这里主要侧重于测试GPU版本的相应算法相较CPU版本的加速效果，最后进行对比分析。

## 测试介绍

### 二维算例

算例选择SU2官网提供的二维层流平板算例，计算选用守恒Roe格式空间离散，欧拉隐式时间推进，计算来流静温300K，来流静压100000N/m2，出口静压97250 N/m2，来流马赫数为0.2Ma，雷诺数为1301233.166（参考长度为平板长度0.3048m）。计算求解RANS控制方程，选用SA湍流模式。计算边界分为入口段，出口段，远场段，对称段和平板段（粘性壁面），具体见下图。

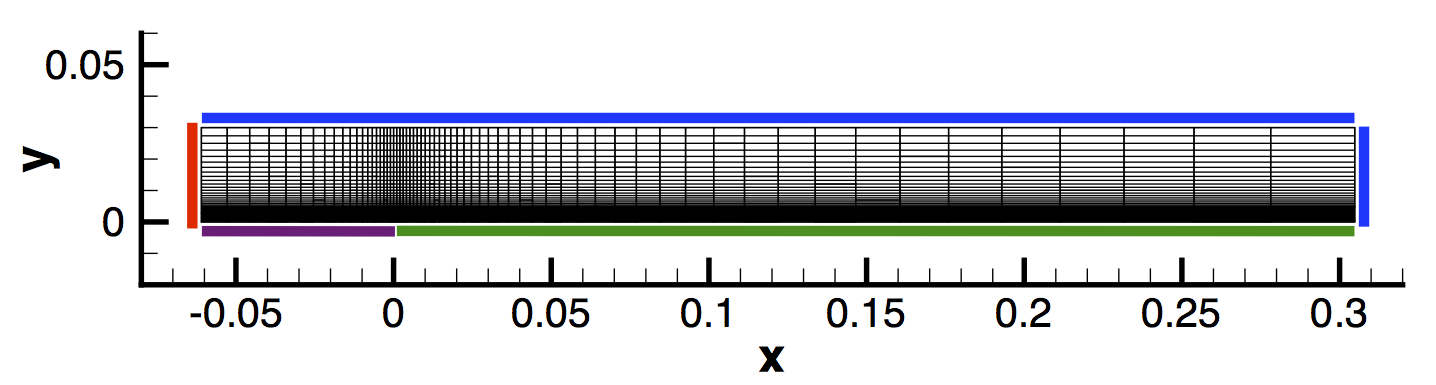


图 4.1 二维平板算例计算域和边界条件[1]

为研究GPU的加速效果，本章节选用三套不同网格对该算例进行计算，如表 4.1所示

表 4.1 二维平板算例不同计算网格

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **网格**  **编号** | **网格**  **点数** | **网格**  **单元数** | **雅可比矩阵**  **行数** | **雅可比矩阵**  **非零块数** |
| 网格1 | 60,689 | 119,308 | 60,689 | 420,681 |
| 网格2 | 979,377 | 975,936 | 979,377 | 4,890,001 |
| 网格3 | 9,999,000 | 9,988,002 | 9,999,000 | 49,973,002 |

### 三维算例

三位测试算例分别是ONERA M6，DLR-F4和HL-CRM标模。

ONERA M6计算设置为：来流温度为288.15K，马赫数为0.8395，来流攻角3.06度，雷诺数为11.72e6（参考长度为0.64607m）。

DLR-F4的计算设置为：来流温度为288.15K，马赫数为0.75，来流攻角2度，雷诺数为3e6（参考长度为0.1412m）。

HL-CRM的计算设置为：来流温度为288.15K，马赫数为0.2，来流攻角8度，雷诺数为3.26e6（参考长度为84.06m）。

边界条件设置为远场，对称面和绝热粘性壁面。

以上三个算例都是求解RANS控制方程，采用选用SA湍流模式，基于二阶 MUSCL 插值的 Roe 格式求解通量，使用欧拉隐式时间推进。

展示网格

图ONERA M6 DLR-F4和HL-CRM

三个算例的网格基本情况见表 4.2，网格量按照十万、百万和千万量级依次递增。

表 4.2 三维不同计算网格

|  |  |  |
| --- | --- | --- |
| 网格 | 网格点数 | 网格单元数 |
| ONERA M6 | 108,396 | 582,752, |
| DLR-F4 | 1,220,883 | 3,158,428 |
| H | 8,302,012 | 18,011,980 |

### 使用设备

在本文所有算例的测试都是在表 4.2所示的工作站上进行的。

表 4.3 工作站配置

|  |  |  |
| --- | --- | --- |
|  | **CPU** | **GPU** |
| 型号 | Intel(R) Core(TM) i9-7900X CPU @ 3.30GHz | TITAN V |
| 数量 | 1（10核心20进程） | 2 |
| 内存/显存 | 128GB | 12GBx2 |

## 测试结果和分析

//输出50个矩阵，然后求解测试时间（各个部分的时间），占用显存情况，要有柱形图，要有表格，这里二维和三维的测试结果要放在一块进行比较分析

测试情况：单个核心CPUvs单个GPU

### FGMRES+ILU（0）

### FGMRES+ILU（1）

### FGMRES+ILU（0）+ AAMG

### 对比分析

## 本章小节

# CPUs+GPUs测试

## 程序实现

## 测试介绍

## 结果对比分析

## 本章小节

# 总结与展望