

Trabalho Preparatório:

- 1- Projete um circuito capaz de ler e escrever em uma memória estática (62256). O circuito deverá ter 4 linhas de endereço e 4 linhas de dados, ou seja trata-se de uma memória de 16x8. Utilize, obrigatoriamente, um buffer tri-state na saída da memória e não fixe o nível das entradas CS e WE . Os dados de entrada e de saída devem ser visualizados em displays de 7 segmentos. Use chaves para as linhas de endereços, de dados e de controle.
- 2- Projete um circuito capaz de ler e escrever "automaticamente" em uma memória estática (62256). O circuito deverá ter 4 linhas de endereço e 4 linhas de dados, ou seja trata-se de uma memória de 16x8. Utilize, obrigatoriamente um buffer tri-state na saída da memória. Os dados de entrada e de saída devem ser visualizados em displays de 7 segmentos. O circuito tem dois modos de funcionamento: leitura e escrita. No modo escrita todas as posições de memória devem ser preenchidas com os quatro bits menos significativos resultado da soma do endereço + 2. No modo leitura os dados armazenados na memória são visualizados nos displays.

Experiência de Laboratório:

Monte e teste os dois projetos.