

TD Mémoire Partagée

ARA

Octobre 2021

Exercice 1 – Exclusion Mutuelle

Considérez l'algorithme de la boulangerie de Lamport vu en cours :

Shared Variables:

```
boo choosing[n];  
int timestamp[n];
```

Initialization:

```
choosing[1..n] := 0;  
timestamp[1..n] := 0;
```

Entry CS Code:

```
1: choosing[i] := 1;  
2: timestamp[i] := 1 + max1..n( );  
3: choosing[i] := 0;  
  
4: for j := 1 to n do {  
5:   await(choosing[j]==0 );  
6:   await (timestamp[j] == 0 or (timestamp[i] < timestamp[j]));
```

Exit Code:

```
7: timestamp[i] := 0;
```

L'algorithme comporte 4 phases:

- PHASE1 : Attribution d'un numéro d'ordre (ticket).
- PHASE2 : Attente de son tour avant l'entrée en section critique.
- PHASE3 : Section critique
- PHASE4 : Sortie de la section critique.

1.1

En sortant de la section critique, processus i met $\text{timestamp}[i]$ à 0 (ligne 7). Est-ce que la valeur de $\text{timestamp}[i]$ peut être bornée (n processus au maximum) ou doit-elle être non-bornée? Justifiez votre réponse.

Considérez les phrases suivantes :

1. Si les processus i et k se trouvent dans la PHASE2 de l'algorithme de la boulangerie et i est rentré dans la PHASE2 avant que k soit rentré dans la PHASE1, alors $\text{timestamp}[i] < \text{timestamp}[k]$.
2. Si le processus i se trouve en section critique (PHASE3) et k se trouve dans la PHASE2 de l'algorithme, alors $\text{timestamp}[i] < \text{timestamp}[k]$.

1.2

Est-ce que les phrases sont-elles vraies ? Justifiez votre réponse.

1.3

Pourquoi l'algorithme de la boulangerie a-t-il besoin du tableau *chosing*? Quel problème entraînerait l'élimination de la ligne 5 (boucle d'attente sur la variable *chosing*) de l'algorithme ?

On considère l'algorithme suivant pour la fonction $max(i)$ appelée à la ligne 2 de l'algorithme de la boulangerie :

```
1: int k=i ;
2: for j=1 to n do
3: if (timestamp[k] < timestamp[j])
4:   k=j;
5: return (timestamp[k]);
```

Deux processus l et m peuvent avoir la même valeur de timestamp :
 $timestamp[l]=timestamp[m]$.

1.4

En se basant sur le code de la fonction *max* ci-dessus, expliquez comment cette égalité peut arriver. Est-elle un problème? Justifiez votre réponse.

1.5

En donnant un scénario d'exécution, expliquez pourquoi l'implémentation ci-dessus de la fonction *max* n'assure pas la sûreté de l'algorithme de la boulangerie ?

1.6

Proposez un algorithme pour la fonction *max* qui enlève le problème de l'algorithme précédent.

Nous voulons maintenant implémenter un algorithme de exclusion mutuelle, basé sur des timestamp (ticket) comme celui de la boulangerie en utilisant des variables locales et des variables registres qui sont mis à jour avec l'opération atomique *read-modify-write*.

read-modify-write (r :register, f :function)

```
{
  temp =r;
  r=f(r);
  return (temp);
}
```

Les instructions ci-dessus sont exécutées de façon atomique.

On considère N processus.

1.7

Donnez le code d'un tel algorithme.

Dans l'algorithme précédent, tous les processus (threads) bouclent (busy-wait) sur la même variable registre ce qui entraîne des mauvaises performances en cas d'accès concurrents.

1.8

Proposez un nouvel algorithme en utilisant un registre du type *read-modify-write* et un registre vecteur de *bit atomique* (taille N) qui assure que différents processus ne bouclent jamais sur la même variable partagée au même temps.

1.9

Considérez que $N=4$ et que le processus i appelle *Entry SC* et rentre en SC. Avant qu'il sorte de la SC, processus j appelle lui aussi *Entry SC*. Donnez les valeurs de variables *ticket*, *valid*, *ticket_i* et *ticket_j* pour chaque étape jusqu'à ce que les deux processus aient libéré la SC.

Exercice 2: Modèle de Cohérence

Considérez l'exécution de la Figure 1 :

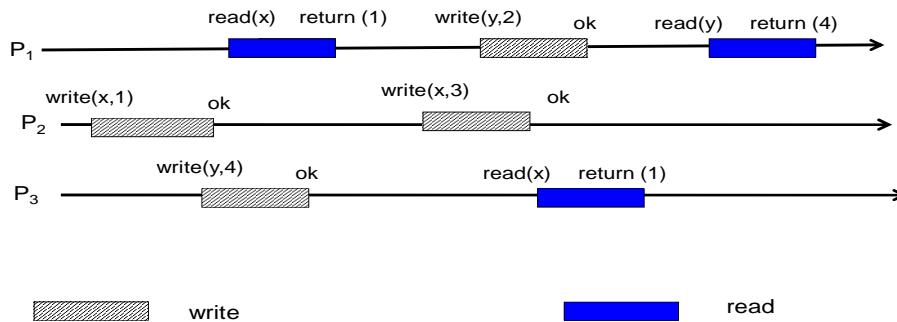


Figure 1

2.1

A quel type de cohérence ce schéma correspond-t-il ? Justifiez votre réponse.

Considérez l'exécution de la Figure2 :

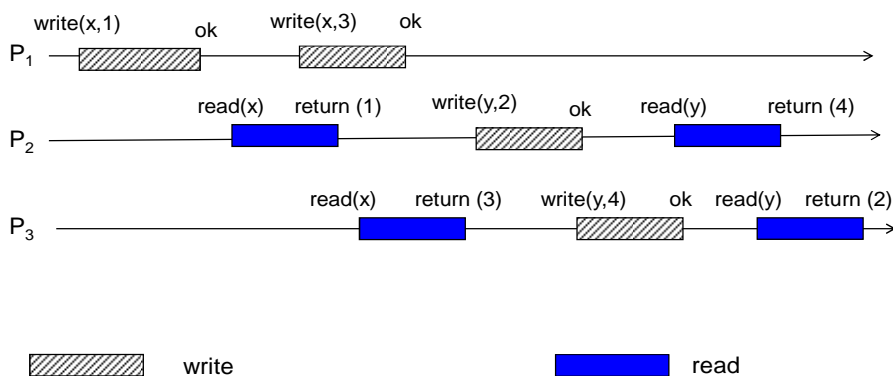


Figure 2

2.2

Quelles sont les opérations d'écritures liées causalement ?

2.3

Encore par rapport à la Figure 2. Est-ce qu'il s'agit d'une cohérence séquentielle? D'une cohérence causale ? D'une cohérence PRAM ? Justifiez votre réponse pour chaque une de ces trois types de cohérence.

L'algorithme, vu en cours (transparent 14), qui émule une variable partagée x linéarizable dans un système par passage de message nécessite d'une diffusion totalement ordonnée tant pour les opérations d'écriture que pour les opérations de lecture. On considère plusieurs processus écrivains et lecteurs.

Le code de l'algorithme est donné ci-dessous :

<pre> int x, upon operation(op,val) from application /* Read or Write */ total_order_broadcast (op, id,); upon reception of message <read, val, id> if (id = id,) /* own request which was broadcast */ return x; </pre>	<pre> upon deliver of message <write, val, id> x=val; if (id = id,) /* own request which was broadcast */ return ack to application </pre>
--	---

2.4

Modifiez l'algorithme pour que l'émulation de la variable partagée x respecte la cohérence séquentielle au lieu de la « linéarizabilité ». Justifiez vos choix.

Exercice 3: REGISTRE

Considérez un registre *binaire* R' du type «safe» et MRSW (multiples lecteurs, un écrivain). Les seules valeurs valables pour un registre binaire sont 0 et 1. Le processus (thread) P_0 (écrivain) peut écrire sur R' et P_1, \dots, P_n (lecteurs) peuvent lire son contenu. Si une lecture est concurrente avec une écriture la lecture peut rendre 0 ou 1.

Nous voulons construire un registre *binaire* R du type «regular» et MRSW (multiples lecteurs, un écrivain) en utilisant R' . Si une lecture sur R est concurrente avec une écriture, la lecture rend soit la valeur en train d'être écrite soit la dernière valeur écrite.

3.1

Donnez le code des deux fonctions de R :

- *boo Write*(R, val) : écrit la valeur val sur R et renvoie OK (1) lors de la fin de l'écriture.
- *int Read* (R) : renvoie valeur de R .

Indiquez les variables locales utilisées, si nécessaire.

3.2

Est-ce que votre solution pourrait être appliquée dans le cas où les registres R' et R ne sont pas du type binaire mais du type entier ? Justifiez votre réponse.