```
Simulation finished

Summary

Clock cycle: 1.7 ns
Number of transistors: 357
Total excution cycle: 256
Approximation Error Score: 3284277.0
Performance Score: 155366.4

Finish called from file "tb.v", line 131.

Finish at simulation time 442850
VCS Simulation Report

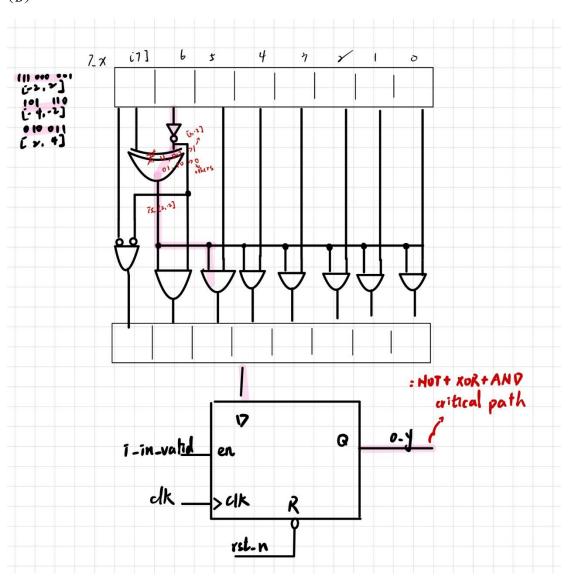
Time: 442850 ps

PU Time: 0.430 seconds; Data structure size: 0.0Mb

Ion Dec 11 16:13:47 2023

PU time: .676 seconds to compile + .540 seconds to elab + .502 seconds to link + b05050500ecad30 ~]$
```

(B)



(C)

1

近似函數被分為三段

$$y = 0$$
 for $-4 \le x \le -2$

$$y = 1$$
 for $2 \le x \le 4$

$$y = \frac{1}{4}x + 0.5$$
 for $-2 \le x \le 2$

由於此次作業會計算到 transistor 的數量,因此以避免使用 MUX、FA 等複雜的元件為主,且在判斷此三段時,分段的判斷也相對好解決,我們可以藉由檢查前兩位是否為相同(將一者 not 後 XOR = 1),來確認該數是否屬於此範圍。而另外兩段則只需以前一判斷的結果與判定第一位為 1 或 0 便可以知曉。

而在輸出方面,由於斜率為 $\frac{1}{4}$ 、常數為 0.5,故我們得以用右移的方式進行,以達到避免使用乘法、加法器的結果。

2.

由於最開始分割線段的方式,我們得以在不使用複雜元件的情況下進行計算,這使得電路速度上升,而 critical path 最終也只有依序經過 NOT >XOR>AND>FF。

3.

在追求 transistor 數量與速度的情況下,我們須避免使用複雜的元件和盡量以平行計算為主,並試著在精準度與速度間取得平衡,而最後我選擇了設計輸出數值誤差較大的電路。不過雖然誤差較大,但換方面來說,transistor 的數量與電路計算速度也得到提升,而且由於自己本身從一開始就沒有打算用提升精度的方式來拿分數,所以設計的過程並無太多的取捨。

4.

原本是打算依照斜率的變化值來將線段切割為五段的,但後來由於時間與實行上的困難,且在大概思考了一下此電路設計的 critical path 和 transistor 數量後,發現沒有想出更好的簡化版電路,最終還是決定採用目前的方式進行。

