



Note: Bus connector is mirror image of Z80 CPU pin out to mate to backplane whose connectors reflect Z80 CPU pin out.

A10	1	P1	2	A11
A9	3		4	A12
A8	5		6	A13
A7	7		8	A14
A6	9		10	A15
A5	11		12	CLK
A4	13		14	D0
A3	15		16	D1
A2	17		18	D2
A1	19		20	D3
A0	21		22	D4
	23		24	D5
	25		26	D6
	27		28	D7
	29		30	D8
	31		32	D9
	33		34	D10
	35		36	D11
	37		38	D12
	39		40	D13
	41		42	D14
	43		44	D15
	45		46	D16
	47		48	D17
	49		50	D18

SPARE0	1	
SPARE1	2	
SPARE2	3	
SPARE3	4	
SPARE4	5	
SPARE5	6	
SPARE6	7	
SPARE7	8	
SPARE8	9	
SPARE9	10	

