

## Tarea 6 PSS

## Parte b.

Diego Vergara V. - 20.727.658-5 - Sección 1

b. Cantidad de líneas = 250; Tamaño de las líneas = 16 bytes

Cache inicial:

lc	etiqueta	Contenido
e2	4e2	
45	c45	
2a	92a	

Acceso: c450  
 $L = c45$   
 $lc = 45$

lc	etiqueta	Contenido
e2	4e2	
45	c45	X
2a	92a	

Acerto ✓

Acceso: 92ac  
 $L = 92a$   
 $lc = 2a$

lc	etiqueta	Contenido
e2	4e2	
45	c45	
2a	92a	X

Acerto ✓  
 $lc = 2a$  etiqueta

Acceso: 5e24  
 $L = 5e2$   
 $lc = e2$

lc	etiqueta	Contenido
e2	<del>4e2</del>	<del>XXXXXXXXXX</del>
45	c45	
2a	92a	

Deserción ✗  
 $5e2 \neq 4e2$

lc	etiqueta	Contenido
e2	5e2	
45		
2a		

Acceso: 5e20  
 $L = 5e2$   
 $lc = e2$

lc	etiqueta	Contenido
e2	5e2	X
45	c45	
2a	92a	

Acerto ✓

Acceso: 92a8  
 $L = 92a$   
 $lc = 2a$

lc	etiqueta	Contenido
e2	5e2	
45	c45	
2a	92a	X

Acerto ✓

PROARTE



• Acceso:

2450 →

L = 245

l.c. = 45

l.c.	ot:guar	Contenido
e2	Se2	
45	<del>245</del>	<del>XXXXXXXXXX</del>
22	922	

Desierto

2451 = c45

⊗

l.c.	ot:guar	Contenido
e2	Se2	
45	245	
22	922	

• Acceso:

4e20 →

L = 4e2

l.c. = e2

l.c.	ot:guar	Contenido
e2	<del>Se2</del>	<del>XXXXXXXXXX</del>
45	245	
22	922	

Desierto

4e21 = Se2

⊗

l.c.	ot:guar	Contenido
e2	4e2	
45	245	
22	922	

• Acceso:

92e4 →

L = 922

l.c. = 22

l.c.	ot:guar	Contenido
e2	4e2	
45	245	
22	922	X

Acuerdo

L = 922

⊙



# Parte c.

Diego Vergara V. 20.721.088-5 - Sección 1

c)

Instrucciones RISC-V

				i)	ciclo	Fetch	Decode	Execute	
A	sub	23	s5, t2	1	A				
B	add	25	t2, s4	2	B		A		
C	andi	23	23, 255	3	C		B	A	
D	addi	23	23, 1	4	D		C	B	
E	ori	25	25, 15	5	E		D	C	
F	bgt	23	s1, R	6	F		E	D	
G	add	...		7	G		F	E	
H	sub	...		8	H		G	F	→ Saltamos a R
I	xor	...		9	I				
J	andi	...		10	J		R		
...				11	S		S	R	
R	sub	23	23, 25						
S	ori	23	23, 255						

ii)	ciclo	Fetch	Decode	Execute	
1	AB				
2	CD	AB			
3	EF	CD	AB		
4		D	C		
5	GH	EF	D		
6	IJ	GH	EF	→ Saltamos a R	
7	RS				
8		RS			
9		S	R		
10			S		

PROXARTE