EMU8086

Codice sorgente->compila(assembla)->run->codice macchina

N.B. 1 solo breakpoint!

DOMANDE:

1. MAR nel processore 8086 è l’insieme di tutti i registri di indirizzo o ha un registro apposito corrispondente?
2. Relazione tra numero di pin e numero di bit che possono passare dal processore ai bus
3. Dimensione variabile del numero di Byte di cui è composta un’istruzione a cosa è dovuto?
4. Quali sono queste operazioni elementari?
5. Una volta caricato il primo Byte di un’istruzione, c’è un identificativo che mi indichi di quanti Byte è composta l’intera istruzione in modo da poterli caricare tutti insieme nei registri oppure si guarda Byte per Byte?
6. Perché l’operazione add non supporta due operandi entrambi in memoria?

RISPOSTE:

3. Ogni istruzione è composta da un numero predefinito di Bytes, nota a chi riempie l’instruction queue (?) (tiene i blocchi di istruzioni in cui è composto il programma e passa alla logica di controllo un blocco di istruzioni per volta.) ogni istruzione però contiene anche come andare a reperire gli operandi su cui lavora per cui la dimensione può variare ?

Es. MOV memoria/costante (sempre in memoria nel codice)-registro=3 BYTES

MOV registro/registro =2 BYTES

ADD memoria/registro= 4 BYTES

ADD costante/registro= 3 BYTES

ADD registro/registro= 2 BYTES

4. Codici operativi

5. carica in blocco