P1

el repaso que tenemos en esta practica sobre vhdl es de utilidad para refrescar la memoria y adquirir conocimientos complementarios de como llevar a la implementacion circuitos basicos y darnos paso a practicas mas complicadas

p2

el funcionamiento de los flip flop nos deja ver una gama de posibilidades para resolver problemas de ciertos circuitos que requieren memoria como los registros y el teclado, asi como nos introduce en vhdl a la implementacion de trenes de pulso

p3

ya con el conocimiento de los registros de la practica anterior es cuestion de añadir algunos detalles para crear memorias y apliar las funcionalidades de los flip flop