



Aula 02 - Estrutura de um arquivo VHDL

Objetivos de Aprendizagem

Esta aula apresenta a estrutura básica de um arquivo VHDL.

Tempo estimado em minutos				
Ciclo	Est.	Ex.	Tot.	Dif.
1	5	15	20	Fácil
	5	15	20	

Objetivos Específicos

O objetivo específico para esta aula é:

1. Entender a estrutura e o formato de um arquivo VHDL.
2. Simular o primeiro arquivo VHDL.
3. Escrever o primeiro arquivo VHDL.

Contribui com os itens 1, 12, 13 e 14 do *Conteúdo e Skills* e com os *Objetivos de Aprendizagem* 1 e 12 do PEA.

Dimensões Cobertas

Esta tabela mostra as dimensões do conhecimento cobertas por cada objetivo específico.

Dimensão do Conhecimento	Dimensão do Processo Cognitivo					
	Conhecimento		Competência		Habilidade	
	Lembrar	Entender	Aplicar	Analisar	Sintetizar	Criar
Efetivo		1				
Conceitual						
Procedural			2			3
Metacognitivo						

Objetos de Aprendizagem

Ciclo 1 (único)

1. **Vídeo 1:** (máx. 5min) Slide narrado:

- UTF-8, *case insensitive*;
- Extensão comum (.vhd ou .vhdl);
- Estruturas primárias e secundárias;
- FLuxo de projeto (análise, elaboração e simulação/síntese).

Objetivos	1	2
Vídeo	1	X
Avaliações	1	X
	2	X

2. **Vídeo 2:** (opcional, máx. 5min) Demonstração:
 - Envio de arquivo para o juiz.
3. **Avaliação 1:** (máx. 5min) Enviar um arquivo fornecido para o juiz, com exemplo entidade-arquitetura. Avaliado mas sem contar no curso.
4. **Avaliação 2:** (máx. 10min) Escrever um arquivo VHDL com entidade e arquitetura usando nomes fornecidos para o juiz. Avaliado, conta no curso, necessária aprovação para seguir.

Tempo total estimado para este ciclo: 20 min (25 com opcionais).