

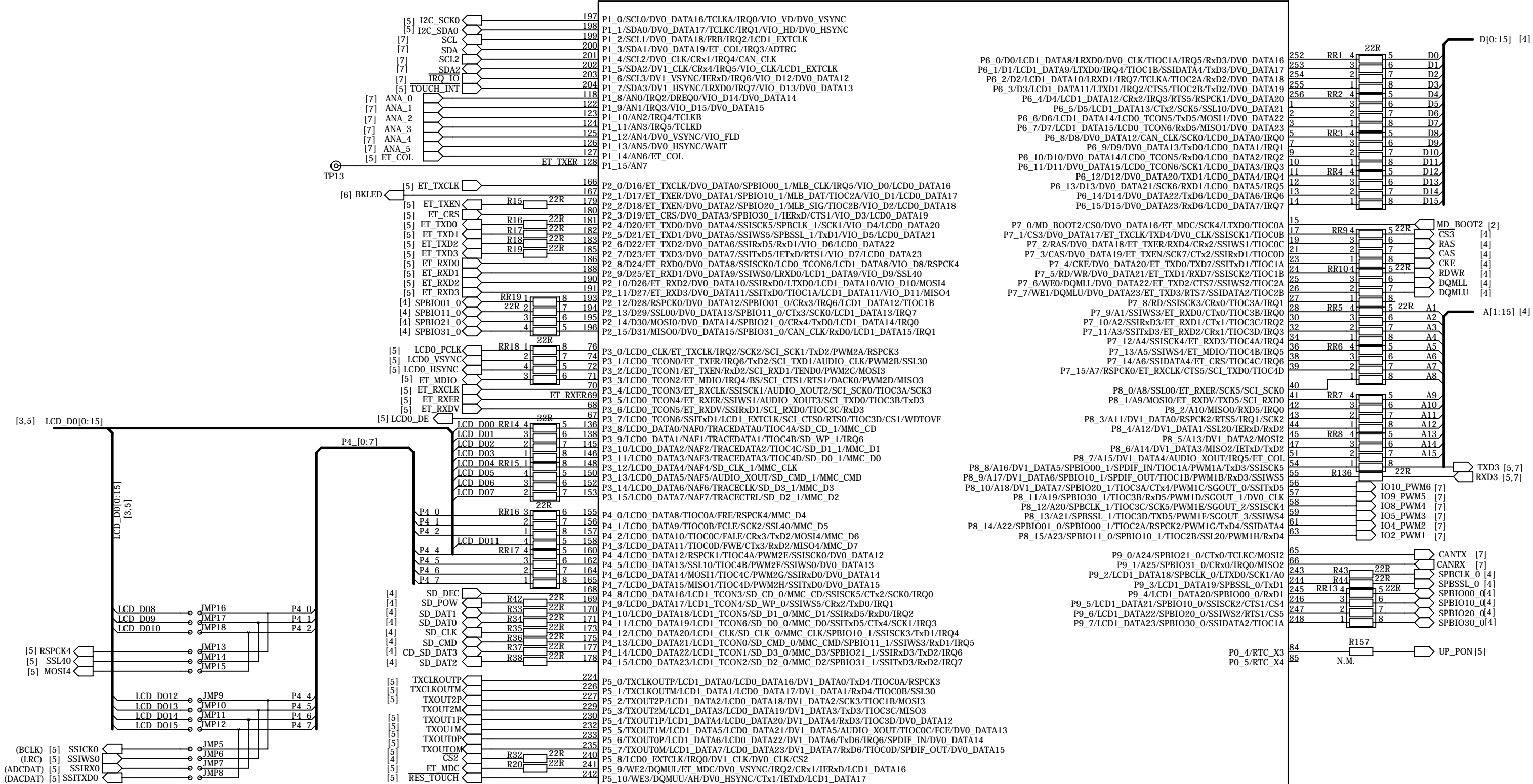
BALTO

PROGETTO RZ-A1

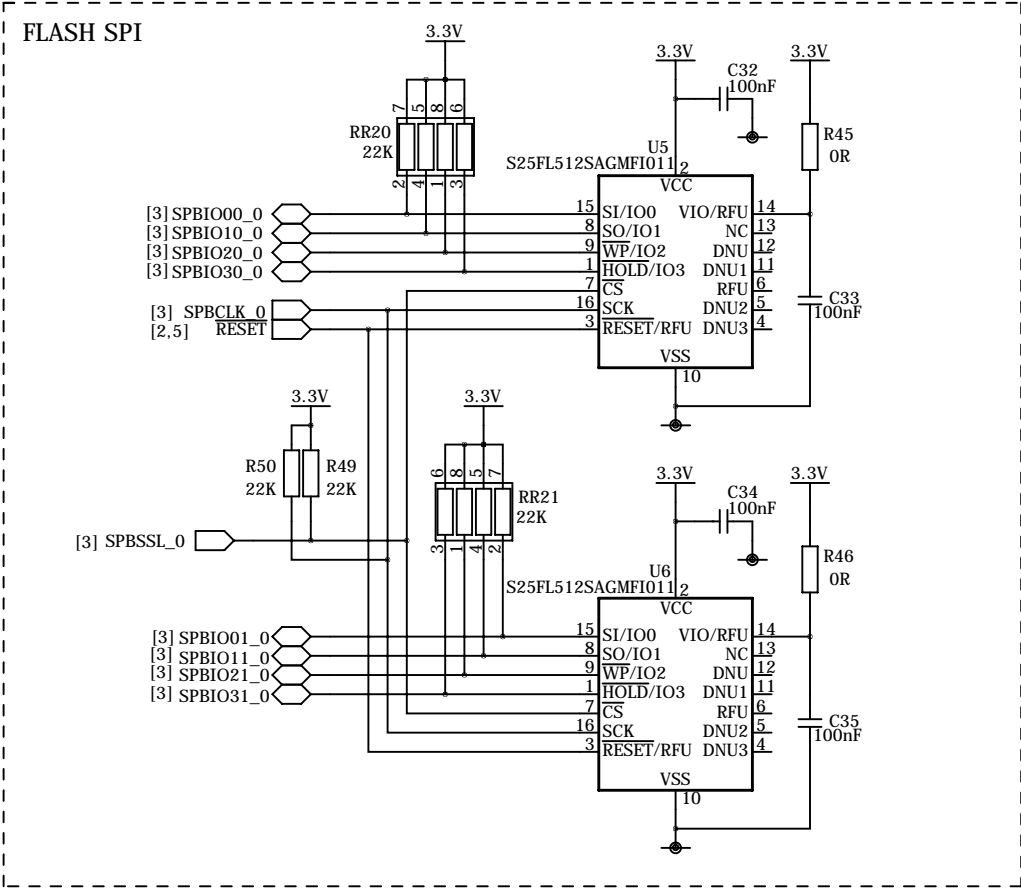
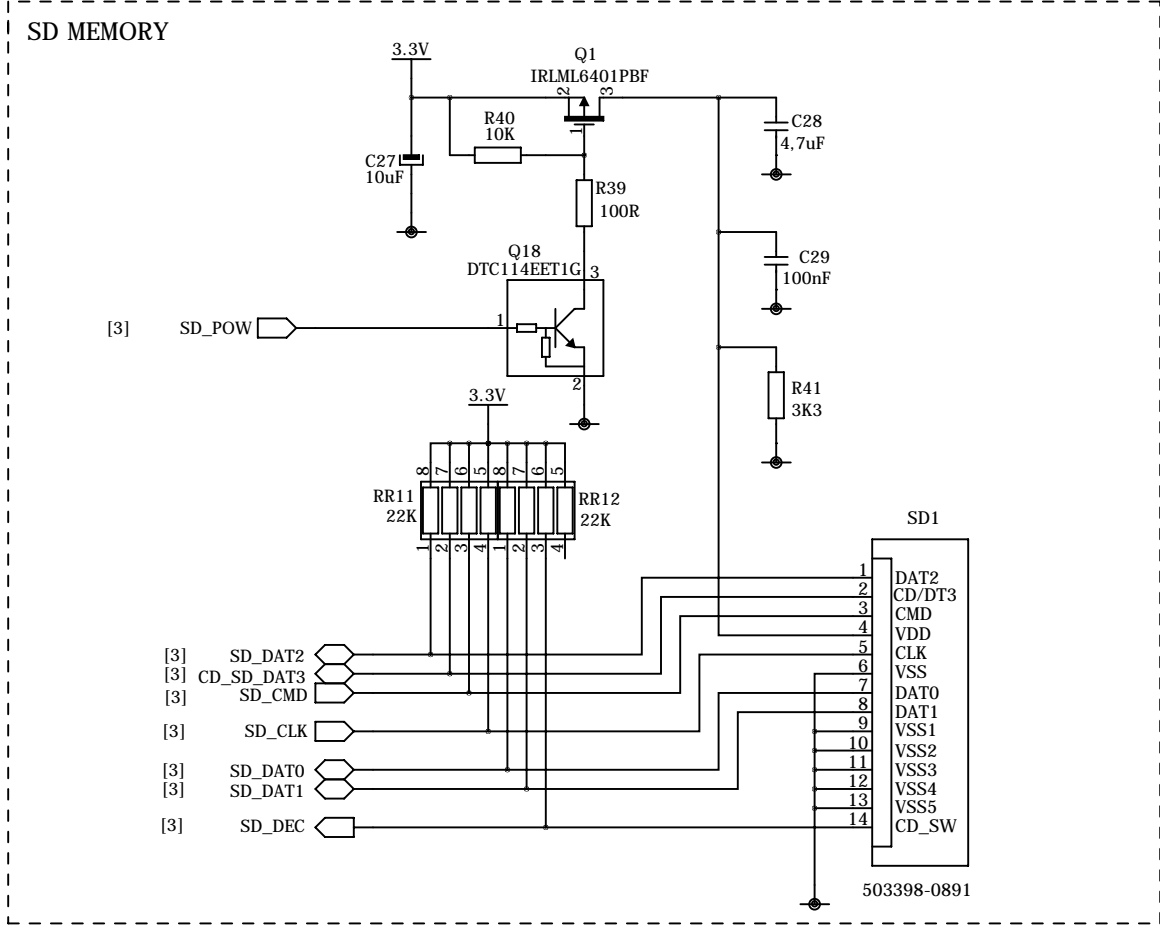
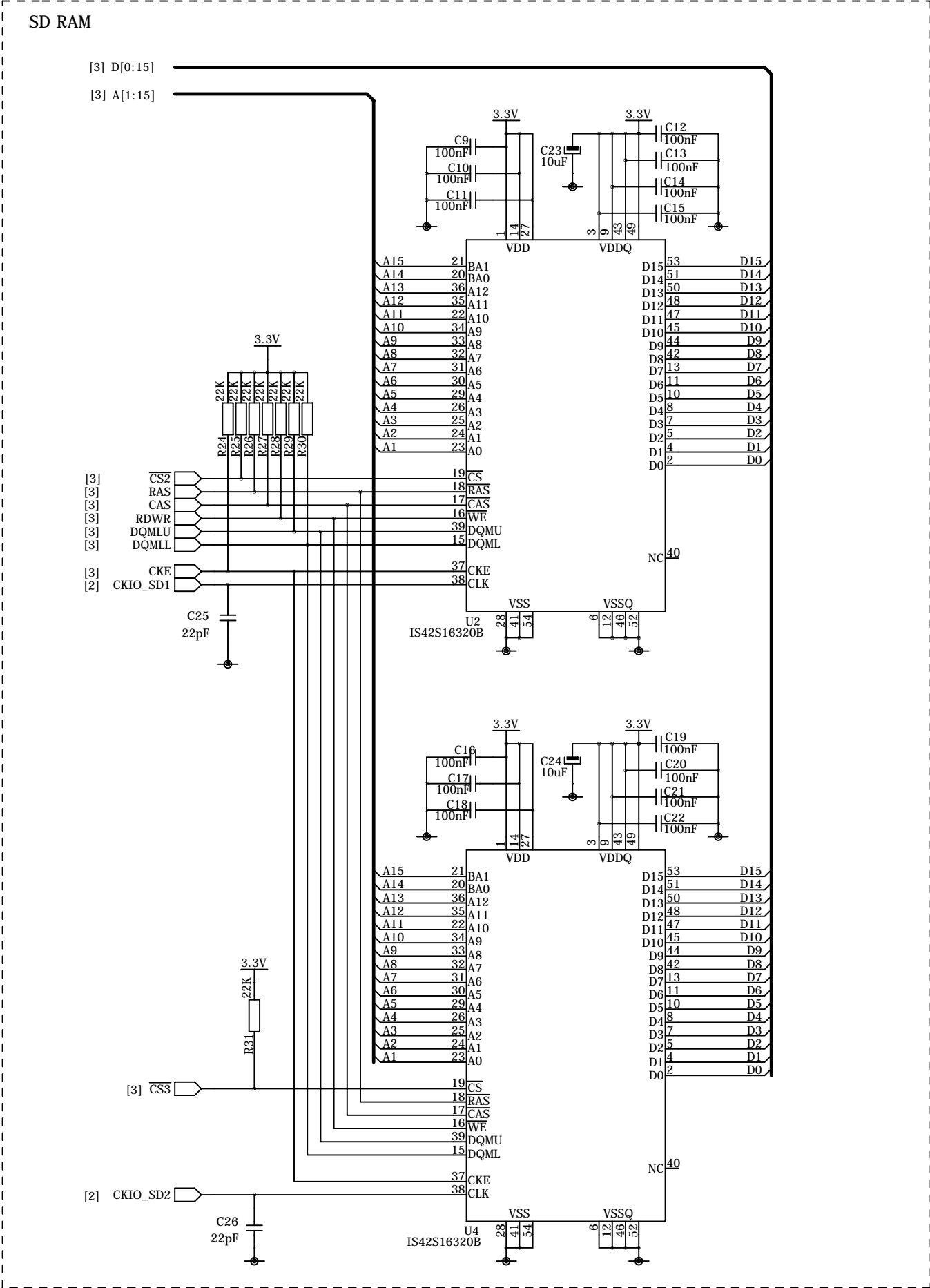
CHANGE LOG	
DATA	MODIFICHE
01/09/2014	BALTO_V5.SCH: MODIFICA IL: BALTO_V4.SCH - LOG 1 - LOG 2 - LOG 3 - LOG 4
26/09/2014	BALTO_V5_1.SCH MODIFICA IL: BALTO_V5.SCH: - R118,R126 ->1MOHM - U23 ->CAT9554YI (ON SEMI) - COLLEGATO CANRX CON U1-66, CANTX CON U1-65
02/10/2014	BALTO_V5_2.SCH - CAMBIATO CODICI BOM DI U21,CN1
06/10/2014	- CORRETTO BOM
07/10/2014	BALTO_V5_3.SCH - AGGIUNTO C48
18/11/2014	BALTO_V5_3.SCH - C25, C26, C30 e C31 da 22PF - R66 da 22 OHM

Studio di Ingegneria S.T.E.P. Via Corte Tomasi 1-2 36077 Altavilla Vicentina (VI) loc. Tavernelle	DESCRIZIONE BALTO	CLIENTE ARROW			CODICE <CODICE>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO REVISIONI	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 1	ULTIMO FOGLIO 7

U1-D
RZ_A1_QFP256



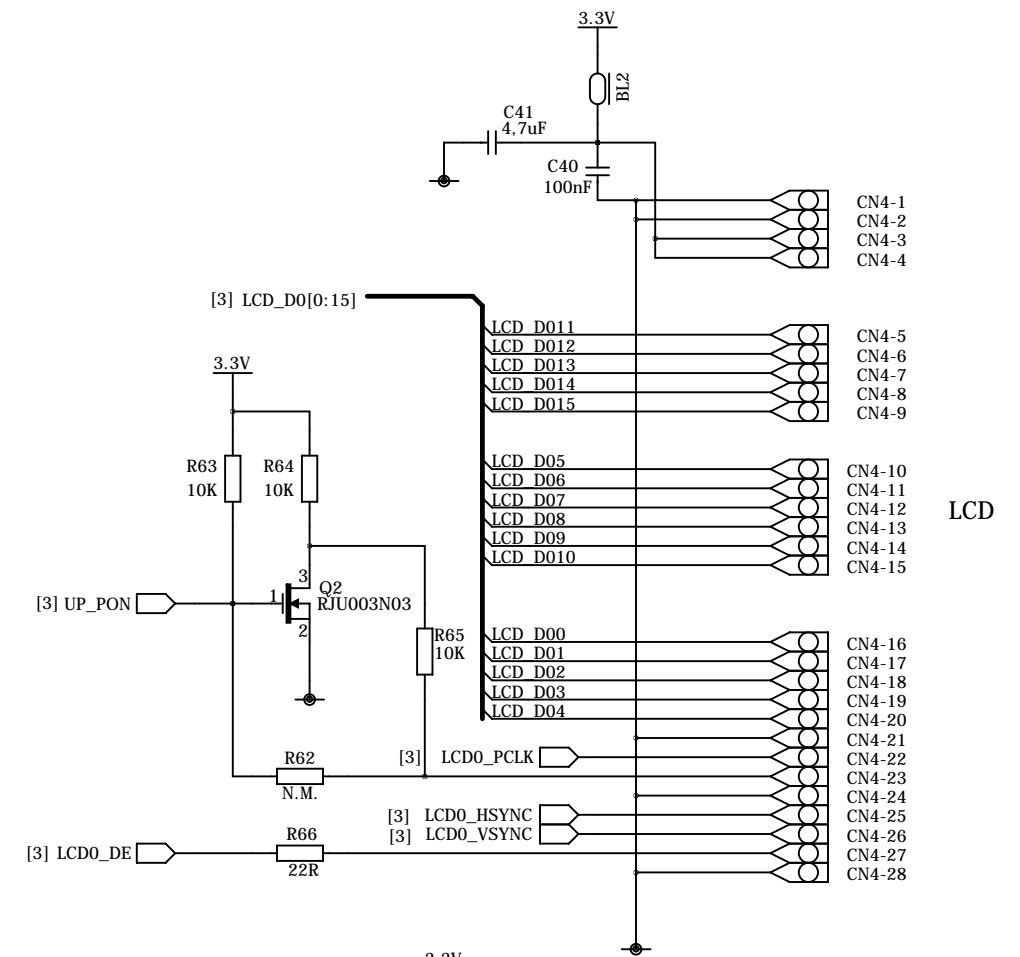
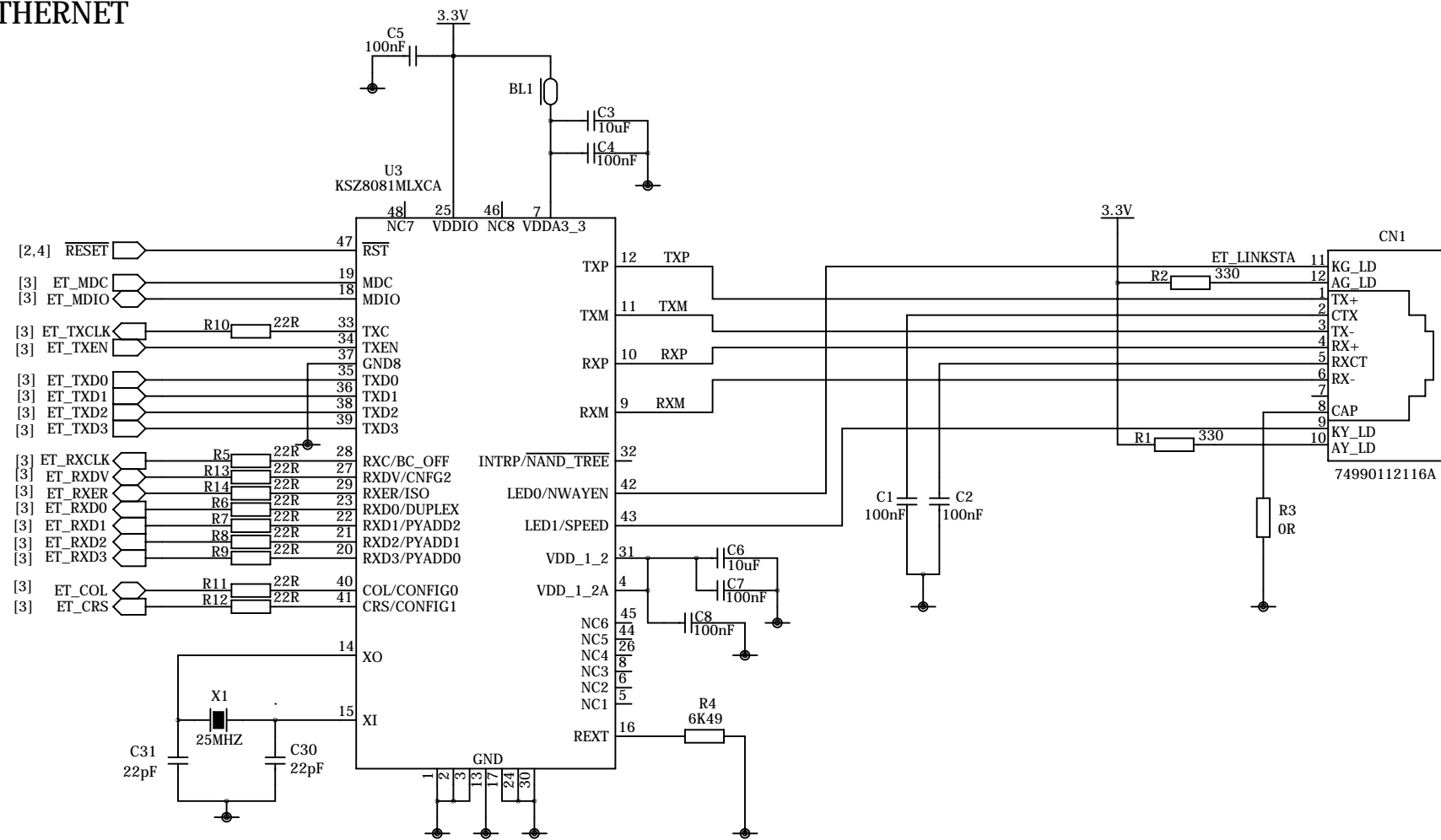
Studio di Ingegneria S.T.E.P. Via Corte Tomasi 1-2 36077 Altavilla Vicentina (VI) loc. Tavernelle	DESCRIZIONE BALTO	CLIENTE ARROW			CODICE <CODICE>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO CPU	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 3	ULTIMO FOGLIO 7



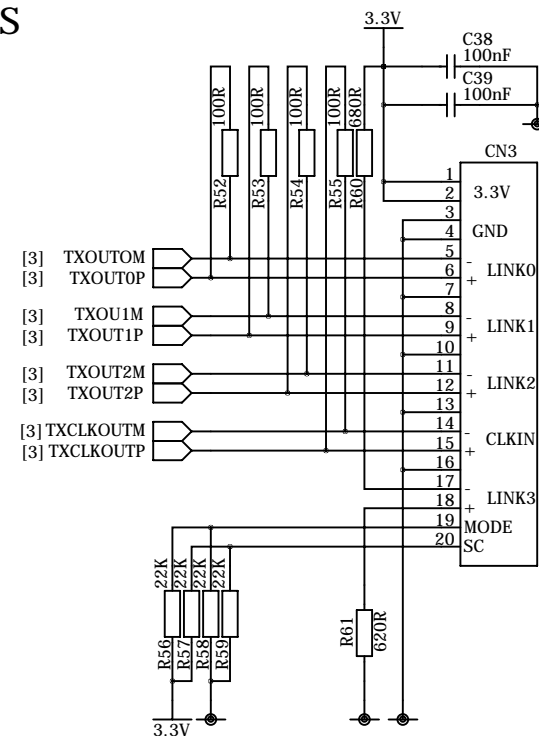
<div>Studio di Ingegneria S.T.E.P.</div> <div>Via Corte Tomasi 1-2</div> <div>36077 Altavilla Vicentina (VI) loc. Tavernelle</div>	DESCRIZIONE	CLIENTE			CODICE	
		ARROW			<CODICE>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO FLASH_SD_MEMORY	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 4	ULTIMO FOGLIO 7

BALTO

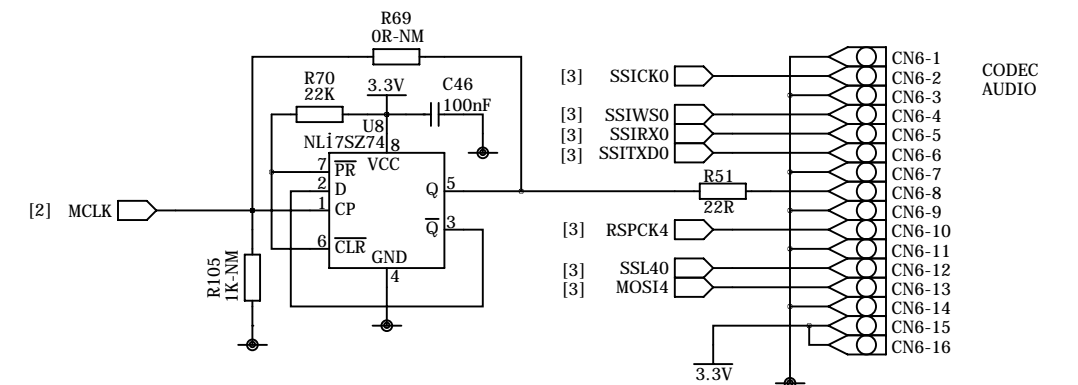
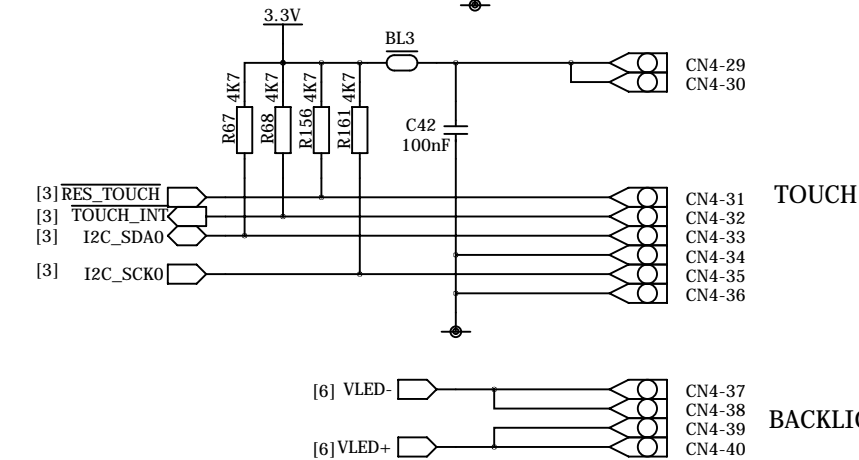
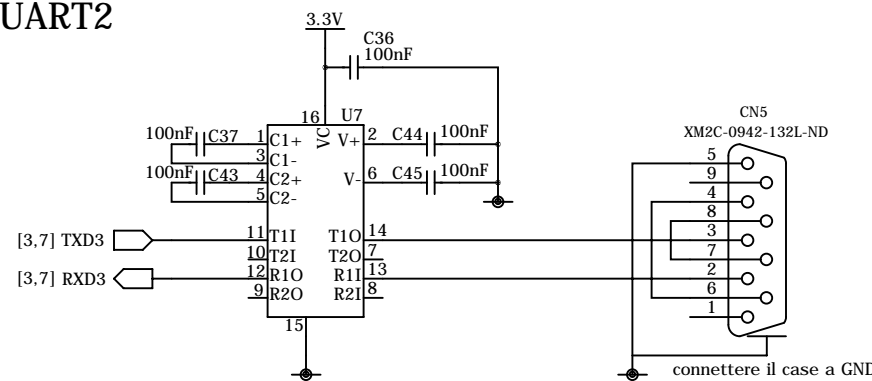
ETHERNET



LVDS

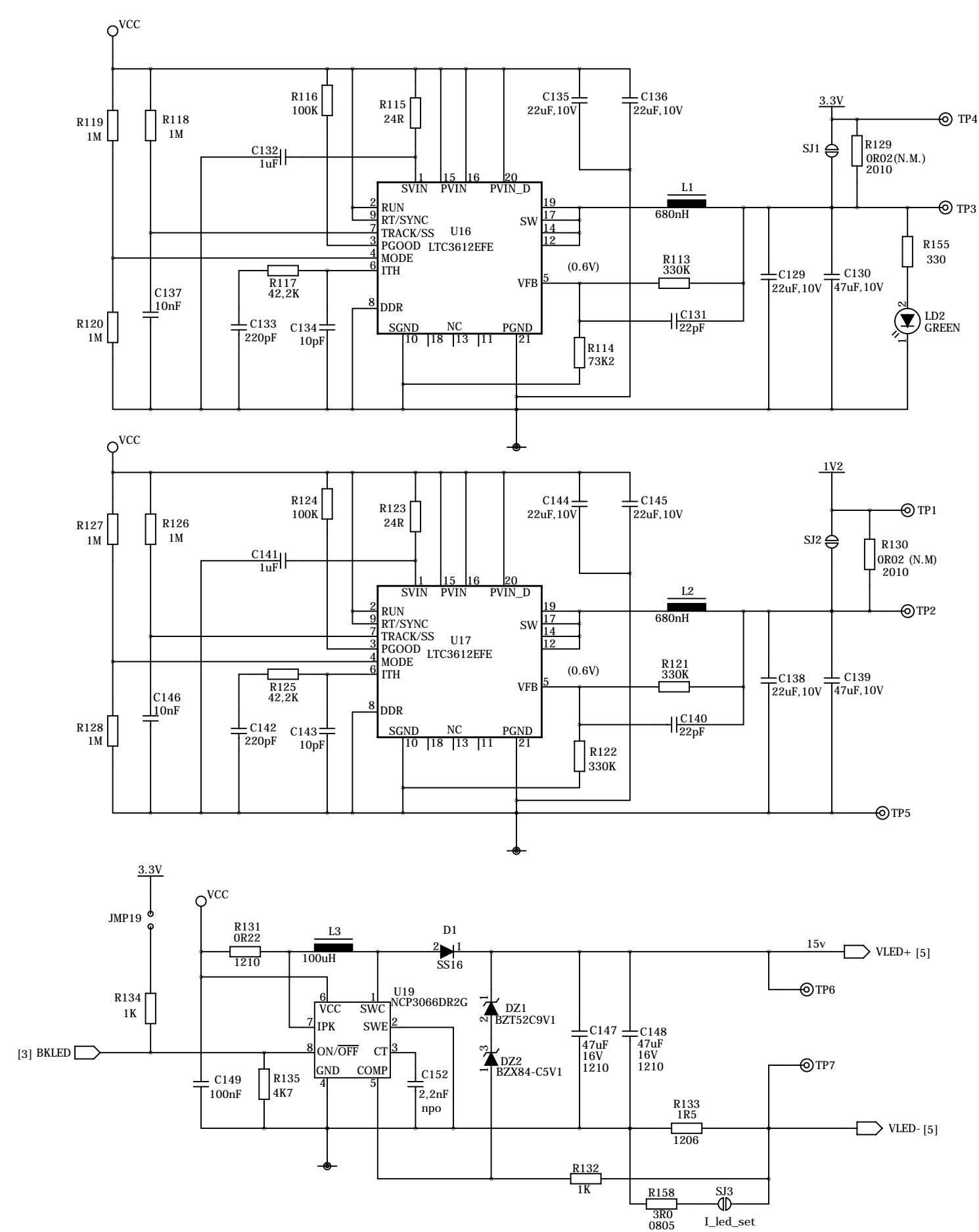
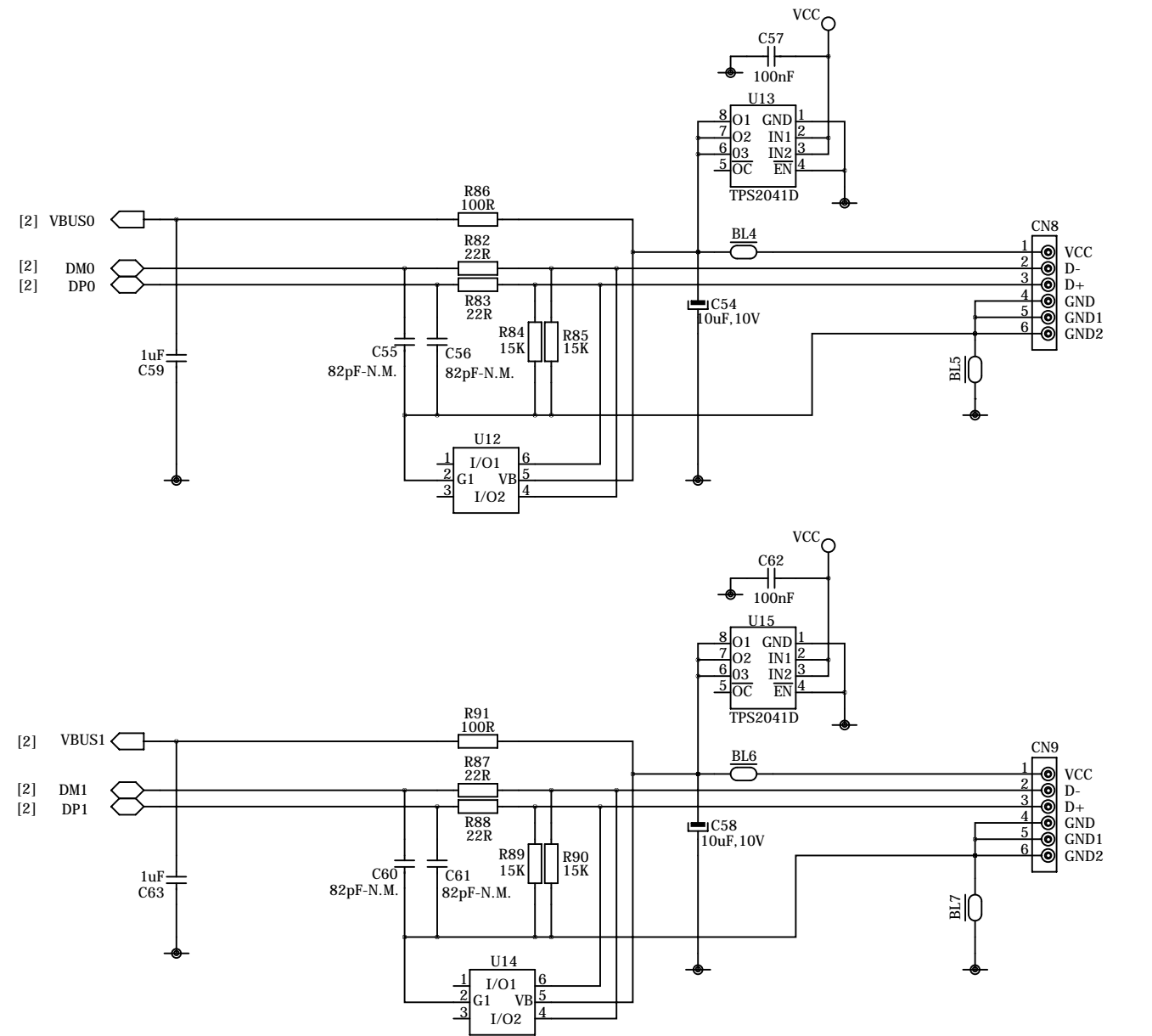


UART2

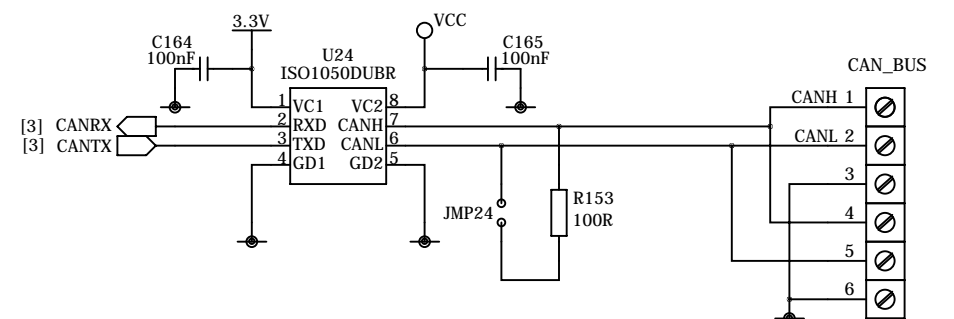
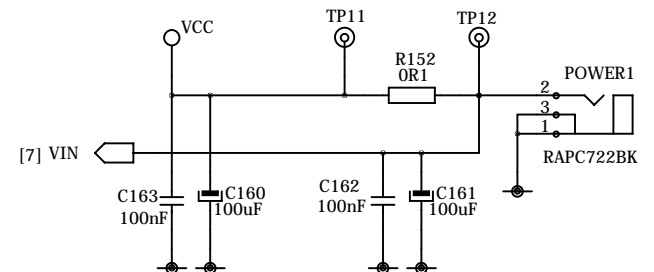
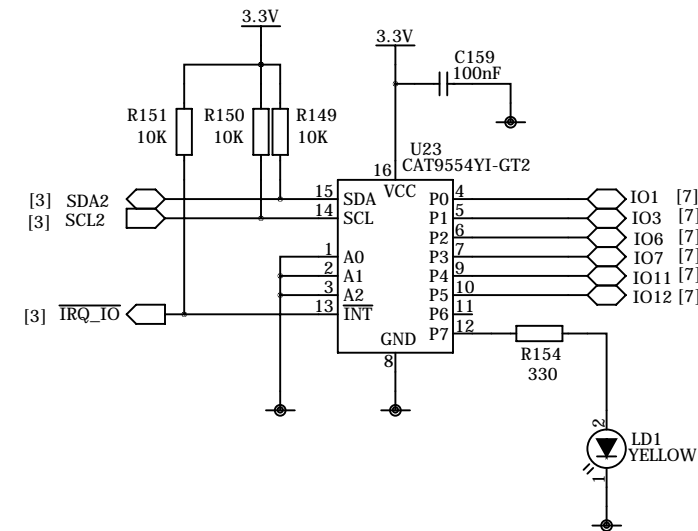


<div>Studio di Ingegneria S.T.E.P.</div> <div>Via Corte Tomasi 1-2</div> <div>36077 Altavilla Vicentina (VI) loc. Tavernelle</div>	DESCRIZIONE <div>BALTO</div>	CLIENTE <div>ARROW</div>			CODICE <div><CODICE></div>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO ETH_TFT_UART_LVDS	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 5	ULTIMO FOGLIO 7

USB



Studio di Ingegneria S.T.E.P. Via Corte Tomasi 1-2 36077 Altavilla Vicentina (VI) loc. Tavernelle	DESCRIZIONE BALTO	CLIENTE ARROW			CODICE <CODICE>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO USB_P_SUPPLY	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 6	ULTIMO FOGLIO 7



<div>Studio di Ingegneria S.T.E.P.</div> <div>Via Corte Tomasi 1-2</div> <div>36077 Altavilla Vicentina (VI) loc. Tavernelle</div>	DESCRIZIONE <div>BALTO</div>	CLIENTE <div>ARROW</div>			CODICE <CODICE>	
		DATA 18/11/2014	CONTROLLATO DA <Controllato>	PROGETTISTA F. CISCO	NOME FOGLIO IOEXP_RESET_CAN	
		DATA <DATA1>	DISEGNATORE F.C.	NOME FILE BALTO_V5_3.sch	FOGLIO N. 7	ULTIMO FOGLIO 7