



PROGRAMACIÓN DE SISTEMAS Y DISPOSITIVOS

PROYECTO FINAL

Para facilitar la realización del proyecto final a aquellos estudiantes que no hayan completado todos los laboratorios, se suministra un workspace configurado (PSyD-proyecto) que incluye:

- Una biblioteca precompilada de firmware (BSP/Debug/libBSP.a) y un directorio conteniendo los ficheros cabecera de las funciones de la biblioteca (BSP/include). Esta biblioteca implementa todas las funciones de acceso a los distintos dispositivos de la placa de prototipado estudiados durante el curso.
- Un módulo (proyecto/sintesisVoz.h y proyecto/sintesisVoz.c) que contiene una colección de funciones parcialmente codificadas que implementan el algoritmo de síntesis de voz.
- Un proyecto configurado que permite compilar el anterior módulo junto a un programa demo (proyecto/proyecto.c) y enlazarlo con la anterior biblioteca según el script (proyecto/proyecto.ld). El programa demo recita el comienzo de “El Quijote”.
- Una configuración de depuración que permite la carga y prueba del programa demo en la placa de prototipado.

Adicionalmente se facilita un directorio (silabas) conteniendo la colección de ficheros wav necesarios para la síntesis de voz y un script de depurador para cargarlos en la memoria de la placa (load_silabas.txt)

Los estudiantes que hayan finalizado todos los laboratorios podrán elegir entre usar este workspace o usar su propia biblioteca en el workspace utilizado durante el curso.