งานที่ได้ทำค่อนข้างหลากหลาย แต่ยังอยู่ในหัวข้อเกี่ยวกับ FPGA เป็นหลัก โดยพี่ๆได้จัดทำ Schedule สำหรับงานที่มอบหมายในแต่ละสัปดาห์ไว้ให้อย่างละเอียด ซึ่งเรียงลำดับไว้ให้เรียนรู้ภาพรวมและพื้นฐานก่อนแล้วค่อยๆไล่ระดับขึ้นไป เช่น การเรียนรู้การเขียน VHDL อย่างถูกต้อง, การอ่าน circuit ของบอร์ด, NIOS II และ SoC เป็นต้น ทำให้ไม่กดดันจนเกินไป และถึงแม้ว่าจะฝึกงานแบบ Work from home เป็นหลัก แต่ก็สามารถสอบถามพี่ๆ ในเวลาทำงานได้ตลอด รวมถึงยังมีการประชุมทุกเช้าวันอังคาร และ พฤหัสบดี เพื่อ update ความคืบหน้า และ สอบถามเรื่องต่างๆ ทำให้ได้ฝึกทักษะการสื่อสาร และนำเสนอ และถึงแม้ผมจะสื่อสารได้ไม่ค่อยรู้เรื่อง พี่ๆก็ยังพยายามทำความเข้าใจและให้คำแนะนำเป็นอย่างดี

บัน - บรรณวิชญ์ ทีปสว่าง

ชั้นปีที่ 4 วิศวกรรมไฟฟ้า จุฬาลงกรณ์มหาวิทยาลัย