**运算器实验引导**

1.了解：运算器实验概述4.2.3。（P225-228）

2. \* 掌握简单ALU的exp\_s\_alu.vhd代码及运算结果（A=05H、B=0AH、式子见4.2.4）。

【实验】

\* 4.2.4.2 .8位运算器(P229-233)，参考图4-2-2（P230）用电路图完成，掌握电路图原理，完成下列复合运算的仿真验证 A 加 B 减（（notA)and B）加B

实验步骤设计参看P233的4.2.5 实验数据记录

提供参考图

1. 运算器部分教材图片
2. 图4-2-2 运算器实验原理图
3. 运算器实验电路参考图（仿真用）
4. 运算器实验电路参考图（下载用）

【日志记录】

【日志】#  试述实验8位运算器如何实现复合运算？

【日志】#  结合P206(5)描述，设计一运算器附加电路second.vhd？（暂不做）