**数据通路实验引导**

1. ​了解：数据通路概述4.4.3。（P243）

提供资料

1. 数据通路实验的教材图片
2. 画数据通路结构图&实验步骤记录
3. 如何描述波形仿真图，记录相关数据
4. 数据通路结构图--仿真说明--数据记录示范

【实验】\*

4.4.4数据通路实验（P244）：

参考图4-4-2（P244）完成运算器与存储器的整合（RAM初始为零）如图4-4-3（P245），完成实验内容：

设计实验步骤，记录波形仿真图，完成仿真说明（功能说明用表格形式完成）。

mif内存初始化实现数据A=05H→【00】, 数据 B=0AH→【02】

计算 (A加B)减【(/ A）and B )】加B

1. A 加B → 【03】 置数发产生【03】地址

②  / A →【04】 计数法产生【04】地址

③  (/ A）and B )→ R4

④  【03】 加B → R5

⑤  R5减R4

【日志记录】

完成表格中的**“画数据通路结构图&实验步骤记录”**

完成上述仿真，完成文档：仿真图截图并标记序号，依据序号说明其每一步的功能

参看“数据通路结构图--仿真说明--数据记录示范”