



1. Convertir les nombres décimaux suivant en binaires :

150 =

651 =

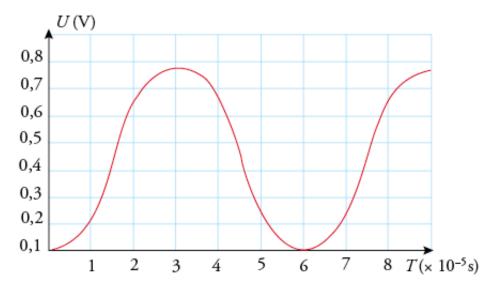
2. Convertir les nombres binaires suivant en décimaux :

0100101 =

100101 =

3. Convertisseur analogique numérique :

Soit le signal analogique suivant :



- 3.1. Sachant que le CAN travaille sur 3 bits et que VREF = 0.7V, combien de valeurs différentes sont-elles possibles pour convertir le signal ?
- 3.2. Tracer sur le dessin ci-dessus la forme du signal numérisé.
- 3.3. Compléter la deuxième et la troisième ligne du tableau (Valeurs de N en binaire puis en décimal délivrées par le CAN)

U(V)	0.1	0.2	0.3	0.4	0.5	0.6	0.7	0.8
N _{bin}	000							111
N _{dec}								





	- an unanting a un
3.4. A partir du schéma précédent, donner la période d'échantillonnage Te utilisée par le	convertisseur.
3.5. Calculer la fréquence d'échantillonnage.	
3.6. Calculer le pas ou quantum q du convertisseur (3 Chiffres significatifs).	
3.7. Combien de bits de données va-t-on devoir stocker pour mémoriser le signal numérique correspondant à ces 9.10 ⁻⁵ s ?	lne
4. Carte d'acquisition	
Le CAN d'entrée d'une carte d'acquisition possède les caractéristiques suivantes :	
Gamme 0 à 5,12V et 10 bits.	The state of the s
4.1. Quelle est la valeur numérique maximale Nmax de sortie de ce CAN ?	-
4.2. Quel est son quantum ?	
4.3. Quelle est sa tension pleine échelle ? Quelle est la tension max ?	





4.4. Compléter le tableau ci-dessous donnant N le nombre de sortie du convertisseur en fonction de VE, tension d'entrée. Rappel : VAN = quantum x N

VAN	N
OV	
	25
3V	
5V	
5.5V	

5. La serre bioclimatique

Les maraichers souhaitent obtenir des informations sur le taux d'hygrométrie et sur la température à l'intérieur de la serre, afin d'améliorer leur culture. Ils ont installé depuis deux mois deux capteurs branchés sur une carte arduino UNO ce qui leur permet de récupérer les informations sur leur smartphone. Ces deux capteurs permettent au maraicher de récupérer les valeurs exactes en température et en humidité.







Capteur d'humidité

Capteur de température

Carte arduino UNO

5.1. Ecrire la chaîne d'information du système

5.2. De quels types sont ces capteurs (logique, analogique ou numérique), justifiez ?





5.3. Dans la fonction Communiquer,	comment peut-on récupé	érer les informations su	r le
smartphone ?			

Les maraichers veulent être prévenus lorsque la température dépasse les 30 degrés. La sonde de température qui a été installée répond à la loi suivante :

 $R_t=R_o x (1 + A.t)$

Avec R_t : Valeur de la résistance à la température t (en Ω)

 R_{o} : Valeur de la résistance à la température 0°C correspondant à 100Ω

A: Coefficient = $3.9 \cdot 10^{-3}$ °C⁻¹

t : Température de la pièce étudiée

5.4. On relève une valeur pour R_t de 113,65 Ω , calculer la température correspondante dans la serre en indiquant vos calculs. Que peut-on dire de cette valeur ?





6. Donner l'équation, le schéma électrique, la table de vérité et les symboles logiques (européen et américain), des fonctions OUI, NON, OU, ET, NOR, NAND et OU exclusif.

Fonction OUI:

Equation logique

Schéma électrique

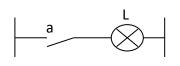
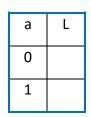


Table de Vérité

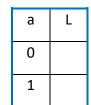


Fonction NON:

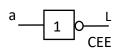
Equation logique

Schéma électrique

Table de Vérité



Logigramme



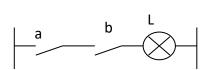
USA

Fonction ET (AND):

Equation logique Schéma électrique

Table de Vérité

Logigramme



а	b	L
0	0	
0	1	
1	0	
1	1	





Fonction OU (OR):

Equation logique

Schéma électrique

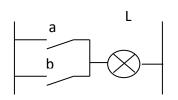
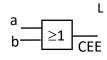


Table de Vérité

a	b	L
0	0	
0	1	
1	0	
1	1	

Logigramme



Fonction NOR:



Schéma électrique

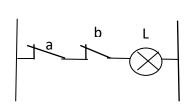


Table de Vérité

а	b	L
0	0	
0	1	
1	0	
1	1	

Logigramme





Fonction NAND :

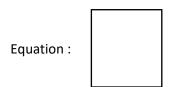
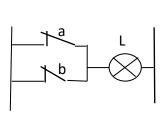


Schéma électrique

Table de Vérité

Logigramme



а	b	L
0	0	
0	1	
1	0	
1	1	

Fonction OU EXCLUSIF (XOR):

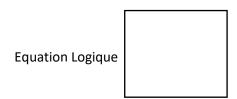
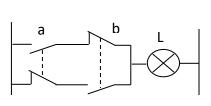


Schéma électrique

Table de Vérité

Logigramme



а	b	L
0	0	
0	1	
1	0	
1	1	





7. Etablir les schémas électriques, les tables de vérité et les logigrammes des équations ci-dessous.

$$L1 = (\overline{a} + c).\overline{b}.d$$

Schéma électrique

Logigramme

$L2 = a.(\overline{b} + b.c) + d$

Schéma électrique

Logigramme

Table de vérité

а	b	C	d	L1
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

Table de vérité

а	b	С	đ	L2
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	