

Abgabe von Bruno Stendal, Martin Baer, Lukas Gewinner und Christian Schäfer

7. Aufgabenblatt zum Kurs

TI2: Rechnerarchitektur

von Bernadette Keßler

bis Freitag, den 06.01.2022, 10:15 Uhr.

1 Bedingte Ausführung

Beantworten Sie folgende Fragen:

1. Sprungvorhersage ist ein Konzept, um Ineffizienz im Pipelining bei Mikroprozessoren entgegenzuwirken. Befehle werden sequentiell in einen Pipeline-Kanal geladen. Erfolgt ein Sprung, werden alle davor (teils) verarbeiteten Befehle verworfen. Es existiert somit keine Effizienz. Mit der Sprungvorhersage soll ein Sprung und dessen Zieladresse so früh wie möglich erkannt werden.
2. Wikipedia: Branch predictor, und Global/Local Branch Prediction , in der VL wird das nicht erwähnt
3. Ein Vorteil von 2-Bit Automaten ggü. 1 Bit-Automaten liegt bei der Ausführung von (inneren) Schleifen. Eine Schleife nimmt immer den , abgesehen vom letzten Mal, wo sie endet. Während ein 1-Bit Automat jetzt zwar beim ersten kompletten Durchlauf der inneren Schleife immer bis auf einmal richtig lag, so würde er aber beim nächsten Anfang der inneren Schleife wieder einmal falsch liegen, da er ja zuletzt bei dieser Schleife TAKEN vorhersagte, obwohl diese Schleife dort beendet war. D.h. aufgrunddessen wird er wieder sagen NOT TAKEN, daraus folgt, dass bei inneren Schleifen immer der Anfang und das Ende falsch vorhergesagt wird. Das wird zum Problem bei weniger Durchläufen, siehe 4x4-Matrix, es ergibt sich nur eine 50 prozentige Trefferquote. 2-Bit Automaten würden hier am Ende der inneren Schleife vom STRONGLY TAKEN in den WEAKLY TAKEN Zustand wechseln, und beim nächsten Start der Schleife wieder TAKEN sagen und somit wieder zurück im Zustand STRONGLY TAKEN sein, also nur eine falsche Vorhersage pro Komplettem inneren Schleifendurchlauf. (2-Bit Automaten müssen hier quasi 2 Mal hintereinander falsch liegen um Ihre Meinung zu ändern).
4. Der Unterschied vom Hysteresis-Scheme zum Saturation-Scheme liegt darin, dass man beim S-Scheme vom Ausgangspunkt STRONG NOT TAKEN nach 2x TAKEN nur im WEAKLY TAKEN Zustand landet, statt wie beim H-Scheme im STRONGLY TAKEN. Dadurch es vorkommen das der Automat bei Schwankungen von TAKEN/NOT TAKEN immer nach einer Vorhersage seine Meinung ändert (H-Scheme MUSS immer zweimal falsch liegen um seine Meinung zu ändern). Da es aber häufiger vorkommt, dass TAKEN/NOT TAKEN über kürzere Zeiträume konstant sind, (Schleifen, im Zweifel sogar if-Abfragen), ist das H-Scheme idR. die bessere Wahl.
5. Der BTB speichert Bedingte Sprünge im Programm sowie ihre Zieladressen und die Vorhersage dafür (manchmal sogar die nächsten Befehle, je nach Prozessor). Tabellarisch geordnet besteht ein Datensatz im Buffer also aus Sprungadresse, Zieladresse und Prediction-Bit/s. Wenn der Program Counter mit einer Adresse eines bedingten Sprungs

im BTB übereinstimmt, sieht man hier also schon die Zieladresse falls der Sprung genommen wird, abhängig davon, welche/s Bit/s in der Prediction steht. Diese/s Bit/s werden anhand der bisherigen Historie dieses potenziellen Sprungs gesetzt. Der BTB ist also eine weitere Form der Performancesteigerung. Völlig fehlerfrei kann dies aber nicht ablaufen, aufgrund von beispielsweise variablen Adressen.

6. Das Starten der Automaten im Zustand not taken oder β strongly not taken“ kann dazu beitragen, die Anzahl der Fehlprognosen des BTBs zu verringern, da der Mechanismus zunächst vorhersagt, dass die Zweige nicht genommen werden. Dies kann dazu beitragen, ein Abwürgen der Pipeline zu vermeiden und die Gesamtleistung des Systems zu verbessern. Es ist im Allgemeinen nicht sinnvoll, die Automaten im Zustand taken oder β strongly taken zu starten, da dies dazu führen würde, dass der Mechanismus zunächst vorhersagt, dass die Zweige entnommen werden, was wahrscheinlich zu einer höheren Anzahl von Fehlvorhersagen und einer geringeren Leistung führt.

Geben Sie für folgendes Programmschema die Anzahl der Sprungvorhersagen und deren Erfolgsrate bei einem globalen 2-Bit-Prädiktor nach Hysteresis-Schema an, mit Initialisierung auf „weakly taken“.

Dieses Programm besteht aus zwei Schleifen. Die äußere Schleife (mit der Bezeichnung .loop1) wird dreimal durchlaufen, und die innere Schleife (mit der Bezeichnung .loop2) durchläuft jede Iteration der äußeren Schleife zehnmal. Das bedeutet, dass die innere Schleife insgesamt $3 \times 10 = 30$ Mal ausgeführt wird. In diesem Programm gibt es zwei Sprunganweisungen: CMP und JL. Die CMP-Anweisung vergleicht den Wert im RBX-Register mit 10, und die JL-Anweisung (die für „jump if less“ steht) bewirkt einen Sprung zum Label .loop2, wenn das Ergebnis des Vergleichs wahr ist. Das bedeutet, dass die JL-Anweisung zehnmal pro Iteration der äußeren Schleife ausgeführt wird (d. h. der Sprung wird ausgeführt). Bei einem globalen 2-Bit-Prädiktor nach dem Hystereseschema mit der Initialisierung „weakly taken“ gäbe es insgesamt 30 Sprungvorhersagen (eine für jedes Mal, wenn die Anweisung JL ausgeführt wird). Die Erfolgsquote dieser Vorhersagen würde von der spezifischen Implementierung des Prädiktors und den Eigenschaften des ausgeführten Programms abhängen.

Übersetzen Sie die Befehlsfolge zunächst wie gewohnt mit einem bedingten Sprung für die IF-Verzweigung nach Assembler. Wie viele Takte sind zur Abarbeitung der Befehlsfolge nötig, wenn der Bedingungsblock ausgeführt werden soll, die Sprungvorhersage aber eine falsche Vorhersage trifft? Visualisieren Sie Ihre Lösung!

```

1  inc rdi ;
2  inc rdi ;
3  inc rdi ;
4  cmp rdi, 0 ;
5  je if_branch ;
6  jmp end ;
7  if_branch:
8      mov rdx, 0 ;
9      div rsi, 2 ;
10     add rsi, 2 ;
11 end:
12     inc rdi ;
13     inc rdi ;
14     inc rdi ;

```

Step	IF	ID	OF	EX	WB
1.	1	NOP	NOP	NOP	NOP
2.	NOP	1	NOP	NOP	NOP
3.	NOP	NOP	1	NOP	NOP
4.	2	NOP	NOP	1	NOP
5.	NOP	2	NOP	NOP	1
6.	NOP	NOP	2	NOP	NOP
7.	3	NOP	NOP	2	NOP
8.	NOP	3	NOP	NOP	2
9.	NOP	NOP	3	NOP	NOP
10.	4	NOP	NOP	3	NOP
11.	NOP	4	NOP	NOP	3
12.	NOP	NOP	4	NOP	NOP
13.	5	NOP	NOP	4	NOP
14.	NOP	5	NOP	NOP	4
15.	NOP	NOP	NOP	NOP	NOP
16.	NOP	NOP	NOP	NOP	NOP
17.	NOP	NOP	NOP	NOP	NOP
18.	NOP	NOP	NOP	NOP	NOP
19.	NOP	NOP	NOP	NOP	NOP
20.	NOP	NOP	NOP	NOP	NOP
21.	NOP	NOP	NOP	NOP	NOP
22.	NOP	NOP	NOP	NOP	NOP
23.	NOP	NOP	NOP	NOP	NOP
24.	NOP	NOP	NOP	NOP	NOP
25.	12	NOP	NOP	NOP	NOP
26.	NOP	12	NOP	NOP	NOP
27.	NOP	NOP	12	NOP	NOP
28.	13	NOP	NOP	12	NOP
29.	NOP	13	NOP	NOP	12
30.	NOP	NOP	13	NOP	NOP
31.	14	NOP	NOP	13	NOP
32.	NOP	14	NOP	NOP	13
33.	NOP	NOP	14	NOP	NOP
34.	NOP	NOP	NOP	14	NOP
35.	NOP	NOP	NOP	NOP	14
36.			Ende.		

In Zeile 15 bis 24 ist der Pipelineflush der 10 Takte kostet.

Übersetzen Sie jetzt die Befehlsfolge unter Zuhilfenahme von Predicated Instructions. Wie viele Takte sind jetzt zur Abarbeitung der Befehlsfolge nötig? Visualisieren Sie Ihre Lösung!

Da a dreimal um 1 addiert wird vor dem Sprung und es nur in einem Fall 0 ergibt, dem Fall a = -3, kann man den bedingten Sprung je „jump equal“ in jne „jump not equal“ ändern.

```

1 inc rdi ;
2 inc rdi ;
3 inc rdi ;

```

```

4  cmp rdi, 0 ;
5  jne if_branch ;
6  je end      ;
7  if_branch:
8      inc rdi ;
9      inc rdi ;
10     inc rdi ;
11 end:
12     mov rdx, 0 ;
13     div rsi, 2 ;
14     add rsi, 2 ;

```

Step	IF	ID	OF	EX	WB
1.	1	NOP	NOP	NOP	NOP
2.	NOP	1	NOP	NOP	NOP
3.	NOP	NOP	1	NOP	NOP
4.	2	NOP	NOP	1	NOP
5.	NOP	2	NOP	NOP	1
6.	NOP	NOP	2	NOP	NOP
7.	3	NOP	NOP	2	NOP
8.	NOP	3	NOP	NOP	2
9.	NOP	NOP	3	NOP	NOP
10.	4	NOP	NOP	3	NOP
11.	NOP	4	NOP	NOP	3
12.	NOP	NOP	4	NOP	NOP
13.	5	NOP	NOP	4	NOP
14.	NOP	5	NOP	NOP	4
15.	8	NOP	NOP	NOP	NOP
16.	NOP	8	NOP	NOP	NOP
17.	NOP	NOP	8	NOP	NOP
18.	9	NOP	NOP	8	NOP
19.	NOP	9	NOP	NOP	8
20.	NOP	NOP	9	NOP	NOP
21.	10	NOP	NOP	9	NOP
22.	NOP	10	NOP	NOP	9
23.	NOP	NOP	10	NOP	NOP
24.	NOP	NOP	NOP	10	NOP
25.	NOP	NOP	NOP	NOP	10
26.			Ende.		

Geben Sie an, welche Lösung effizienter ist und unter welchen Bedingungen sich das ändern würde.

Die Ausführung unter Zuhilfenahme von Predicated Instructions ist effizienter.

2 Bubblesort

Es wurde für Debugging Zwecke mit der Rückgabe des Counters bzw. der aktuellen Vergleichsposition über rax gearbeitet, daher wird auch der modifizierte Wrapper abgegeben.

```
1 ;Bruno Stendal, Martin Baer, Lukas Gewinner, Christian Schaefer
2 GLOBAL sort
3
4 SECTION .text;
5 ;rdi = rax = max length array
6 ;rcx = counter
7 ;rdx = swap
8 ;r8 = swapA
9 ;r9 = swapB
10
11 sort:
12     mov rax, rdi                ; um den wert als debugging info
    zu benutzten
13     .start:
14         mov rcx, 0;            ; initial den counter auf den
    ersten wert, nullten wert, setzten
15         dec rax;              ; den max wert um eins verringern
    da wir von null starten
16     .check:
17         cmp rax, 0;            ; abbruch bedingung
18         je .end;
19
20         cmp rcx, rax;          ; vergleich ob das ende der zu
    druchsuchenden liste erreicht ist
21         jl .compare;          ; sprung falls nein
22
23         mov rcx, 0;            ; falls ja werden das ende um eins
    begrenzt, siehe bubblesort, und der counter wieder zur ck gesetzt
24         dec rax;
25         jmp .compare;
26     .compare:
27         mov r8, [rsi+8*rcx];
28         mov r9, [rsi+8*(rcx+1)];
29         cmp r8, r9;            ; vergleich zwischen werta und
    wertb
30         jg .greater;          ; falls nicht getauscht wird
31         jl .swapped;          ; falls getauscht wird
32     .greater:
33         mov [rsi+8*rcx], r9;    ; werta ersetzt wertb
34         mov [rsi+8*(rcx+1)], r8; ; wertb ersetzt werta
35         jmp .swapped;
36     .swapped:
37         inc rcx;               ; counter um eins erh hen um das
    n chste paar zu checken
38         jmp .check;
39     .end:
40         ret;                  ; funktiosende
```

```

1  #include <inttypes.h>
2  #include <limits.h>
3  #include <errno.h>
4  #include <stdio.h>
5  #include <stdlib.h>
6  #include <time.h>
7
8  #define BOUND 100
9
10 extern uint64_t sort(uint64_t len, int64_t a[len]);
11
12 static inline void printArray(int64_t *to_show, uint64_t len, uint64_t
    len_func)
13 {
14     for (uint64_t i = 0; i < len; i++) {
15         if (i == 0) { // erstes Element
16             printf("Array:_" PRId64 ",_", to_show[i]);
17         } else if (i == (len - 1)) { // letztes Element
18             printf("%" PRId64 "\n", to_show[i]);
19             printf("Return_value:_%ld_\n", len_func);
20         } else {
21             printf("%" PRId64 ",_", to_show[i]);
22         }
23     }
24 }
25
26 int main(int argc, char *argv[])
27 {
28     if (argc < 2) {
29         fprintf(stderr, "Not_enough_arguments!\n");
30         printf("Usage: ./bubblesort_<len>\n");
31         return 1;
32     }
33
34     /* Fail if
35      * 1. string is empty or
36      * 2. there were trailing characters or
37      * 3. the converted value is out of range
38      */
39     char *endptr;
40     const uint64_t len = strtoull(argv[1], &endptr, 10);
41     if (argv[1][0] == '\0' || *endptr != '\0' ||
42         (len == ULONG_MAX && errno == ERANGE)) {
43         fprintf(stderr, "Invalid_Argument:_%s_\n", argv[1])
44         ;
45         return 2;
46     }
47
48     if (len < 2) {
49         fprintf(stderr, "Length_must_be_at_least_2.\n");
50         return 3;
51     }

```

```

52  srand(time(NULL));
53  int64_t to_sort[len];
54  for (uint64_t i = 0; i < len; i++) {
55      to_sort[i] = rand() % BOUND;
56      // int8_t neg = rand() % 2;
57      // if(neg) {
58      //     to_sort[i] = to_sort[i] * -1;
59      // }
60  }
61
62  uint64_t lengthAfterSort = 0;
63  printArray(to_sort, len, len);
64  lengthAfterSort = sort(len, to_sort);
65  printArray(to_sort, len, lengthAfterSort);
66 }

```