Mikroişlemci Dersi Çalışma soruları 1

Çalışma sorularından önce son dersin tekrarını yapınız.Dolaylı adresleme için kendiniz ram sıfırlama mantığına çalışınız ve kodunu yazınız. Ardından aşağıdaki çalışma sorularını yapmaya çalışınız.

inc komutu kullanımı (dec komutu benzer şekilde azaltır)							
inc r0	r0'in içeriğini 1 arttırır.						
inc a	a'nın içeriğini 1 arttırır.						
inc 01h	inc 01h 01h adresinin içeriğini 1 arttırır						

djnz x,etiket (x adresindeki veriyi azalt, 0 değilse etikete atla)						
djnz r0,basla r0 azalt, 0 değilse basla etiketine atla						
djnz 00h, basla 00h adresindeki veriyi azalt, 0 değilse basla etiketine atla						

1. Aşağıda verilen RAM (Tablo1) adres ve RAM içeriklerini 16 satırda direkt adresleme ile yapınız. Döngü ve inc komutu kullanmayın. En basit şekilde yapınız.

Tablo1		Tablo	Tablo2		
Adres	dres Veri		Veri	Adres	
00h	х	00h	х	00h	
01h	21d	01h	35d	01h	
02h	22d	02h	34d	02h	
03h	23d	03h	33d	03h	
04h	24d	04h	32d	04h	
-				05h	
-					
0Eh		0Eh		0Eh	
0FH	35d	0FH	21d	0FH	

- **2.** Tablo 1'de ki yapıyı dolaylı adresleme, djnz ve dec kullanarak yapınız.(Ram sıfırlama mantıgını (dolaylı adresleme mantıgını) tam kavradıysan bu soru üzerinde biraz düşün daha sonra kod yazmaya başla)
- **3.** Tablo 2'deki yapıyı dolaylı adresleme, djnz ve inc kullanarak yapınız.

4. Tablo 3'teki yapıyı gerçekleyiniz.

5.

mov 22h,#00h

mov 21h,#10101010b şeklindeki komutlardan sonra oluşan ram durumu aşağıda ilk tabloda verilmiştir. Bit taşıma ile 22h adresini aşağıda verilen ok durumlarına göre oluşturunuz.

Adres	7.bit	6.bit	5.bit	4.bit	3.bit	2.bit	1.bit	0.bit
21h	1	0	1	0	1	0	1	0
22h	0	0	0	0	0	0	0	0

Adres	7.bit	6.bit	5.bit	4.bit	3.bit	2.bit	1.bit	0.bit
21h	1	0	1	0	1	0	_ 1	0
22h			-		1	<u> </u>	•	1

Ram deki son durum aşağıdaki şekilde olması gerekmektedir.

Adres	7.bit	6.bit	5.bit	4.bit	3.bit	2.bit	1.bit	0.bit
21h	1	0	1	0	1	0	1	0
22h	0	1	1	0	1	1	0	0

6. DJNZ komutu ve dolaylı adresleme kullanarak Tablo 4'de verilen adreslere karşılarındaki verileri oluşturunuz.

					_		
<u>Tablo4</u>		<u>Tablo5</u>			Tablo6		
RAM			RAM			Adres	Veri
	Ι.			· .		00h	х
adres	veri		adres	veri		02h	01h
10h	100d		10h	10h		04h	02h
0Fh	99d		0Fh	0Fh	-	06h	03h
	000		VI II	0111		08h	04h
0Eh	98d		0Eh	0Eh		0Ah	05h
						1Ch	0Eh
						1EH	0Fh
	04.			241		Tek numara	alı ram adresler
01h	84d		önemli değil ve onla			l ve onlarda hiç	
00h	xxxx		00h	xxxx	bir değişiklik yapılmama gerekir.		
	<u> </u>]	J		

7. DJNZ komutu ve dolaylı adresleme kullanarak Tablo 6'da verilen adreslere karşılarındaki verileri oluşturunuz.