

מבנה מחשבים ספרתיים
361.1.4191

Final report LAB2

318912193

בר קופרשמיד

208065052

רותם ארביב

תאריך הגשה: 23/04/2025

המשימה:

הוספת מצב חדש לקוד המערכת המבוסס מודל שכבות אבסטרקציה וגרעין הפעלה FSM מבלי גגיעה בתפריט המערכת הקיימת ותקינות המערכת לא תפגע.
המצב החדש יהווה את state4. המצב מוגדר כך שבלחיצה על לחצן PB3 המערכת נדרשת להפיק מרגל הבקר P2.2 אות PWM בתדר 1kHz עם ערך Duty Cycle המתעדכן כל שנייה לפי סדר הערכים הבא: 75%, 50%, 25% בצורה מחזורית.
המצב מוגדר להסתיים בלחיצה על לחצן של מצב אחר. הפקת האות נדרשת להתבצע בשימוש באופן עבודה Output compare במשפחה MSP430x2xx של Timer_A1.

דרך הפתרון:

הוספנו למערכת המצבים מצב חדש state4 למימוש המשימה. כניסה למצב זה מתרחשת בעת לחיצה על לחצן PB3 אותו חיברנו לרגל P2.1 וקינפגנו בהתאם בשכבת bsp.
רגל P2.2 כבר מקונפגת להוצאת אות PWM מטיימר A1 אז יש לקנפג את רגל P2.1 ללחצן PB3: יש לקבוע את ערכי SEL, DIR, IES, IE, IFG עבור רגל P2.1 להיות 0,0,0,1,0 בהתאמה על מנת לקבוע את הרגל להיות I/O במצב input ומצב עבודה pull-down ולאפשר פסיקות ולנקות פסיקות קיימות.
בנוסף יש לעדכן את הISR של PORT2 על מנת לאפשר טיפול נכון בעת לחיצה על כפתור PB3.
קינפוג בשכבת bsp:

: bsp.h

```
30 // PushButtons BP3 abstraction
31 #define PBsArrPort3      P2IN
32 #define PBsArrIntPend3   P2IFG
33 #define PBsArrIntEn3     P2IE
34 #define PBsArrIntEdgeSel3 P2IES
35 #define PBsArrPortSel3   P2SEL
36 #define PBsArrPortDir3   P2DIR
37 #define PB3              0x02    // Connects to P2.1
38
```

: bsp.c

```
23 // PB3
24 PBsArrPortSel3 &= ~0x02; // I/O
25 PBsArrPortDir3 &= ~0x02; // Input
26 PBsArrIntEdgeSel3 &= ~0x02; // pull-down mode
27 PBsArrIntEn3 |= 0x02;
28 PBsArrIntPend3 &= ~0x02; // clear pending interrupts
```

עדכון הISR של PORT2 בשכבת הHAL:

```
212 //*****
213 //          Port2 Interrupt Service Routine - switch & PB3
214 //*****
215 #pragma vector=PORT2_VECTOR
216 __interrupt void SWS_handler(void){
i 217     delay(debounceVal);
218     if (SWSArrIntPend & SW0){           // SW0
219         SWSArrIntPend &= ~SW0;         // Turn off IFG
220         __no_operation();
221     }
222     if(PBsArrIntPend3 & PB3){
223         state = state4;
224         PBsArrIntPend3 &= ~PB3;
225         LPM0_EXIT;
226     }
227 }
```

הגדרת המצב main ובapi:

```
36         case state4:    // Real time state
37             state4Logic();
38             break;
```

בעת כניסה למצב מופעלת פונקציית state4Logic שנמצאת בשכבת api:

```
91 //-----
92 //          State 4 Logic
93 //-----
94 void state4Logic(){
95     unsigned int n = 1111;
96
97     TIMERS4start(); // Start timer A1
98     TIMERS2start(); // Start timer A0 in Up-Down mode
99
100    while (state == state4) {
101        TimerPWMUpdateDuty(n>>2);
102        enterLPM(lpm_mode);    // Go to sleep
103        if (state != state4){  // Check if state had changed
104            break;
105        }
106        TimerPWMUpdateDuty(n>>1);
107        enterLPM(lpm_mode);    // Go to sleep
108        if (state != state4){  // Check if state had changed
109            break;
110        }
111        TimerPWMUpdateDuty(n - (n>>2));
112        enterLPM(lpm_mode);    // Go to sleep
113    }
114    TIMERS2stop(); // Stop timer A0
115    TIMERS4stop(); // Stop timer A1
116 }
```

ראשית נסביר את אופן פעולת הטיימרים והפונקציות שהגדרנו עבורם:

פונקציות הטיימרים שבשימוש:

במימוש state3 בעבודת המכין קינפגנו את טיימר A1 כך שיוצא מרגל P2.2 אות PWM ומצאנו כי יש להכניס ערך של 1111 במעטפת TA1CCR0 על מנת שתדר ה-PWM יהיה 1kHz. בstate3 קבענו את ערך Duty Cyclen של האות באמצעות הכנסת ערך למעטפת TA1CCR1. לכן, בדומה לפונקציית הפעלת הטיימר עבור state3 יצרנו בשכבת ה-HAL פונקציית הפעלה, פונקציית כיבוי ופונקציית שינוי Duty Cyclen של טיימר A1 עבור state4:

```
101 //-----
102 //          Timer State 4
103 //-----
104 void TIMERS4start(void){
105     TA1CTL |= MC_1 + TACLRL;
106     TA1CCTL1 = OUTMOD_7;
107     TA1CCR0 = 1111;
108 }
109 void TIMERS4stop(void){
110     TA1CTL &= ~MC_3;
111     TA1CCTL1 = OUTMOD_0;
112 }
113 void TimerPWMUpdateDuty(unsigned int d){
114     TA1CCR1 = d;
115 }
```

פונקציית TIMERS4start מפעילה את TimerA1 במצב Up mode ו-OUTPUT במצב Reset/Set. ובנוסף, קובעת את ערך המעטפת TA1CCR0 להיות 1111. פונקציית TIMERS4stop מכבה את הטיימר ומחזירה את OUTPUT להיות במצב OUT bit. בנוסף, פונקציית TimerPWMUpdateDuty מעדכנת את ערך TA1CCR1 לערך d שאותו היא מקבלת – באמצעות הפונקציה הזו אנחנו שולטות על Duty Cyclen כיוון שמתקיים:

$$Duty\ Cycle\% = \frac{TA1CCR1}{TA1CCR0} \cdot 100$$

זכרנו כי את state2 מימשנו באמצעות שימוש בטיימר A0 שקונפג לבצע פסיקה כל שנייה ולכן השתמשנו בו ופונקציית ההפעלה שלו עבור מצב state2 גם במצב זה עם אותו הקינפוג בדיוק:

```
75 //-----
76 //          Timer State 2
77 //-----
78 void TIMERS2start(void){
79     TA0CCTL0 |= CCIE;
80     TA0CTL |= MC_3 + TACLRL; // Clear the register and start in Up/Down mode
81 }
82 void TIMERS2stop(void){
83     TA0CTL &= ~MC_3;          // Stop timer to save power
84     TA0CCTL0 &= ~CCIE;       // Disable envelope interrupts
85 }
```

הפעלה במצב Up/Down mode, כאשר בשכבת bspn קבענו את ערך המעטפת להיות:

```
50 // State 2
51 TA0CTL = TASSEL_2 + ID_3 + TACLRL; // SMCLK input divided by 8, cleared current value
52 TA0CCR0 = 0x8FFF;
```

שעבורו נקבל פסיקה כל שנייה.

הסבר הלוגיקה בשכבת pin :

אז בכניסה למצב נפעיל את הטיימרים (A1 שמייצר את אות הPWM וA0 שמייצר פסיקה כל שנייה). כל עוד המצב לא התחלף נבצע את רצף הפעולות הבא :

1. נעדכן את ערך המעטפת TA1CCR1 להיות 1111/4 וכך נקבל Duty Cycle של 25%.
2. נכנס למצב שינה.
3. ברגע שתתקיים פסיקה (מטיימר A0 כי עברה שנייה או מלחיצה על כפתור) נתעורר.
4. נבדוק כי המצב לא השתנה – במידה וכן נצא מהלולאה, נכבה את הטיימרים ונחליף את המצב.
5. במידה ולא השתנה המצב נעדכן את ערך המעטפת TA1CCR1 להיות 1111/2 כך נקבל Duty Cycle של 50%.
6. נכנס למצב שינה.
7. ברגע שתתקיים פסיקה (מטיימר A0 כי עברה שנייה או מלחיצה על כפתור) נתעורר.
8. נבדוק כי המצב לא השתנה – במידה וכן נצא מהלולאה, נכבה את הטיימרים ונחליף את המצב.
9. במידה ולא השתנה המצב נעדכן את ערך המעטפת TA1CCR1 להיות 1111-1111/4 כך נקבל Duty Cycle של 75% ($1-0.25=0.75$).
10. נכנס למצב שינה.
11. בפעם הבאה שנתעורר - תתקיים פסיקה (מטיימר A0 כי עברה שנייה או מלחיצה על כפתור), נחזור לבדיקת תנאי הלולאה (המצב נשאר state4) ואם מתקיים התנאי נחזור חלילה.
12. אם התנאי לא מתקיים (המצב לא state4) נכבה את הטיימרים ונחליף את המצב.