

Universidad Tecnológica Nacional Facultad Regional de Córdoba

Trabajo Práctico De Laboratorio $N^{\circ}2$ Control de ángulo de conducción de un SCR

Alassia, Francisco 60861 Amaya, Matías 68284 Lamas, Matías 65536 Navarro, Facundo 63809 Veron, Misael 62628

> Curso: 5r2Grupo $N^{\circ}11$

Electrónica de Potencia

Docentes: Ing. Oros Ing. Rabinovich

Índice

 Introducción 1.1. Funcionamiento	2
 Desarrollo	3
2.1. Cálculos	3
2.1.1. Cálculos de R_3 , R_4 y V_Z	4
2.1.2 Cálculo de Rr. R. v.C.	F

1. Introducción

Diseñar y construir un circuito para el control del ángulo de conducción de un SCR mediante el método escalón-rampa coseno. La tensión en la carga debe ser controlada por una señal de reverencia V_{reff} , que variará entre 0 y 10 V.

1.1. Funcionamiento

La figura 1 al circuito de control del ángulo de conducción de onda completa de un SCR con disparo por UJT. El circuito del método escalón-rampa coseno de la figura 2, deriva del circuito anterior con el agregado de algunas variantes que permite mayor linealidad entre la tensión de referencia y la tensión en la carga.

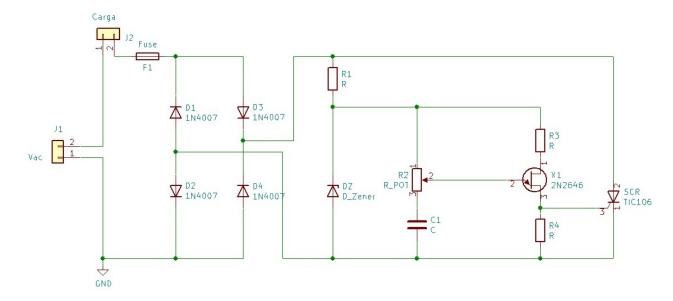


Figura 1: Control de ángulo de conducción de un SCR por un UJT

Cuando V_C1 se iguala a la tensión V_P (disparo del unijuntura), éste se dispara y genera un impulso de corriente entre sus bases que, a su vez produce el disparo del SCR.

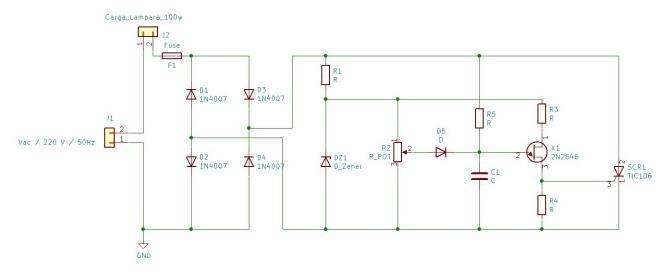


Figura 2: Circuito escalón-rampa coseno

El método escalón-rampa consiste en cargar el capacitor con un escalón inicial de amplitud variable (malla R_2 - D_5 - C_1) y luego con una rampa de pendiente fija (rama R_5 - C_1). El capacitor se carga inicialmente a través de la resistencia del potenciómetro R_2 y del diodo D_5 . Una vez cargado con el escalón inicial, el diodo deja de conducir y el capacitor pasa a cargarse con la tensión rectificada de la línea a través de R_5 hasta que V_{C1} se iguala a la tensión V_P produciendo el disparo del UJT.

La malla R_2 - D_5 - C_1 se define como constante de tiempo τ_1 y la rama R_5 - C_1 como τ_2 , siendo el valor de la misma mucho mayor que τ_1 de forma que la tensión en el capacitor forme una rampa. El valor de esta constante τ_2 debe satisfacer el caso de que el escalón inicial sea nulo (el potenciómetro en su extremo inferior), para que la tensión en el capacitor llegue a la tensión de disparo (10V) en un semiciclo de la tensión de entrada.

Si se modifica la rampa de forma que su crecimiento no sea lineal, sino cosenoidal, se logra que la tensión de referencia V_C (tensión instantánea en el capacitor) y la tensión aplicada en la carga V_L , sea prácticamente lineal.

El puente de diodos D_1 - D_4 , son los encargados de rectificar la tensión de línea para el correcto funcionamiento del SCR. R_1 limita la corriente que circuila por el diodo zener.

2. Desarrollo

Para el diseño, los dispositivos elegidos son los siguientes:

SCR: TIC 106
UJT: 2N2646
Zener: 1N4745
Diodo: 1N4007

2.1. Cálculos

Por consigna, debe efectuarse para una carga resistiva de 220 V_{RMS} y 1 kW, entonces

$$I_L = \frac{P_L}{V_L}$$

$$I_L = \frac{1000 W}{220 V_{RMS}}$$

$$I_L = 4,54 A_{RMS}$$

De la hoja de datos del SCR, se tiene:

- $V_{DRM} = 400 V$
- $I_T = 5 A a 80$ °C
- $I_{GT} = 200 \ \mu A$
- $V_{GT} = 1,2 V$

Para garantizar que el disparo se encuentre siempre dentro de la zona de disparo seguro, se establece:

$$I_G = 5 * I_{GT}$$
$$I_G = 1 mA$$

De la hoja de datos del UJT, se tiene:

- η = 0,75
- $R_{BB(off)} = 7 k\Omega$
- $R_{BB(on)} = 600 k\Omega$

Los valores de las resistencias de las bases son, por la relación:

$$\eta = \frac{R_{BB1}}{R_{BB(off)}}$$

$$\eta = \frac{R_{BB1}}{R_{BB1} + R_{BB2}}$$

entonces,

$$R_{BB1} = 5250 \ \Omega \ ; \ R_{BB2} = 1750 \ \Omega$$

2.1.1. Cálculos de R_3 , R_4 y V_Z

En la figura 3 se muestra el circuito equivalente con el agregado de las resistencias que procederemos a calcular como así también la curva característica del UJT. La corriente que debe circular entre la base 2 y la base 1 debe ser

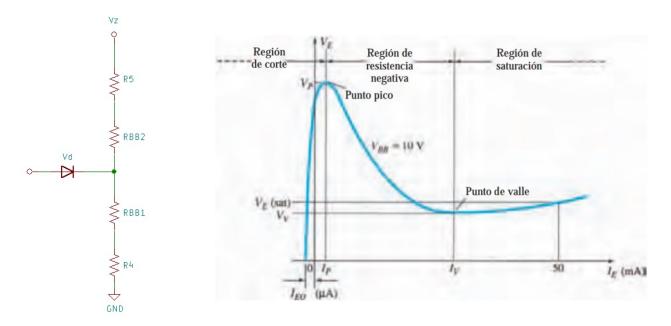


Figura 3: Circuito equivalente y curva característica

mucho mayor que la requerida por el SCR,

$$I_{B2B1(on)} = 15 I_G$$

La tensión en R_4 , debe ser la necesaria para el disparo del SCR y la corriente en la resistencia será la diferencia entre $I_{B2B1(on)}$ e I_G

$$V_{GT} = R_4 * (I_{B2B1(on)-I_G})$$
$$V_{GT} \approx 82 \Omega$$

Por otro lado, V_P por consigna debe ser 10 V, entonces

$$V_{E(off)} < 10 \ V \ ; \ V_{E(on)} > 10 \ V$$

Cuando el UJT no está disparado, la tensión entre R_{BB1} y R_4 debe ser

$$V_{E(off)} = V_D + \eta V_{B2B1} + V_{R4}$$

$$V_{E(off)} = V_D + V_{B1R4}$$

quedando

$$V_{B1RA} = 9,5 V$$

y la corriente

$$I_{B2B1(off)} = \frac{V_{B1RA}}{R_{BB1} + R_4} = 1,782 \ mA$$

La tensión en la base 2 es

$$V_{B2} = I_{B2B1(off)}(R_{BB} + R_4) = 12,62 V$$

y en R_3

$$I_{B2B1(off)} * R_3 = V_Z - V_{B2} \tag{1}$$

Por otro lado, cuando el UJT es disparado la resistencia R_{BB} desciende a 600 Ω entonces

$$V_Z = V_{R3} + V_{B2B1} + V_{R4}$$

$$V_Z = I_{B2B1(on)}(R_3 + R_{BB} + R_4)$$
(2)

De lo anterior, se puede formar un sistema de ecuaciones entre las ecuaciones 1 y 2, se obtiene

$$R_3 = 180 \Omega$$

$$V_Z \approx 13 \ V$$

2.1.2. Cálculo de R_5 , R_1 y C_1

Como se definió al principio τ_1 corresponde a R_2C_1 y τ_2 a R_5C_1 . Se forzará a que el capacitor se encuentre completamente cargado a su valor final luego de un tiempo 20 veces menor al semiciclo de la tensión de red

$$\tau_1 = \frac{10 \ ms}{20} = 500 \mu s$$

Si se elige $C_1 = 100nF$ entonces

$$R_2 = \frac{500 \ \mu s}{100 \ nF} = 5 \ k\Omega$$

Suponiendo el caso en el que la tensión del escalón es de 0 V, el capacitor deberá cargarse al valor de 10 V a través de R_5 en un tiempo de 10 ms. Suponiendo una señal cuadrada en lugar de una senoidal y la amplitud aplicada a la resistencia R_1 de $V_{AC_P}=311~V$, se tiene

$$C_1 R_5 = \frac{V_{ACpico}}{V_{Cmax}} * 10 \ ms$$

quedando

$$R_5 = 3, 1 M\Omega$$

2.2. Circuito Final

Se termina presentando el esquemático final con el agregado de los valores de los componentes, además se aclara que se agrega dos potenciómetros de tipo trimmer con el fin de calibrar el circuito ante variaciones de los valores de los componentes.

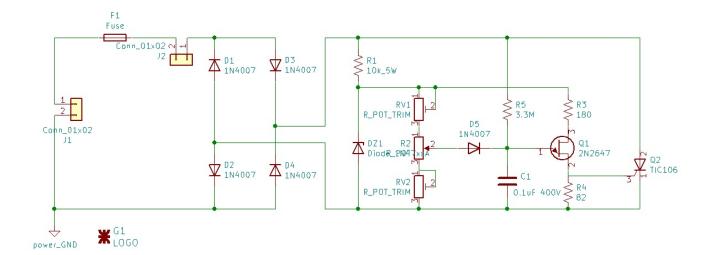


Figura 4: Circuito final