

---

## Adres çözümleme mantığı

Separate Bank Decoder kullandığımız için BHE - A, A0 - B uçları eşleştirmesi kullanacağız.

### Rom adresi 20000H-2FFFFH aralığında ve binary açılımları:

Düşük blok için (20000H - 27FFFFH):

**0010 0000 0000 0000**  
**0010 0111 1111 1111**

Yüksek blok için (28000H - 2FFFFH)

**0010 1000 0000 0000**  
**0010 1111 1111 1111**

**0010** - A19,A18,A17,A16 hep sabit olduğu için decoderin enable uçlarında kullanacağız.

Düşük - yüksek bloğu ayırt edebilmek için **A15** bitini decoderin C ucunda kullanacağız.

### Ram adresi 60000H adresinde ve binary açılımı:

**0110 000 0000 0000**

A16 ve A19 hep 0 geldiği için enable uçlarında kullanabiliriz.

A17 ve A18 hep 1 geldiği için C ucuna bağlayıp sadece ilk 4 çıkışını kullanacak şekilde değerlendirebiliriz.

RAM seçimi sadece BHE ve A0 tarafından etkilenir.

## **Decoder çıkışı çözümlemesi**

BHE, 1 - A0, 0 olduğu durumda -> Çift adres 8 bit (CA8B)

BHE, 0 - A0, 1 olduğu durumda -> Tek adres 8 bit (TA8B)

BHE, 0 - A0, 1 olduğu durumda -> Çift adres 16 bit (CA16B)

16 bit durumda her iki ram çalışacağı için iki durum da geçerli olur.

TA8B & CA16B -> RAM01

CA8B & CA16B -> RAM00

Aynısı romlar için geçerli fakat A15'in değerine göre düşük ve yüksek blok olarak 4 durum oluşur.

Devrede ROM decoderi Y0-Y3 çıkışları düşük blok, Y4-Y7 çıkışları yüksek blok için çıktı verecek şekilde ayarlandı.

D\_TA8B & D\_CA16B -> ROM01

D\_CA8B & D\_CA16B -> ROM00

Y\_TA8B & D\_CA16B -> ROM11

Y\_CA8B & D\_CA16B -> ROM10

---

## **Adres çözümleme tablosu**

Genel çözümleme

Adres Aralığı	A19	A18	A17	A16	Entegre
<b>20000H-2FFFFH</b>	0	0	1	0	ROM
<b>60000H-6FFFFH</b>	0	1	1	0	RAM

ROM çözümlemesi

Adres Aralığı	A15	A0	/BHE	Blok	Adres Tipi	Veri yolu	Entegre
<b>20000H -27FFF H</b>	0	0	1	Düşük	Çift	8 Bit	ROM00
<b>20000H -27FFF H</b>	0	1	0	Düşük	Tek	8 Bit	ROM01
<b>20000H -27FFF H</b>	0	0	0	Düşük	Çift	16 Bit	ROM00 - ROM01
<b>28000H -2FFFFF H</b>	1	0	1	Yüksek	Çift	8 Bit	ROM10
<b>28000H -2FFFFF H</b>	1	1	0	Yüksek	Tek	8 Bit	ROM11
<b>28000H -2FFFFF H</b>	1	0	0	Yüksek	Çift	16 Bit	ROM10 - ROM11

### RAM Çözümlemesi

Adres Aralığı	A0	/BHE	Adres Tipi	Veri yolu	Entegre
<b>60000H-6FFFFH</b>	0	1	Çift	8 Bit	RAM00
<b>60000H-6FFFFH</b>	1	0	Tek	8 Bit	RAM01
<b>60000H-6FFFFH</b>	0	0	Çift	16 Bit	RAM00 - RAM01