硬件地址空间 工作数据区域 DRAM BTT/PTT/CPU 备份区域 检查点区域A 物理地址空间 **NVM** 0xf...f 0xf...f 家区域 (检查点区域 B) 物理页和块 0x00x0处理器视图 内存控制器视图 (软件可见) 工作数据区域:  $W_{active}^{page}$ ,  $W_{active}^{block}$ (生成 $C_{last}$ 过程中) 检查点区域 A 和 B:  $C_{last}$ ,  $C_{penult}$ ,