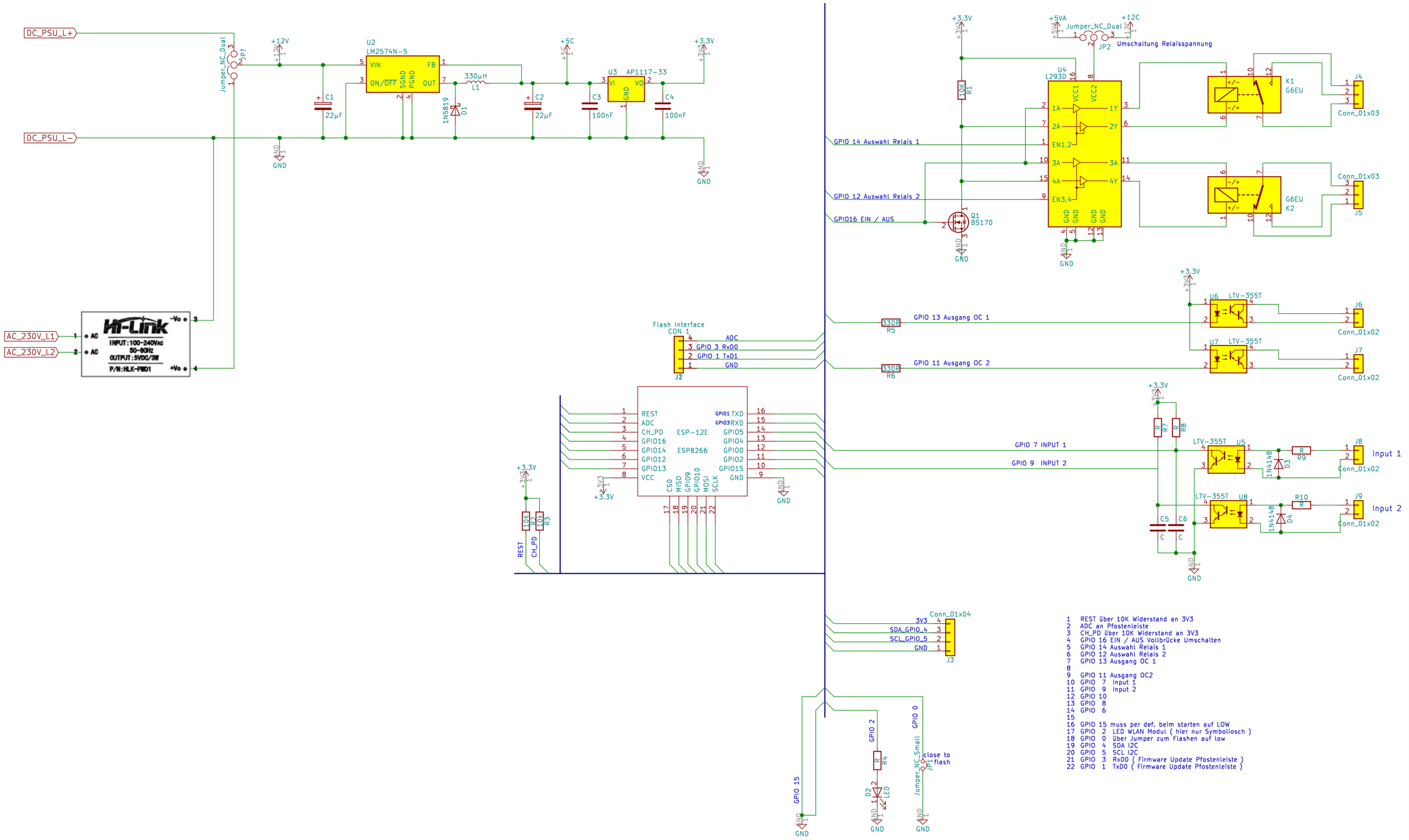

1 REST über 10K Widerstand an 3V3
2 ADC an Pfostenleiste
3 CH_PD über 10K Widerstand an 3V3
4 GPIO 16 EIN / AUS Vollbrücke Umschalten
5 GPIO 14 Auswahl Relais 1
6 GPIO 12 Auswahl Relais 2
7 GPIO 13 Ausgang OC 1
8
9 GPIO 11 Ausgang OC2
10 GPIO 7 Input 1
11 GPIO 9 Input 2
12 GPIO 10
13 GPIO 8
14 GPIO 6
15
16 GPIO 15 muss per def. beim starten auf LOW
17 GPIO 2 LED WLAN Modul (hier nur Symboliosch)
18 GPIO 0 über Jumper zum Flashen auf low
19 GPIO 4 SDA I2C
20 GPIO 5 SCL I2C
21 GPIO 3 RxD0 (Firmware Update Pfostenleiste)
22 GPIO 1 TxD0 (Firmware Update Pfostenleiste)

Sheet: /
File: bi_stab_relais_rev10.sch

Title: Entwurf wifi ESP 8266 IO Modul mit bistabilen Relais zur Stromreduzierung

Size: A3	Date:	Rev:
KiCad E.D.A. eeschema 4.0.7		Id: 1/1