

YILDIZ TEKNİK ÜNİVERSİTESİ ELEKTRİK ELEKTRONİK FAKÜLTESİ BİLGİSAYAR MÜHENDİSLİĞİ

BLM2022 Bilgisayar Organizasyonu Ödev 4

Öğrenci Adı: Batuhan ODÇIKIN

Öğrenci Numarası: 22011093

Dersin Eğitmeni: Dr. Öğr. Üyesi Erkan USLU

Tarih: 02/06/2025

CPU Information:



batoddy@batoddy-HP:~/Desktop\$ Iscpu

Architecture: x86 64

CPU op-mode(s): 32-bit, 64-bit

Address sizes: 39 bits physical, 48 bits virtual

Byte Order: Little Endian

CPU(s): 8
On-line CPU(s) list: 0-7

Vendor ID: GenuineIntel

Model name: 11th Gen Intel(R) Core(TM) i5-1135G7 @ 2.40GHz

CPU family: 6
Model: 140
Thread(s) per core: 2
Core(s) per socket: 4
Socket(s): 1
Stepping: 1

CPU(s) scaling MHz: 21%
CPU max MHz: 4200.0000
CPU min MHz: 400.0000
BogoMIPS: 4838.40

Virtualization features: Virtualization: VT-x

Caches (sum of all):

L1d: 192 KB (4 instances)
L1i: 128 KB (4 instances)
L2: 5 MB (4 instances)
L3: 8 MB (1 instance)

NUMA:

NUMA node(s): 1 NUMA node0 CPU(s): 0-7

Calculations:

```
11d cache = 132 68 -> 132 768 8
  I'm boyuh = 64B
  Agrociation => 12-may
  Sahr sayis1 = 132 7688/648 = 3012 sohir
 Set sayis1 = 3012/12 = 251 set
A, B, C - 2518 256 -> 65.536 duran (double - 861+)
65.536 + 3 × 8 = 524 198 B - SILKB
 An Yalay (ordail)
 B- Dikey
 C- Dikey
1 line 648 - 64/8 = 8 Leger saxborabilir.
Ardrik gittigi icin - O. Leger mis 1-7 degerbri hit
256 Bigin - 32 miss 224 hit (i) boging)
Total - 32 256 = 9.182 miss
 B lackin deal)
 256 256 32 = 2.097 152 migh
```

Code results:

Bu hesap 1.c için yapılmıştır. Sonuç %3.24 olarak bulunmuştur.

2.c için:

A: Her (i,k) çifti için A[i][k] bir kez L1d'ye yüklenip içteki j döngüsünde 256 kez kullanıldığı için çok az miss oluşur.

B: k sabitken j artışıyla B[k][j] satır satır taranır, bu da her 8 çift için bir cache satırı getirerek miss sayısını azaltır.

C: i ve k sabitken j artışıyla C[i][j] sıra sıra tarandığında her 8 elemanda bir miss, geri kalanında hit olur.

1.c'de C'ye (i,j) başına 1 miss düşerken burada C'ye (i,k) başına 32 miss düştüğü için 2.c toplamda 1.c'ye göre daha çok L1d miss üretir.

3.c için:

A: j sabitken i değişimiyle her yeni i için A[i][0..255] yeniden satır satır tarandığından her (j,i) bloğunda 32 miss oluşur.

B: j sabit, k artarken B[k][j] sütun sütun (her adım 256 eleman atlayarak) erişildiği için her k'de yeni bir cache satırı yüklendiğinden sürekli miss olur.

C: j sabitken i değişimi C[i][j]'yi farklı satırlara taşır ve ardından k içinde tekrar C[i][j] kullanılsa da önceki satır muhtemelen atıldığı için her (j,i) başına 1 miss meydana gelir.

1.c'ye kıyasla A ve B erişimleri çok daha kötü cache lokalitesine sahip olup C'de de her (j,i) için ayrı miss üretildiğinden, 3.c toplamda 1.c'ye göre çok daha fazla L1d miss üretir. Terminal çıktıları:

```
4$ valgrind --tool=cachegrind --cache-sim=yes --branch-sim=yes ./3.out
==7432== Cochegrind, a high-precision tracing profiler
==7432== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==7432== Using Valgrind-3.22.0 and LibVEX; rerun with -h for copyright info
==7432== Command: ./3.out
secs:1.862738
secs:1.862/38
==7432=
==7432= I refs:
==7432== I1 misses:
==7432== LLi miss rate:
==7432== LLi miss rate:
                                                           783,202,668
                                                                           1,421
1,399
0.00%
0.00%
==7432== LL1 miss rate:
==7432== D refs:
==7432== D1 misses:
==7432== LLd misses:
==7432== LLd miss rate:
                                                           307,290,626 (288,925,690 rd + 18,364,936 wr)
18,966,464 (18,941,457 rd + 25,007 wr)
26,016 ( 1,062 rd + 24,954 wr)
6.2% ( 6.6% + 0.1% )
0.0% ( 0.0% + 0.1% )
 ==7432==
==7432== LL refs:
==7432== LL misses:
==7432== LL miss rate:
                                                              18,967,885 ( 18,942,878 rd + 27,415 ( 2,461 rd + 0.0% ( 0.0% +
                                                                                                                                                         25,007 wr)
24,954 wr)
0.1% )
   =7432==
                                                             18,315,910 ( 18,184,467 cond +
78,803 ( 78,628 cond +
0.4% ( 0.4% +
ktop/YTU CE Ubuntu/Bilgisayar Org
 ==7432== Mispredicts:
==7432== Mispred rate:
batoddy@batoddy-HP:~/De
                                                                                                                                                           175 ind)
0.1% )
                                                                                                                                                                                        4$ valgrind --tool=cachegrind --cache-sim=yes --branch-sim=yes ./1_64.out
==7454== Cachegrind, a high-precision tracing profiler
==7454== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==7454== Using Valgrind-3.22.0 and LibVEX; rerun with -h for copyright info
==7454== Command: ./1_64.out
secs:0.027720
==7454==
==7454== I refs:
==7454== I1 misses:
==7454== LLi misses:
==7454== LLi miss rate:
==7454== LLi miss rate:
                                                          12,942,356
1,448
1,425
: 0.01%
                                                                           0.01%
 ==7454== LL1 miss rate:
==7454== D refs:
==7454== D1 misses:
==7454== LLd misses:
==7454== LLd miss rate:
                                                              5,102,670 (4,727,721 rd + 374,949 wr)

4,683 ( 2,715 rd + 1,968 wr)

2,981 ( 1,068 rd + 1,913 wr)

0,1% ( 0,1% + 0,5% )

0.1% ( 0,0% + 0,5% )
 ==7454==
 --7434--
==7454== LL refs:
==7454== LL misses:
==7454== LL miss rate:
                                                                        6,131 (
4,406 (
0.0% (
                                                                                                      4,163 rd +
2,493 rd +
0.0% +
                                                                                                                                            1,968 wr)
1,913 wr)
0.5% )
                                                                   390,961 ( 382,399 cond +
9,082 ( 8,907 cond +
2.3% ( 2.3% +
   =7454==
                                                                                                                                          8,562 ind)
175 ind)
2.0% )
Organizasyon
 ==7454== Didnenedicts:
==7454== Mispred rate:
batoddy@batoddy-HP:~/De
                                                                                                                                                                                       4$ valgrind --tool=cachegrind --cache-sim=yes --branch-sim=yes ./2 64.out
oaromoygoaromdy-me:-/Desktop/YII/_CE_Ubuntu/Bilgisayar Organizasyonu/Odev 4$ va
==7473== Cachegrind, a high-precision tracing profiler
==7473== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==7473== Using Valgrind-3.22.0 and LibVEX; rerun with -h for copyright info
==7473== Command: ./2_64.out
 ==7473==
--7473-- warning: L3 cache found, using its data for the LL simulation.
secs:0.026205
secs:0.026205
==7473==
==7473== I refs:
==7473== I1 misses:
==7473== LLi miss rate:
==7473== LLi miss rate:
                                                           12,942,368
                                                                   1,448
1,425
                                                                           0.01%
 ==7473== LLI miss rate:
==7473==
==7473== D refs:
==7473== D1 misses:
==7473== Lld miss rate:
==7473== Lld miss rate:
                                                              5,102,674 (4,727,725 rd +
4,682 ( 2,714 rd +
2,981 ( 1,068 rd +
0.1% ( 0.1% +
0.1% ( 0.0% +
                                                                                                                                + 374,949 wr)
+ 1,968 wr)
+ 1,913 wr)
+ 0.5% )
+ 0.5% )
 ==7473==
==7473== LL refs:
==7473== LL misses:
==7473== LL miss rate:
                                                                        6,130 (
4,406 (
0.0% (
                                                                                                      4,162 rd +
2,493 rd +
0.0% +
                                                                                                                                            1,968 wr)
1,913 wr)
0.5% )
  390,965 ( 382,403 cond +
9,087 ( 8,912 cond +
2.3% ( 2.3% +
                                                                                                                                            8,562 ind)
175 ind)
2.0% )
 ==7473== Mispredicts:
==7473== Mispred rate:
```