שאלות:

* כרגע יש קצת בלאגן לגבי מי, איפה ואיך מחושבת כתובת הכתיבה לRAM (כאשר מגיעים האותות, הכתובת צריכה להתאפס לתא הראשון ואז פשוט להעלות את הכתובת בהתאם למספר האותות המוקלטים). כמובן שנתקן ונסנכרן הכל לאחר תשובתך, כרגע אצלנו יש גם קצת חוסר התאמה רצינו רק את חוות דעתך לפני שאנו משנים, לפי דעתנו חישוב הכתובת של המידע **הנכנס** צריך להתבצע בWRITE CONTROLLER לפי השיטה שהצענו למעלה.
* האם לrdcntr תפקידים נוספים? כרגע הוא רק מקבל את המידע היוצא מהRAM ופשוט מעביר אותו החוצה דרך WBM (נראה כאילו אפשר להחליפו ברגיסטר פשוט) או שהוא בעצם מכין את המידע היוצא לפורמט ש WBM יכול לקרוא? אם נדרש שינוי בצורת המידע, כיצד אנו מבצעים זאת?