CORE

**REGISTERS**

**סוגי רגיסטרים: כל רגיסטר הוא בגודל BIT 8**

1. סוג הטריגר-
2. TRIGGER POSITION- 50%,30%,70%
3. RECORDING TIME-
4. START- כל כתיבה של ערך אליו, המערכת תתחיל לעבוד.

**סטטוסים של מצב המערכת**

1. READ\WRITE ONLY- מונה. האם אנחנו כרגע כותבים או קוראים מהמערכת. (סיבית ביקורות- MSB למשל, אם 1 READ, אם 0 WRITE)

**RAM**

**בכל RAM יש מקום ל 8 סיגנלים.**

**נניח כי עומק הRAM הוא M סיביות.**

**סיגנל i ישמר בשורה i ב RAM.**

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |  | **0signal** |
|  |  |  |  |  |  |  | **1 signal** |
|  |  |  |  |  |  |  | **Signal2** |
|  |  |  |  |  |  |  | **3 signal** |
|  |  |  |  |  |  |  | **Signal4** |
|  |  |  |  |  |  |  | **5 signal** |
|  |  |  |  |  |  |  | **Signal6** |
|  |  |  |  |  |  |  | **7 signal** |

עבור מילה בת יותר מ M סיביות נשמור את M הסיביות הבאות שלה ב RAM הבא.

כלומר אם נמספר את ה RAMS, כל RAM הוא בעומק M וברוחב 8 (רוחב לפי SIMPLE RAM שמשה שלח), עבור סיגנל i (0≤i≤7) נחלק את הסיגנל למילים כאשר כל מילה באורך M BIT ונשמור את JM הביטים הנוכחיים ב RAM מספר j (j=0,1,2,3…).

מהו M אצלנו? האם הוא ניתן לשינוי או האם אנו לוקחים אותו קקבוע שמומש ב SIMPLE RAM?