

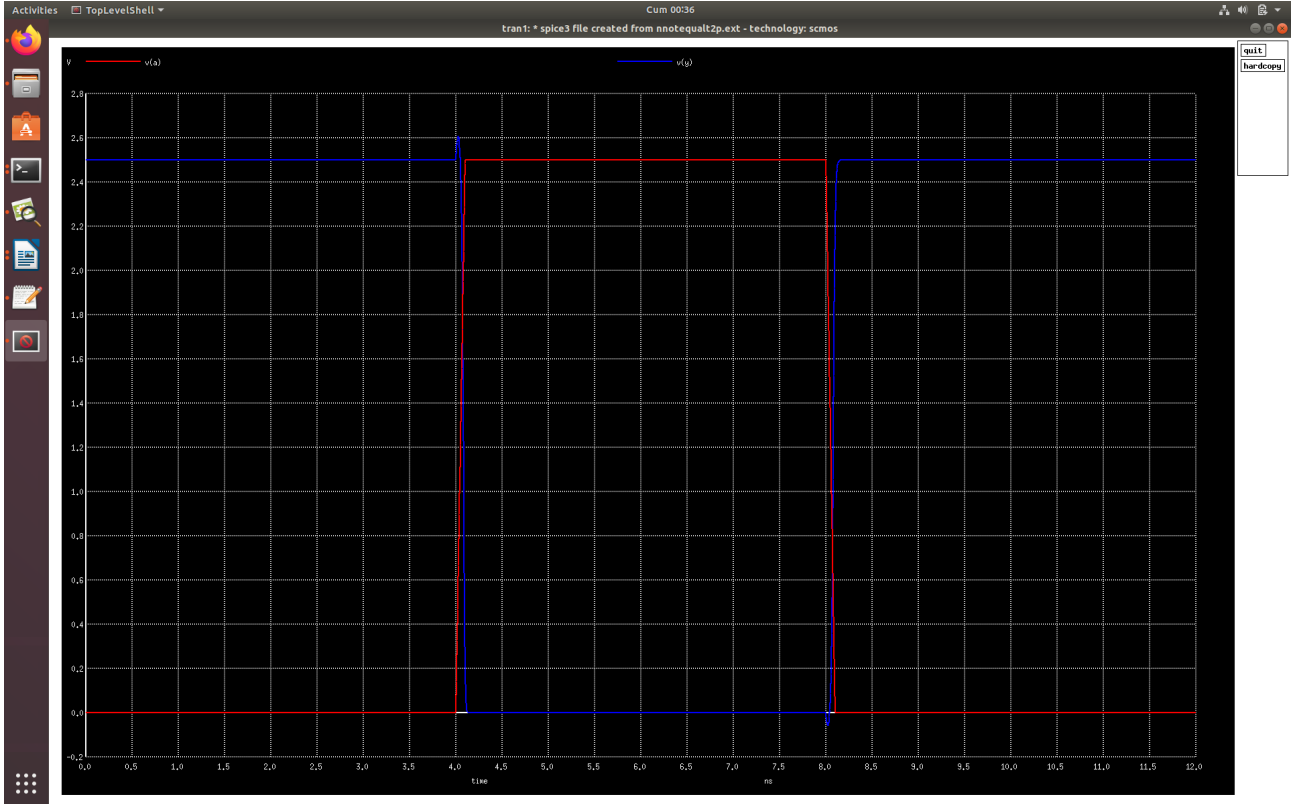
CSE 436/536 Digital Integrated Circuits

Assignment 2

pMos width equal to 2.5 nMos width

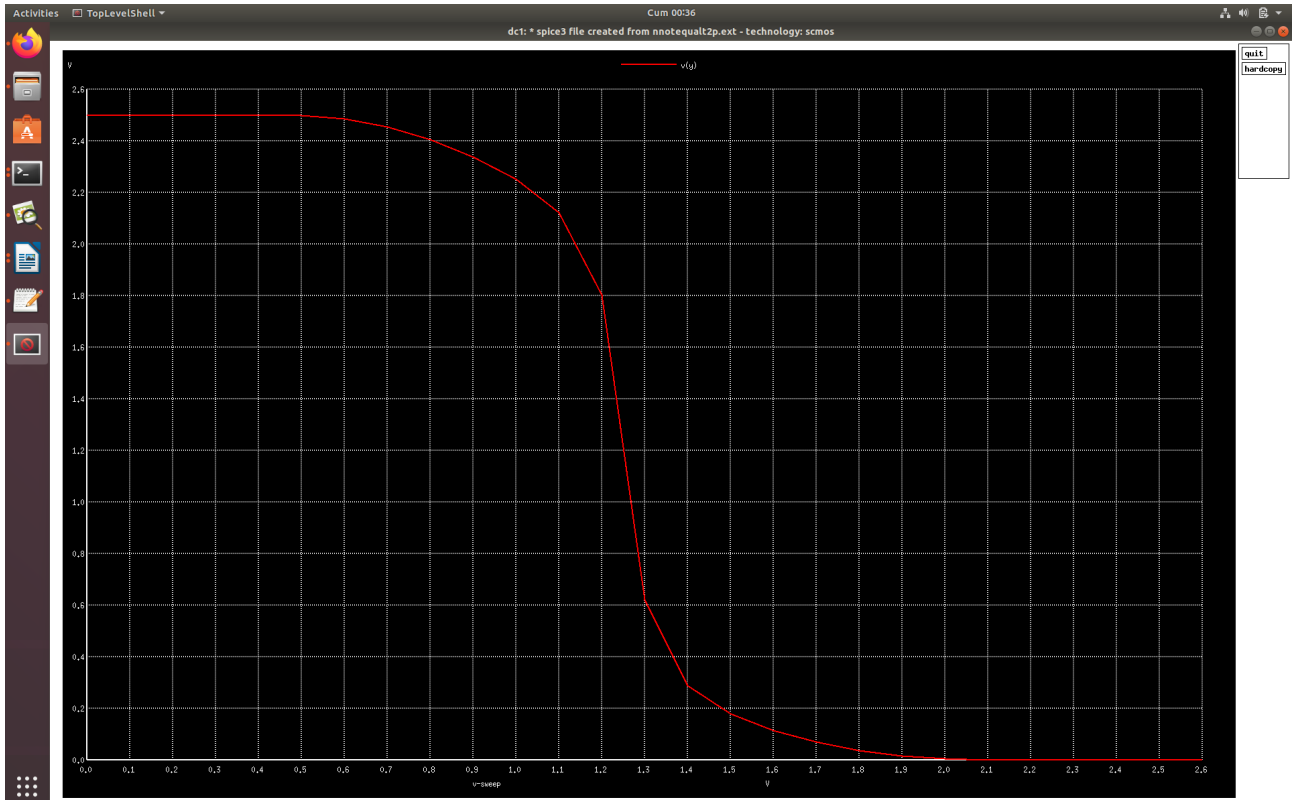
BATUHAN TOPALOĞLU
151044026

Vin ve Vout voltajlarının zamana göre deęişimini gösteren grafik:



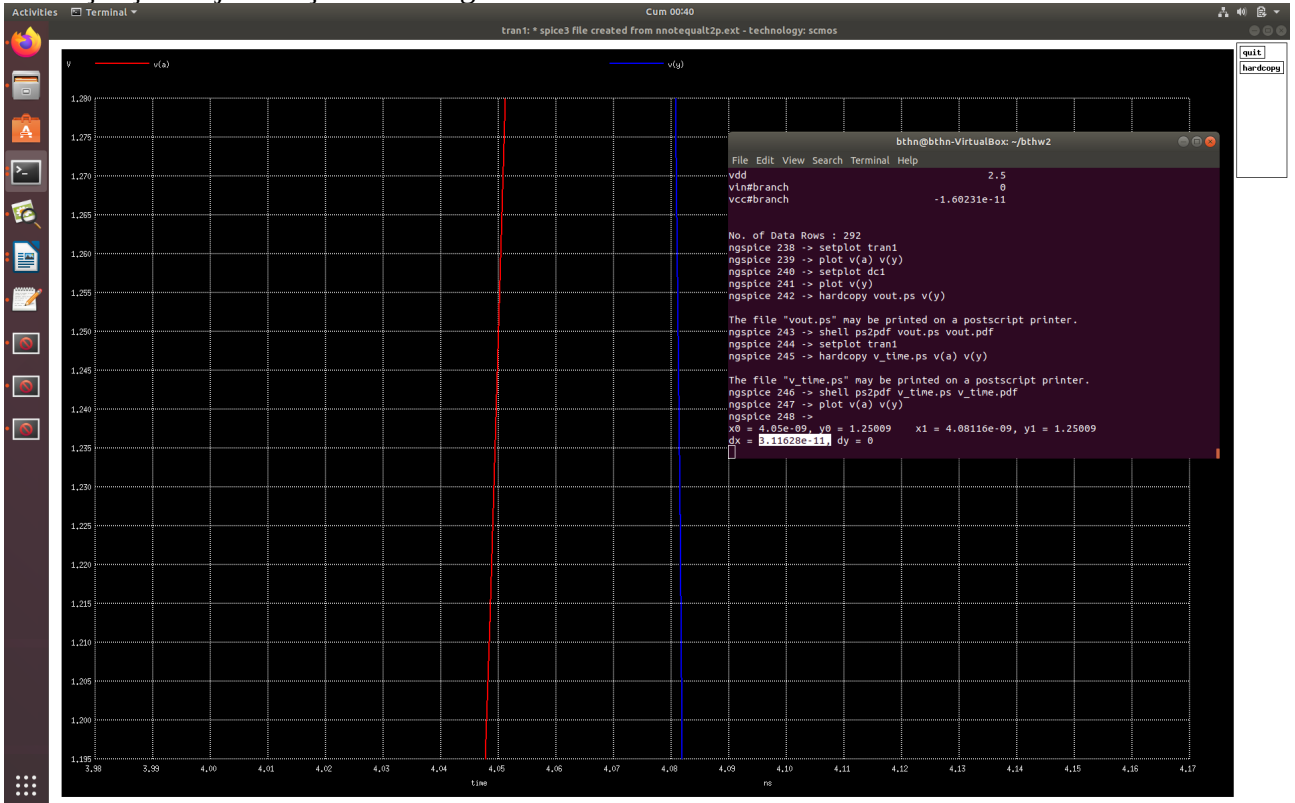
Vout voltajının Vin'e göre deęişimini gösteren grafik:

- 1.25 olmasını beklediđimiz orta nokta 1.25'e olabildiđince yakındır. PMos ve NMos transistör güçleri birbirlerine dengelenmiřtir.



Gecikmelere arasında bulunan fark pMos transistör genişliğinin nMos transistörün 2.5 katı yapılarak bir dengeleme yapılmıştır.

-Vout çıkış voltajının alçalan kenar gecikmesi: $3.11628e-11$



-Vout çıkış voltajının yükselen kenar gecikmesi: $3.00758e-11$

