

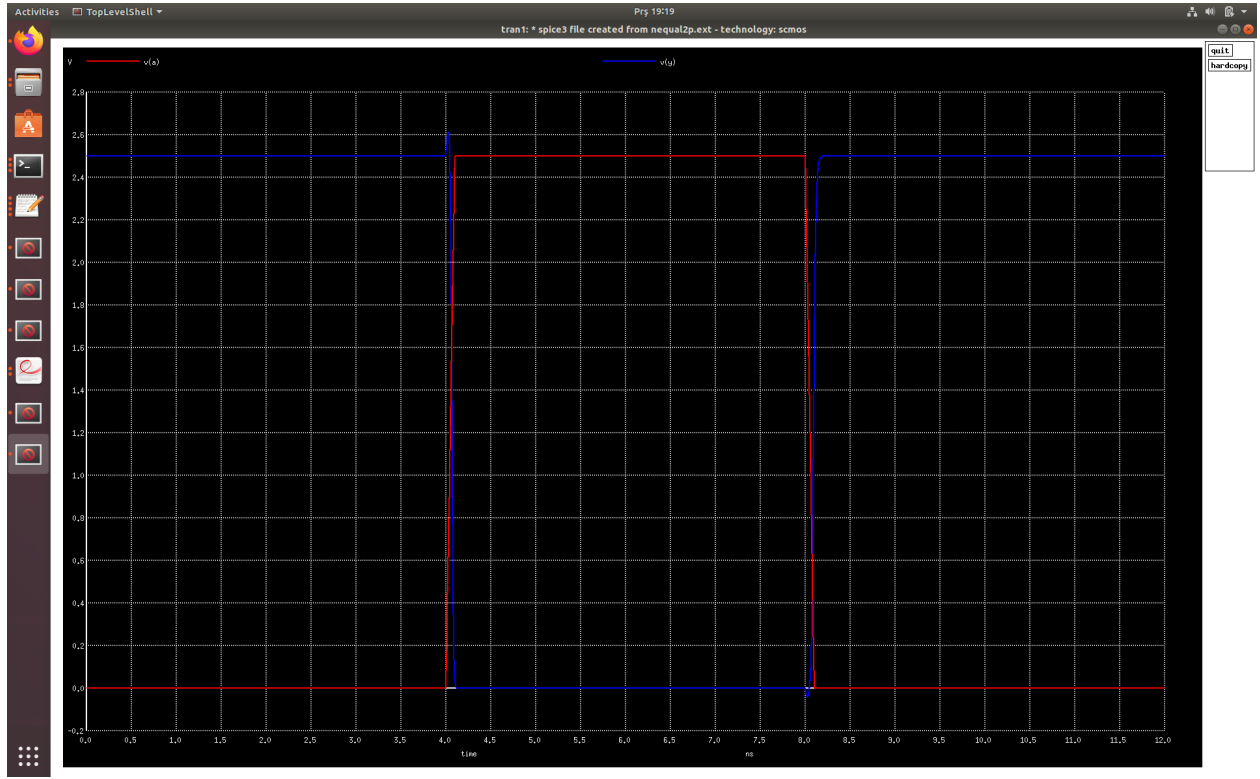
# CSE 436/536 Digital Integrated Circuits

## Assignment 2

pMos width equal to nMos width

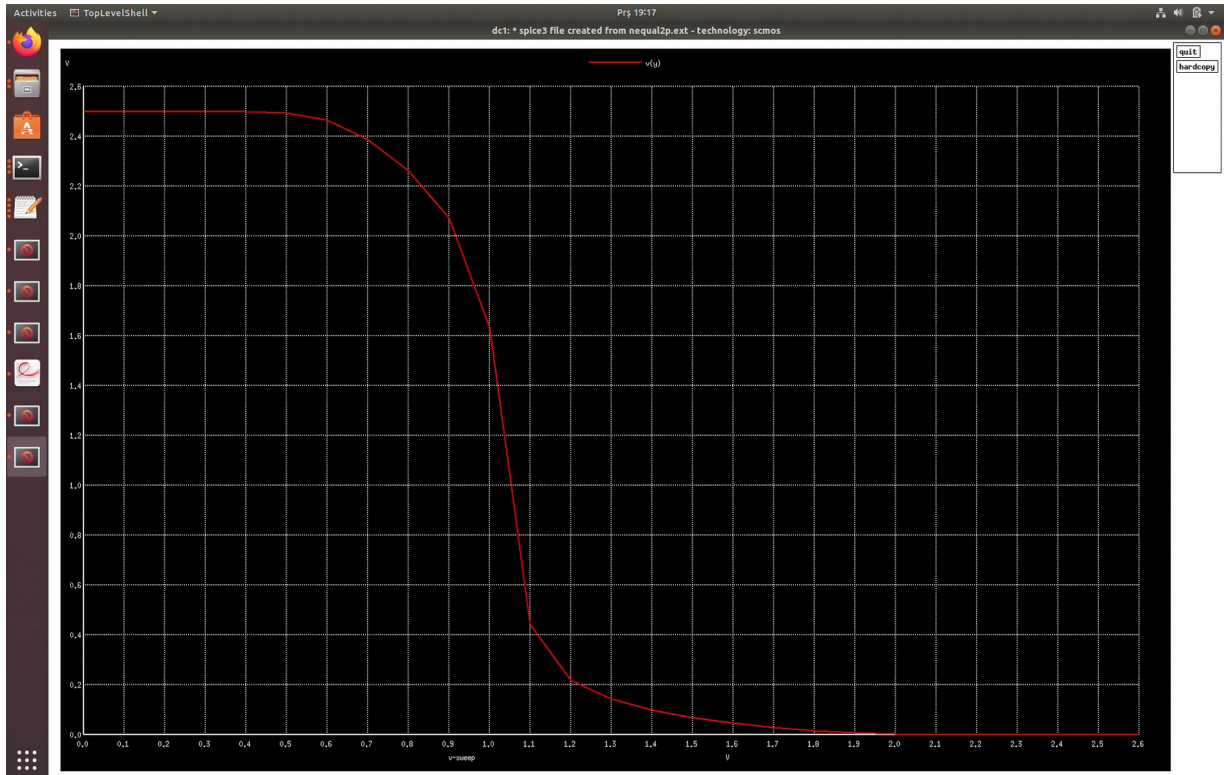
BATUHAN TOPALOĞLU  
151044026

Vin ve Vout voltajlarının zamana göre değişimini gösteren grafik:



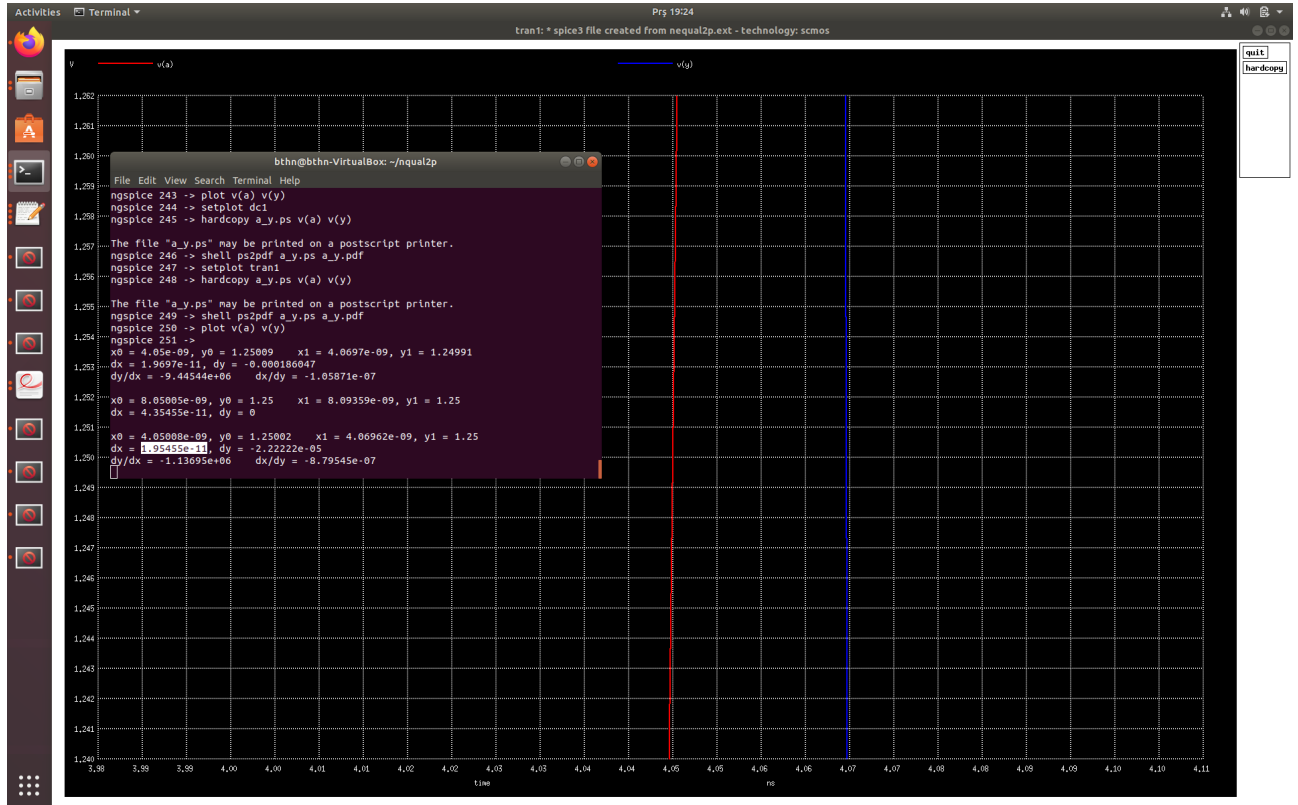
Vout voltajının Vin'e göre değişimini gösteren grafik:

- 1.25 olmasını beklediğimiz orta nokta 1.05'e kaymış. Pmos'un olması gerekenden daha güçsüz olduğu anlaşıyor.



Gecikmelere arasında bulunan dengesizlik net bir şekilde görülebiliyor.

-Vout çıkış voltajının alçalan kenar gecikmesi: 1.95455e-11



-Vout çıkış voltajının yükselen kenar gecikmesi: 8.05005e-9

