

Practica 3

Anexo(sum)

E/S aislada:

- Usamos DX como direccionador. En el almacenamos direcciones de E/S donde **leeremos o escribiremos**.
- Bus de control en E/S: ior(input output read) iow(input output write).

PIO

- Cada bit es una linea de E/S.
- Dos puertos paralelos de 8 bits cada uno.

➤ Posee 4 registros internos de 8 bits:

- 2 de datos, PA y PB.
- 2 de control CA y CB

- Direcciones en **MEMORIA AISLADA**:

○ PA	→	30H
○ PB	→	31H
○ CA	→	32H
○ CB	→	33H

Registros de control:

- Bit en 0: Puerto a/b sera **linea de salida**.
- Bit en 1: Puerto a/b sera **linea de entrada**.

PA:

Config 0

- Entrada de **microinterruptores**. Estos son controlados con las teclas 0..7.

Config 1

❖ PA0 : línea BUSY

❖ PA1 : línea STROBE

❖ PB0....PB7 : línea de datos

Hand

Cumple de interfaz con la impresora.

- Byte de estado: **41h**.

INT	X	X	X	X	X	STR	BUSY
-----	---	---	---	---	---	-----	------

- BIT 0 en 0: línea BUSY desactivada
en 1: línea BUSY activada
- BIT 1 en 0: línea STROBE desactivada
en 1: línea STROBE activada
- BIT 2..6 No se usan
- BIT 7 en 0: no se activará la línea INT
en 1: se activará la línea INT cuando BUSY no
esté activa

- Byte de Dato: **40h**, *Cada bit del byte representa un dato distinto.*