

# 2<sup>da</sup> Parcial Electrónica III

## Buselo Niwla's 61431

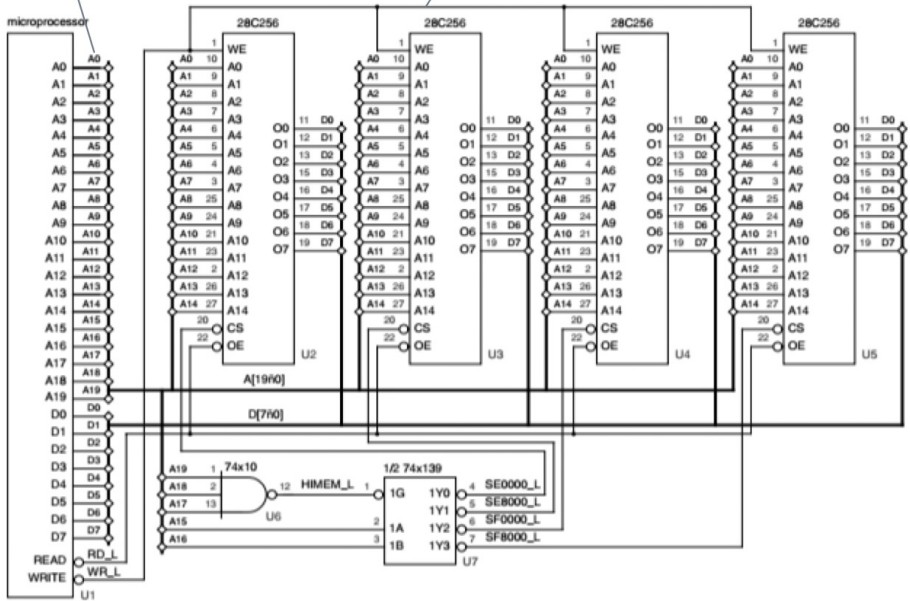
2

$$2^{20} = 1.048.576$$

$$32 \text{ K} \times 8$$

$$2^{15} = 32.768$$

$$32 \text{ K} \times 8$$



El microprocesador puede acceder a ~1M

Como solo tenemos 4 array de 32K y los últimos pines son para el x139 la memoria se cuenta en la parte alta del circuito

Debemos modificar la conexión de los pines 15 a 19 para que la memoria se encuentre en la parte baja

Tabla del 74x139

## 6. Functional description

Table 3. Function table

H = HIGH voltage level; L = LOW voltage level; X = don't care.

Control	Input		Output			
<del>nE 16</del>	<del>nA 13</del>	<del>nA0 14</del>	nY3	nY2	nY1	nY0
H	X	X	H	H	H	H
L	L	L	H	H	H	L
L	L	H	H	H	L	H
L	H	L	H	L	H	H
L	H	H	L	H	H	H

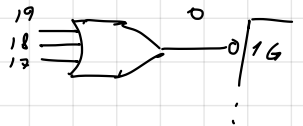
Considerando

$\begin{matrix} \times & \times & \times & \times & \times \\ 19 & & & & 15 \end{matrix}$

Queremos que 00000 acceda al array 1

Para empezar 19-18-17 que son de enable tiene que habilitar al 139 cuando son todos 0

Por lo que



Por ultimos tenemos que configurar 15 y 16, esos quedan fijos ya que como están en 00, está el Array 1 en 01, está Array 2 ...

00 Solo se modifica la NAND per OR

