

Лабораторная работа по дисциплине Архитектура ЭВМ на 09.04.20: «Вычислитель арифметико-логического устройства»

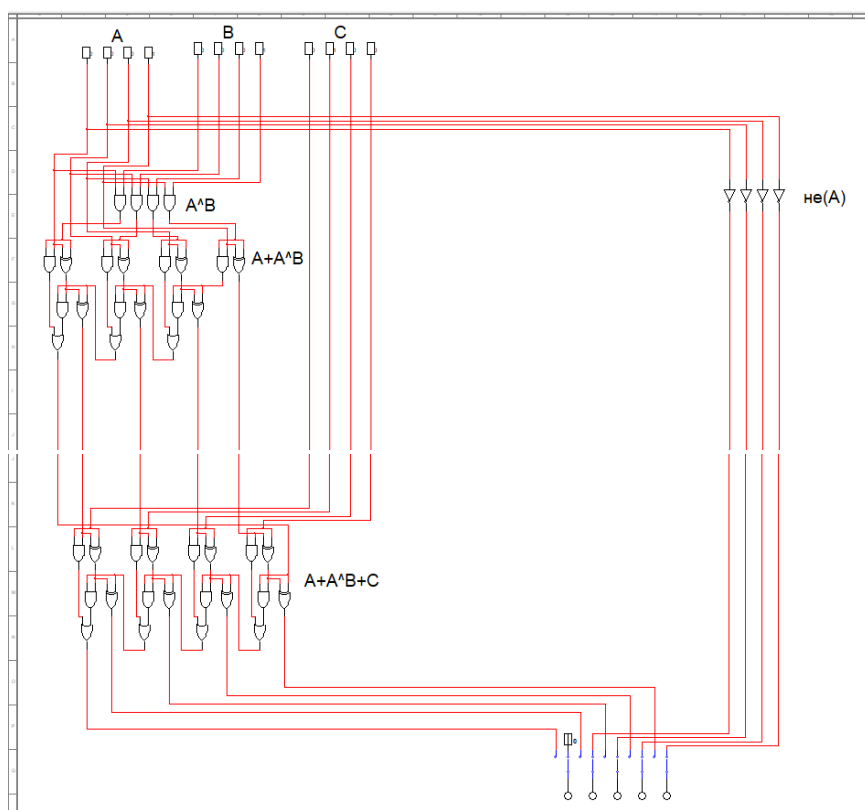
Задание: Разработать принципиальную схему вычислительного узла 4-х разрядного Арифметико-логического устройства, реализующего операции в соответствии с вариантом.

Условия:

- 1) Ввод значений должен осуществляться при помощи цифровых констант, а вывод при помощи индикаторов.
- 2) Допускается прямой ввод и вывод информации без регистров.
- 3) Выбор типа операции должен осуществляться при помощи дополнительной константы.
- 4) Допускается использование любых готовых элементов, кроме АЛУ.
- 5) Операнды принять положительными без знакового разряда.

| Варианты | Логические функции | Арифметико-логические функции |
|----------|--------------------|-------------------------------|
| 1 | $\neg A$ | $A + A \wedge B + C$ |

АЛУ2:



Ссылка на схему:

<https://github.com/bbehruz/ECM/tree/master/АЛУ2>