01076243 Digital Circuit Laboratory 2560/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

การทดลองที่ 3 การลดรูปสมการบูลีนโดยใช้วิธี Quine McCluskey วัตถุประสงค์

- 1. เพื่อให้นักศึกษาสามารถลดรูปสมการบูลีนโดยใช้วิธี Quine McCluskey
- 2. เพื่อให้นักศึกษาสามารถต่อวงจรดิจิทัลที่มีความซับซ้อนมากขึ้นได้

<u>การทดลอง</u>

1.	$f(a,b,c,d) = \sum m(0,2,3,5,6,7,8,9) + \sum d(10,11,12,13,14,15)$
	จากสมการบูลีนให้นักศึกษา

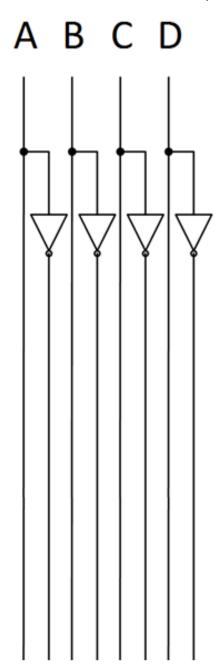
l.1 เขียน Truth Table ของสมการ					

1.2 ใช้วิธี Quine McCluskey เพื่อหา Prime Implicant โดยเริ่มจากการทำ List ของการเปรียบเทีย	วกอหพ้ง
	••••••

1.3 นา prime implicant ที่เดิมาสราง prime implicant chart และ reduced prime implicant chart พร้อมแสดงการเลือก prime implicant ที่ครอบคลุม minterm ทุกตัว				
	•••			
	•••			
	••••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			
	•••			

1.4 ระบุหมายเลข IC พร้อมจำนวนที่ใช้สำหรับการต่อวงจร

1.5 วาด Logic Diagram พร้อมระบุขา IC ที่ใช้ประจำขาเกตทุกเกต



2.	ให้ต่อวงจรจาก Logic Diagram ในข้อ 1.5 พร้อมอธิบายแนวทางการทดสอบวงจรว่าทำงานได้ถูกต้อง
3.	การแก้ไขวงจรเบื้องต้นในกรณีที่วงจรมีปัญหา
•••••	
•••••	

4. เรียกอาจารย์ผู้ควบคุมการทดลอง ตรวจสอบการทำงานของวงจรที่ต่อ

ใบตรวจการทดลองที่ 3

วัน/เดือน/ปี	🗆 กลุ่มเช้า 🛭 กลุ่มบ่าย กลุ่มที่	
1. รหัสนักศึกษา	ชื่อ-นามสกุล	
2. รหัสนักศึกษา	ชื่อ-นามสกุล	
การตรวจการทดลอง	🗌 บันทึกคะแนนแล้ว	
การทดลองข้อ 1-4 ลายเซ็นอาจารย์	วัน/เดือน/ปี	_
การทดลองข้อที่ 2-3 (5 คะแนน)		
คำถามท้ายการทดลอง (5 คะแนน)		
1. บอกประโยชน์ของการลดรูปด้วย Quine	-McCluskey	
2. เปรียบเทียบการลดรูปแบบบูลีน, K-Map	า และ Quine-McCluskey	
		• • • •