ภาควิชาวิศวกรรมคอมพิวเตอร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง 01076245 วิชา Advance Digital System Design Laboratory, ห้องเรียน ECC-501, 502

การทดลองที่ 0: ทบทวนการออกแบบวงจรซิง โครนัสเคาท์เตอร์

<u>วัตถุประสงค์</u>

- 1. เพื่อให้นักศึกษาทบทวนการออกแบบวงจรดิจิตอล
- 2. เพื่อให้นักศึกษาทบทวนการต่อวงจรดิจิตอล
- 3. เพื่อให้นักศึกษาทบทวนความรู้เดิมที่เรียนมาได้

<u>หมายเหตุ</u>

- 1. นักศึกษาที่จำเนื้อหาเดิมไม่ได้ ให้หาข้อมูลการออกแบบและ Datasheet ที่ต้องใช้มาด้วย
- 2. นักศึกษาที่จำเนื้อหาเดิมได้หมด พิมพ์เอกสารการทดลองเฉพาะ หน้าแรกนี้ก็พอ

<u>การทดลอง</u>

- 1. ให้นักศึกษาทำการออกแบบวงจรดิจิตอลตามที่โจทย์กำหนดให้ในกระคาษ แล้วนำส่งอาจารย์ผู้ ควบคุมการทดลองตรวจ
- 2. เมื่ออาจารย์ผู้ควบคุมการทดลองตรวจเอกสารในข้อ 1 ผ่านแล้ว จึงต่อวงจรตามที่ออกแบบไว้ แล้ว เรียกอาจาย์ผู้คุมการทดลองเพื่อตรวจสอบความถูกต้องของวงจรต่อไป

<u>รายละเอียดการทดลอง</u>

จงต่อวงจรนับถงแบบซิงโครนัส โดยให้นับตั้งแต่ 15, 14, 13, 12, 11, 10, 8, 6, 5, 4, 3, 2, 1 แล้ว วนเป็น 15 ใหม่ตามการกดปุ่ม กด 1 ครั้ง นับ 1 ค่า

หมายเหตุ หากเปิดเครื่องครั้งแรกแล้วค่าที่ได้ไม่ใช่ค่าที่กำหนดให้ หลังจากกดปุ่ม 1 ครั้งให้เป็นเริ่มที่ 15 ทุกกรณี (9, 7, 0)

วงจรนับหารด้วย N แบบซิงโครนัส

การออกแบบวงจรซิงโครนัสเคานท์เตอร์แบบหารด้วยจำนวน ${f N}$ ใดๆ สิ่งแรกที่ต้องทำคือการหาค่าอินพุทของ ${f JK}$ และ ค่าเอาท์พุท ${f Q}$ ก่อนที่พัลส์ของสัญญาณนาฬิกาจะส่งเข้ามา และค่า ${f Q}$ เอาท์พุทหลังจากเกิดพัลส์ของสัญญาณนาฬิกา แล้ว ตารางค่าความจริงในรูปที่ ${f I}$ เป็นตารางของ ${f JK}$ ฟลิป-ฟลอป ที่ถูกทริกที่ขอบขาลงของสัญญาณนาฬิกา

PRESET	CLEAR	J	к	С	Q	Q	
0	1	×	×	×	1	О	
1	0	×	×	×	0	1	
0	0	×	×	×	1	1	Unused state
1	1	0	1		0	1	
1	1	1	0		1	0	
1	1	0	0	×	Q	Q	Unchange state
1	1	1	1		Toggle		

Before Clock	After Clock	Before Clock		
Q	Q	J	к	
0	0	О	×	
0	1	1	×	
1	0	×	×	
1	1	×	×	

x = 0 or 1

รูปที่ \imath ตารางค่าความจริงของ JK ฟลิป-ฟลอป ที่ถูกทริกที่ขอบขาลงของสัญญาณนาฬิกา

งั้นที่สองคือการออกแบบวงจรซิงโครนัสเคานท์เตอร์แบบหารด้วยจำนวน N ใดๆ เพื่อหาค่าอินพุทของ J, K ในแต่ ละ ฟลิป-ฟลอปว่าควรมีค่าเท่าไร เพื่อให้ได้เอาท์พุทหรือค่า Q ออกมาตามที่เราต้องการ

รูปที่ 2 เป็นตารางของซิงโครนัสเคานท์เตอร์แบบหารด้วยจำนวน N ใคๆ ค่าเอาท์พุท Q ที่ต้องการคือ ค่า 000 ถึง 101 ให้ค่าเอาท์พุทของ Q ทั้งฟลิป-ฟลอป 3 ตัว ก่อนที่จะเกิดขอบขาลงของสัญญาณนาฬิกามีค่าเป็น 000 หลังจากขอบขา ลง ส่วนฟลิป-ฟลอป A จะมีค่า J=1 และ K=0,1 ที่ ฟลิป-ฟลอป C และ B ส่วน ฟลิป-ฟลอป A จะมีค่า J=1 และ K=0,1 หลังจากพัลส์ลูกแรกผ่านไปเอาท์พุท Q จะเป็น 001 ซึ่งพร้อมจะรับพัลส์ลูกที่ 2 ต่อไป

	Q Before the Clock			Q After the Clock		С		В		Α		
ı	С	В	Α	O	В	Α	7	K	J	K	7	K
ı	0	0	0	0	0	1	0	Х	0	Х	1	Х
١	0	0	1	0	1	0	0	Х	0	Х	Х	1
ı	0	1	0	0	1	1	0	Х	0	0	1	Х
١	0	1	1	1	0	0	1	Х	Х	1	0	1
	1	0	0	0	0	0	Х	Х	Х	0	Х	Х

x = 0 or 1

รูปที่ 2 อินพุท JK ฟลิป-ฟลอปของ ซิงโครนัสเคานท์เตอร์หารด้วย ${f 5}$

การนำสมการบูลลีนมาใช้กับอินพุท J และ K เพื่อที่จะหาค่าเอาท์พุท Q ก่อนที่จะรับพัลส์ของสัญญาณนาฬิกา โดยจากรูปที่ 3 ในแถวของค่า J หรือ K เราเลือกแถวที่มีค่า I อยู่ หลังจากนั้นก็พิจารณาค่าของ Q ก่อนที่จะรับพัลส์ ณ แถว ที่มีค่า I อยู่ โดยนำค่า Q ทั้ง I ตัวมา AND แล้วนำค่าที่ I ที่ได้ในแต่ละแถวมา I อีกครั้ง ซึ่งสามารถดูตัวอย่างได้ในรูป ที่ I

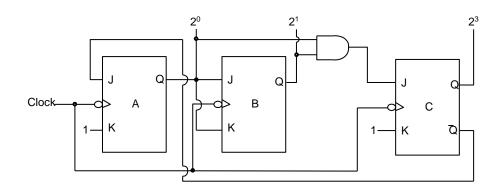
$$\begin{aligned} &\mathsf{K}_{\mathsf{A}} = \mathsf{A} \; \overline{\mathsf{B}} \; \overline{\mathsf{C}} \; + \mathsf{A} \; \mathsf{B} \; \overline{\mathsf{C}} \\ &\mathsf{K}_{\mathsf{A}} = \mathsf{A} \; \overline{\mathsf{C}} (\overline{\mathsf{B}} + \mathsf{B}) \\ &\mathsf{K}_{\mathsf{A}} = \mathsf{A} \; \overline{\mathsf{C}} \end{aligned}$$

รูปที่ 3 การลดรูป

$$J_A = \overline{C}$$
 $J_B = A$ $J_C = AB$
 $J_A = 1$ $K_B = A$ $K_C = 1$

รูปที่ 4 เทอมที่สั้นที่สุดของซิงโครนัสเคานท์เตอร์หารด้วย 5

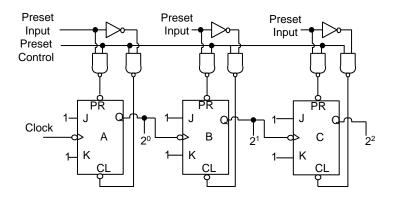
วิธีดังรูปที่ 3 เป็นวิธี Boolean Statement ที่ถูกแต่ละค่า J หรือ K ในแต่ละคอลัมน์ใคมีค่า 1 และ X เท่านั้นยังมี 0 ด้วย ในกรณีที่ คอลัมน์ ใคมีค่า 1 และ X ค่าของ J หรือ K ในคอลัมน์ นั้นจะเท่ากับ 1 รูปที่ 4 เป็น Boolean Expressions ที่ง่ายที่สุดสำหรบตารางแสดงค่าความจริง รูปที่ 5 เป็นตัวอย่างของวงจรซิงโครนัสเคานท์เตอร์แบบหารด้วย 5



รูปที่ 5 วงจรซิงโครนัสเคานท์เตอร์หารด้วย 5

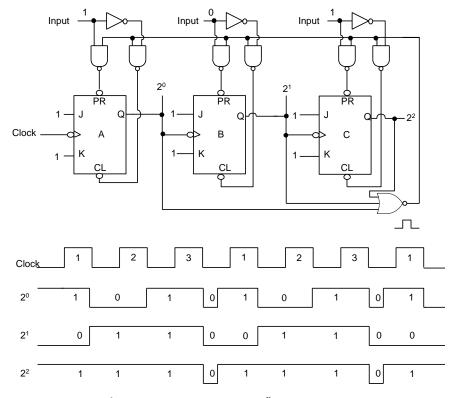
วงจรนับที่สามารถเซ็ตได้ (Presettable Counters)

วงจรนี้ในแนนค์เกทเป็นตัวส่งสัญญาณเข้าสู่ขา \overline{PRESET} หรือ \overline{CLEAR} ซึ่งจะทำให้ข้อมูลของอินพุท \overline{PRESET} ผ่านแนนค์เกทซึ่งจะมีผลให้ฟลิป-ฟลอปแต่ละตัวมีค่าเอาท์พุท Q เปลี่ยนแปลง



รูปที่ 6 พรีเซ็ตเทเบิลเคานท์เตอร์ 3บิท

ขณะที่พรีเซ็ตคอนโทรลเป็น HIGH วงจรนับจะถือค่าของอินพุท PRESET ไว้ เพราะเอาท์พุทของ J,K ฟลิป-ฟลอป แต่ละตัวจะมีค่า เคียวกับค่าของอินพุท PRESET แต่ละบิต



รูปที่ 7 พรีเซ็ตเทเบิลเคานท์เตอร์ ตั้งค่าโดยวงจรหาร 3